

## 明 細 書

## オーディオ信号帯域拡張装置及び方法

## 技術分野

本発明は、オーディオ機器におけるオーディオ信号の再生音、特に高音域の再生音質の向上を図り、人間の耳に快適なオーディオ信号を再生できるオーディオ信号の帯域を拡張するための方法及び装置に関し、特に、入力されるオーディオ信号をデジタル信号処理することにより入力されるオーディオ信号帯域拡張装置及び方法に関する。また、上記オーディオ信号帯域拡張装置を備えた光ディスクシステム、上記オーディオ信号帯域拡張方法の各ステップを含むプログラム、並びに、上記プログラムを格納したコンピュータにより読み取り可能な記録媒体に関する。

## 背景技術

例えば、国際出願公開第WO 00 / 7 0 7 6 9号のパフレットにおいて、オーディオ信号の帯域を拡張するための方法及び装置（以下、従来例という。）が開示されている。この従来例では、入力されるオーディオ信号に基づいて高調波成分を生成するとともにそのレベルを検出する一方、入力されるオーディオ信号とは独立にランダムな高調波成分である雑音信号を発生する。次いで、発生した雑音信号のレベルを上記検出したレベルに応じて変化した後、レベルを変化した雑音信号に上記生成した高調波成分を加算し、その加算結果の信号に対して所定の帯域通過ろ波処理を実行する。さらに、帯域通過ろ波処理を実行した信号に、上記入力されたオーディオ信号をそのレベルを調整しながら加算し、その加算結果の信号を当該装置の出力信号として出力する。

## 発明の開示

上述の従来例では、入力されるオーディオ信号とは独立にランダムな高調波成分である雑音信号を発生しているために、入力されるオーディオ信号とのレベルを合わせる必要があり、レベル検出手段や、振幅調整のための可変増幅減衰手段が必要となるため、オーディオ信号の立ち上がりが遅れ、スペクトル連続性が不自然になるなど、周波数特性及び時間特性ともに満足のゆくオーディオ信号を得ることができなかった。

本発明の目的は以上の問題点を解決し、従来例に比較して簡単な構成を有し、改善された周波数特性及び時間特性を有する、帯域拡張されたオーディオ信号を発生することがオーディオ信号帯域拡張装置及び方法を提供することにある。

5       また、本発明の別の目的は、上記オーディオ信号帯域拡張装置を備えた光ディスクシステム、上記オーディオ信号帯域拡張方法の各ステップを含むプログラム、並びに、上記プログラムを格納したコンピュータにより読み取り可能な記録媒体を提供することにある。

      以上の問題点を解決するために、第1の発明に係るオーディオ信号帯域拡張装置は、

10       入力信号を帯域通過ろ波手段により帯域通過ろ波した部分帯域の信号のレベルと、上記入力信号のレベルとのうちの一方に従って変化するようにレベル関連した雑音信号を発生する雑音発生手段と、

      上記発生された雑音信号に対して、加算手段の加算時に所定の拡張帯域信号の下限周波数において上記入力信号とレベルが実質的に一致しかつスペクトルの連続性を保持するように所定の伝達関数を乗算し、乗算結果の信号を出力する信号

15       処理手段と、

      上記入力信号と、上記信号処理手段からの出力信号とを加算して、加算結果の信号を出力する加算手段とを備えたことを特徴とする。

      上記オーディオ信号帯域拡張装置において、

20       上記帯域通過ろ波手段の前段に挿入して設けられ、上記入力信号をA/D変換する第1の変換手段と、

      上記信号処理手段と上記加算手段の間に挿入して設けられ、上記信号処理手段からの出力信号をD/A変換する第2の変換手段とをさらに備えたことを特徴とする。

25       また、上記オーディオ信号帯域拡張装置において、

      上記帯域通過ろ波手段の前段及び上記加算手段の前段に挿入して設けられ、上記入力信号をオーバーサンプリングしかつ低域通過ろ波して上記帯域通過ろ波手段及び上記加算手段に出力するオーバーサンプリング型低域通過ろ波手段をさらに備えたことを特徴とする。

さらに、上記オーディオ信号帯域拡張装置において、

上記加算手段の前段に挿入して設けられ、上記入力信号をオーバーサンプリングしかつ低域通過ろ波して上記加算手段に出力するオーバーサンプリング型低域通過ろ波手段と、

- 5      上記雑音発生手段と上記信号処理手段との間に挿入して設けられ、上記雑音発生手段からの雑音信号をオーバーサンプリングして上記信号処理手段に出力するオーバーサンプリング手段とをさらに備えたことを特徴とする。

- 10      またさらに、上記オーディオ信号帯域拡張装置において、上記雑音発生手段は、上記雑音発生手段に入力される信号のレベルを検出し、検出したレベルを有するレベル信号を発生して出力するレベル信号発生手段と、

上記雑音発生手段に入力される信号に従って雑音信号を発生して出力する雑音信号発生手段と、

- 15      上記レベル信号発生手段からのレベル信号と、上記雑音信号発生手段からの雑音信号とを乗算し、乗算結果の雑音信号を出力する乗算手段とを備えたことを特徴とする。

また、上記オーディオ信号帯域拡張装置において、上記雑音信号発生手段は、デルタシグマ変調型量子化器を備え、上記雑音信号発生手段に入力される信号の量子化雑音信号を発生して、上記雑音信号として出力することを特徴とする。

- 20      さらに、上記オーディオ信号帯域拡張装置において、上記雑音発生手段は、上記雑音発生手段に入力される信号から所定の上位ビットを切り出して上位ビットを含む信号を出力する第1の切り出し手段と、

上記雑音発生手段に入力される信号から所定の中間ビットと所定の下位ビットの少なくとも一方を切り出して当該少なくとも一方のビットを含む信号を出力する少なくとも1つの第2の切り出し手段と、

- 25      上記第1の切り出し手段からの信号と、上記第2の切り出し手段からの信号とを乗算し、乗算結果の雑音信号を出力する乗算手段とを備えたことを特徴とする。

ここで、上記第2の切り出し手段は、互いに異なるビット位置でかつ所定のビット幅で、中間ビット及び下位ビットと、2つの中間ビットとのうちの一方を切り出した後加算し、加算結果の信号を出力することを特徴とする。もしくは、上

記第2の切り出し手段は、互いに異なるビット位置でかつ所定のビット幅で、中間ビット及び2つの下位ビットと、3つの中間ビットとのうちの一方を切り出した後加算し、加算結果の信号を出力することを特徴とする。とって代わって、上記オーディオ信号帯域拡張装置において、

5       上記入力信号とは独立である雑音信号を発生する独立雑音発生手段と、

      上記第2の切り出し手段からの雑音信号と、上記独立雑音発生手段からの雑音信号とを加算して上記乗算手段に出力する別の加算手段とをさらに備えたことを特徴とする。

10       また、上記オーディオ信号帯域拡張装置において、上記独立雑音発生手段は、互いに異なる複数の雑音信号を発生し、上記複数の雑音信号を加算して出力することを特徴とする。

      さらに、上記オーディオ信号帯域拡張装置において、上記独立雑音発生手段は、ダイヤモンドディザ型雑音信号を発生することを特徴とする。

15       上記オーディオ信号帯域拡張装置において、上記雑音発生手段は、上記雑音発生手段に入力される信号を、その信号のレベルに対して非一様に量子化して出力する非一様量子化手段と、

      上記非一様量子化手段からの信号に対して、上記非一様量子化手段の処理とは逆の処理を実行して出力する逆量子化手段と、

20       上記雑音発生手段に入力される信号と、上記逆量子化手段からの信号との差を計算することにより、上記雑音発生手段に入力される信号の量子化雑音信号を発生して出力する減算手段とを備えたことを特徴とする。

      ここで、上記オーディオ信号帯域拡張装置において、上記非一様量子化手段は、入力信号のレベルが大きくなるにつれて、量子化幅が大きくなるように入力信号を量子化することを特徴とする。

25       また、上記オーディオ信号帯域拡張装置において、上記非一様量子化手段は、Lビットの直線符号をそのランレングスを $1/N$ に圧縮して、Mビットのデータを発生して出力し、ここで、L、M及びNは2以上の正の整数であることを特徴とする。

      上記オーディオ信号帯域拡張装置において、上記非一様量子化手段は、上位で



所定論理のビットが連続する連続データQ0と、上記連続データQ0の連続性を  
ブレイクする反転ビットT0と、上記反転ビットT0以降の下位データD0とで  
構成されるLビットの直線符号を、上記連続データQ0のランレングスを圧縮し  
て得られる圧縮された連続データQ1と、上記圧縮された連続データQ1の連続  
性をブレイクする反転ビットT1と、上記ランレングスを圧縮する時に生じる剰  
余を表す圧縮剰余データF1と、上記下位データD0を丸めて得るようにした仮  
数データD1とで構成するMビットの圧縮データに変換して出力し、

ここで、上記連続データQ0のランレングスをL0とし、上記圧縮された連続  
データQ1のランレングスをL1とし、Nを2以上の整数とすると、上記圧縮  
された連続データQ1のランレングスL1と、圧縮剰余データF1とは、 $L1 = \text{Int}(L0/N)$  及び  $F1 = L0 \bmod N$  で表され、ここで、Intは引  
数の整数値を表す関数であり、 $A \bmod B$  はAをBで除算したときの剰余を  
表す関数であることを特徴とする。

また、上記オーディオ信号帯域拡張装置において、上記逆量子化手段は、上位  
で所定論理のビットが連続する圧縮された連続データQ1、上記圧縮された連続  
データQ1の連続性をブレイクする反転ビットT1、ランレングスを圧縮する時  
に生じる剰余を表す圧縮剰余データF1及び仮数データD1によって構成する圧  
縮データを、上記Q1のランレングスをN倍に伸長し、上記F1の値に応じた長  
さの連続データを付加し、Q0の連続性をブレイクする反転ビットT0を付加し、  
引き続き上記仮数データD1を付加して、連続データQ0、反転ビットT0及び  
仮数データD0を読み出して伸長データを出力し、

ここで、上記連続データQ0のランレングスをL0とし、上記圧縮された連続  
データQ1のランレングスをL1とし、圧縮剰余データF1から求める剰余をF  
1とし、Nを2以上の整数とすると、 $L0 = L1 * n + F1$  及び  $D0 = D1$  で  
表され、ここで、\*は乗算を表す算術記号であることを特徴とする。

さらに、上記オーディオ信号帯域拡張装置において、上記非一様量子化手段は、  
入力される直線符号を、所定の有効ビット長を有するフローティング符号化して  
その符号化信号を出力することを特徴とする。

上記オーディオ信号帯域拡張装置において、上記雑音発生手段は、

上記雑音発生手段に入力される信号と、そのレベルに従って変化するようにレベル相関した雑音信号との関係を格納したテーブルメモリ手段と、

上記雑音発生手段に入力される信号に応答して、当該信号に対応する雑音信号を上記テーブルメモリ手段から読み出して出力する変換手段とを備えたことを特徴とする。

上記オーディオ信号帯域拡張装置において、上記信号処理手段は、少なくとも第1のフィルタ手段を備え、上記入力信号の周波数帯域より高い周波数帯域をろ波して取り出すことを特徴とする。

また、上記オーディオ信号帯域拡張装置において、上記信号処理手段は、少なくとも $1/f$ フィルタ手段を備え、上記信号処理手段に入力される信号の高域スペクトルに対して、 $1/f$ の低減特性を与えることを特徴とする。

さらに、上記オーディオ信号帯域拡張装置において、上記信号処理手段は、少なくともエコー付加処理手段を備え、上記信号処理手段に入力される信号の高域スペクトルに対して、エコー信号を付加することを特徴とする。

またさらに、上記オーディオ信号帯域拡張装置において、上記信号処理手段は、少なくとも第2のフィルタ手段を備え、上記信号処理手段に入力される信号の周波数帯域より高い周波数帯域を、ナイキスト周波数を越える周波数帯域を含むようにろ波して取り出すことを特徴とする。

第2の発明に係るオーディオ信号帯域拡張方法は、

入力信号を帯域通過ろ波ステップにより帯域通過ろ波した部分帯域の信号のレベルと、上記入力信号のレベルとのうちの一方に従って変化するようにレベル相関した雑音信号を発生する雑音発生ステップと、

上記発生された雑音信号に対して、加算ステップの加算時に所定の拡張帯域信号の下限周波数において上記入力信号とレベルが実質的に一致しかつスペクトルの連続性を保持するように所定の伝達関数を乗算し、乗算結果の信号を出力する信号処理ステップと、

上記入力信号と、上記信号処理ステップからの出力信号とを加算して、加算結果の信号を出力する加算ステップとを含むことを特徴とする。

上記オーディオ信号帯域拡張方法において、

上記帯域通過ろ波ステップの前段に挿入して実行され、上記入力信号をA/D変換する第1の変換ステップと、

上記信号処理ステップと上記加算ステップの間に挿入して実行され、上記信号処理ステップからの出力信号をD/A変換する第2の変換ステップとをさらに含むことを特徴とする。

また、上記オーディオ信号帯域拡張方法において、

上記帯域通過ろ波ステップの前段及び上記加算ステップの前段に挿入して実行され、上記入力信号をオーバーサンプリングしかつ低域通過ろ波して上記帯域通過ろ波ステップ及び上記加算ステップに出力するオーバーサンプリング型低域通過ろ波ステップをさらに含むことを特徴とする。

さらに、上記オーディオ信号帯域拡張方法において、

上記加算ステップの前段に挿入して実行され、上記入力信号をオーバーサンプリングしかつ低域通過ろ波して上記加算ステップに出力するオーバーサンプリング型低域通過ろ波ステップと、

上記雑音発生ステップと上記信号処理ステップとの間に挿入して実行され、上記雑音発生ステップからの雑音信号をオーバーサンプリングして上記信号処理ステップに出力するオーバーサンプリングステップとをさらに含むことを特徴とする。

またさらに、上記オーディオ信号帯域拡張方法において、上記雑音発生ステップは、

上記雑音発生ステップにおいて入力される信号のレベルを検出し、検出したレベルを有するレベル信号を発生して出力するレベル信号発生ステップと、

上記雑音発生ステップにおいて入力される信号に従って雑音信号を発生して出力する雑音信号発生ステップと、

上記レベル信号発生ステップからのレベル信号と、上記雑音信号発生ステップからの雑音信号とを乗算し、乗算結果の雑音信号を出力する乗算ステップとを含むことを特徴とする。

また、上記オーディオ信号帯域拡張方法において、上記雑音信号発生ステップは、デルタシグマ変調型量子化ステップを含み、上記雑音信号発生ステップにお

いて入力される信号の量子化雑音信号を発生して、上記雑音信号として出力することを特徴とする。

さらに、上記オーディオ信号帯域拡張方法において、上記雑音発生ステップは、上記雑音発生ステップにおいて入力される信号から所定の上位ビットを切り出して上位ビットを含む信号を出力する第1の切り出しステップと、

上記雑音発生ステップにおいて入力される信号から所定の中間ビットと所定の下位ビットの少なくとも一方を切り出して当該少なくとも一方のビットを含む信号を出力する少なくとも1つの第2の切り出しステップと、

上記第1の切り出しステップからの信号と、上記第2の切り出しステップからの信号とを乗算し、乗算結果の雑音信号を出力する乗算ステップとを含むことを特徴とする。

ここで、上記オーディオ信号帯域拡張方法において、上記第2の切り出しステップは、互いに異なるビット位置でかつ所定のビット幅で、中間ビット及び下位ビットと、2つの中間ビットとのうちの一方を切り出した後加算し、加算結果の信号を出力することを特徴とする。もしくは、上記第2の切り出しステップは、互いに異なるビット位置でかつ所定のビット幅で、中間ビット及び2つの下位ビットと、3つの中間ビットとのうちの一方を切り出した後加算し、加算結果の信号を出力することを特徴とする。とって代わって、上記オーディオ信号帯域拡張方法において、上記入力信号とは独立である雑音信号を発生する独立雑音発生ステップと、

上記第2の切り出しステップからの雑音信号と、上記独立雑音発生ステップからの雑音信号とを加算して上記乗算ステップに出力する別の加算ステップとをさらに含むことを特徴とする。

また、上記オーディオ信号帯域拡張方法において、上記独立雑音発生ステップは、互いに異なる複数の雑音信号を発生し、上記複数の雑音信号を加算して出力することを特徴とする。

さらに、上記オーディオ信号帯域拡張方法において、上記独立雑音発生ステップは、ダイヤモンドディザ型雑音信号を発生することを特徴とする。

上記オーディオ信号帯域拡張方法において、上記雑音発生ステップは、

上記雑音発生ステップにおいて入力される信号を、その信号のレベルに対して非一様に量子化して出力する非一様量子化ステップと、

上記非一様量子化ステップからの信号に対して、上記非一様量子化ステップの処理とは逆の処理を実行して出力する逆量子化ステップと、

- 5      上記雑音発生ステップにおいて入力される信号と、上記逆量子化ステップからの信号との差を計算することにより、上記雑音発生ステップにおいて入力される信号の量子化雑音信号を発生して出力する減算ステップとを含むことを特徴とする。

10      上記オーディオ信号帯域拡張方法において、上記非一様量子化ステップは、入力信号のレベルが大きくなるにつれて、量子化幅が大きくなるように入力信号を量子化することを特徴とする。

15      また、上記オーディオ信号帯域拡張方法において、上記非一様量子化ステップは、 $L$ ビットの直線符号をそのランレングスを  $1/N$  に圧縮して、 $M$ ビットのデータを発生して出力し、ここで、 $L$ 、 $M$ 及び $N$ は2以上の正の整数であることを特徴とする。

20      上記オーディオ信号帯域拡張方法において、上記非一様量子化ステップは、上位で所定論理のビットが連続する連続データ  $Q_0$  と、上記連続データ  $Q_0$  の連続性をブレイクする反転ビット  $T_0$  と、上記反転ビット  $T_0$  以降の下位データ  $D_0$  とで構成される  $L$ ビットの直線符号を、上記連続データ  $Q_0$  のランレングスを圧縮して得られる圧縮された連続データ  $Q_1$  と、上記圧縮された連続データ  $Q_1$  の連続性をブレイクする反転ビット  $T_1$  と、上記ランレングスを圧縮する時に生じる剰余を表す圧縮剰余データ  $F_1$  と、上記下位データ  $D_0$  を丸めて得るようにした仮数データ  $D_1$  とで構成する  $M$ ビットの圧縮データに変換して出力し、

25      ここで、上記連続データ  $Q_0$  のランレングスを  $L_0$  とし、上記圧縮された連続データ  $Q_1$  のランレングスを  $L_1$  とし、 $N$ を2以上の整数とするとき、上記圧縮された連続データ  $Q_1$  のランレングス  $L_1$  と、圧縮剰余データ  $F_1$  とは、 $L_1 = \text{Int}(L_0/N)$  及び  $F_1 = L_0 \bmod N$  で表され、ここで、 $\text{Int}$  は引数の整数値を表す関数であり、 $A \bmod B$  は  $A$  を  $B$  で除算したときの剰余を表す関数であることを特徴とする。

また、上記オーディオ信号帯域拡張方法において、上記逆量子化ステップは、上位で所定論理のビットが連続する圧縮された連続データQ1、上記圧縮された連続データQ1の連続性をブレイクする反転ビットT1、ランレングスを圧縮する時に生じる剰余を表す圧縮剰余データF1及び仮数データD1によって構成する圧縮データを、上記Q1のランレングスをN倍に伸長し、上記F1の値に応じた長さの連続データを付加し、Q0の連続性をブレイクする反転ビットT0を付加し、引き続き上記仮数データD1を付加して、連続データQ0、反転ビットT0及び仮数データD0を読み出して伸長データを出力し、

ここで、上記連続データQ0のランレングスをL0とし、上記圧縮された連続データQ1のランレングスをL1とし、圧縮剰余データF1から求める剰余をF1とし、Nを2以上の整数とすると、 $L0 = L1 * n + F1$  及び  $D0 = D1$  で表され、ここで、\*は乗算を表す算術記号であることを特徴とする。

さらに、上記オーディオ信号帯域拡張方法において、上記非一様量子化ステップは、入力される直線符号を、所定の有効ビット長を有するフローティング符号化してその符号化信号を出力することを特徴とする。

上記オーディオ信号帯域拡張方法において、上記雑音発生ステップは、

上記雑音発生ステップにおいて入力される信号と、そのレベルに従って変化するようにレベル相関した雑音信号との関係を格納したテーブルメモリステップと、  
上記雑音発生ステップにおいて入力される信号に応答して、当該信号に対応する雑音信号を上記テーブルメモリステップから読み出して出力する変換ステップとを含むことを特徴とする。

上記オーディオ信号帯域拡張方法において、上記信号処理ステップは、少なくとも第1のフィルタステップを含み、上記入力信号の周波数帯域より高い周波数帯域をろ波して取り出すことを特徴とする。

また、上記オーディオ信号帯域拡張方法において、上記信号処理ステップは、少なくとも  $1/f$  フィルタステップを含み、上記信号処理ステップにおいて入力される信号の高域スペクトルに対して、 $1/f$  の低減特性を与えることを特徴とする。

さらに、上記オーディオ信号帯域拡張方法において、上記信号処理ステップは、

少なくともエコー付加処理ステップを含み、上記信号処理ステップにおいて入力される信号の高域スペクトルに対して、エコー信号を付加することを特徴とする。

またさらに、上記オーディオ信号帯域拡張方法において、上記信号処理ステップは、少なくとも第2のフィルタステップを含み、上記信号処理ステップにおいて入力される信号の周波数帯域より高い周波数帯域を、ナイキスト周波数を越える周波数帯域を含むようにろ波して取り出すことを特徴とする。

第3の発明に係る光ディスクシステムは、光ディスクに格納されたオーディオ信号を再生する再生装置と、

上記再生されたオーディオ信号の帯域を拡張し、拡張後のオーディオ信号を出力する上記オーディオ信号帯域拡張装置とを備えたことを特徴とする。

第4の発明に係るプログラムは、上記オーディオ信号帯域拡張方法における各ステップを含むことを特徴とする。

第5の発明に係るコンピュータにより読み取り可能な記録媒体は、上記オーディオ信号帯域拡張方法における各ステップを含むプログラムを格納したことを特徴とする。

従って、本発明に係るオーディオ信号帯域拡張装置及び方法によれば、入力信号が有する帯域以上で入力信号のレベルに従って変化しレベル相関する雑音信号を発生して入力信号と、スペクトルの連続性を保持するように加算することにより、従来技術に比較して容易にオーディオ帯域が拡張された信号を発生することができる。また、上述のように得られた帯域拡張された信号は原音のレベルに従って変化しかつスペクトルの連続性を保持しているので、帯域拡張された信号の高域成分は人工的なものではなく、原音に対して自然に聴こえるという特有の効果をも有している。

また、本発明に係るオーディオ信号帯域拡張装置及び方法によれば、帯域通過ろ波処理、レベル相関型白色雑音発生処理、信号処理をデジタル信号処理で実行することにより、回路を構成する部品のばらつきや温度特性により性能ばらつきが発生しない。また、オーディオ信号が回路を通過する毎に音質劣化が発生することもない。さらに、構成しているフィルタの精度追求を行ってもアナログ回路構成と比較して、回路規模が大きくなることもなく、製造コストの増加につな

がらない。

さらに、本発明に係るオーディオ信号帯域拡張装置及び方法によれば、帯域通過ろ波処理及び最後の加算処理の前に、オーバーサンプリング処理を実行しかつ低域通過ろ波処理を実行することにより、A/D変換器の前段で低次のアナログ低域通過フィルタを用いることができ、これにより、フィルタ処理に伴う位相ひずみや雑音を大幅に軽減できる。また、量子化雑音を低減でき、短い量子化ビットでの変換を容易することができる。さらに、入力信号Xのより高い高調波成分を事前に生成して利用できるのも、より高い高調波成分を容易に発生できる。

またさらに、本発明に係るオーディオ信号帯域拡張装置及び方法によれば、レベル相関型白色雑音発生処理と信号処理との間にオーバーサンプリング処理を挿入して実行する一方、最後の加算処理の前に入力信号に対してオーバーサンプリング処理及び低域通過ろ波処理を実行することにより、オーバーサンプリング型低域通過フィルタ及びオーバーサンプリング回路よりも後段の回路において信号レートを高く設定することができる。言い換えれば、前段の回路の信号レートを低く設定することができ、回路構成を簡単化できる。

また、本発明に係る光ディスクシステムによれば、光ディスクに格納されたオーディオ信号を再生して、上記再生されたオーディオ信号の帯域を拡張し、拡張後のオーディオ信号を出力することができる。これにより、光ディスクに格納されたオーディオ信号に基づいて、従来技術に比較して容易にオーディオ帯域が拡張された信号を発生することができる。

さらに、本発明に係るプログラムによれば、上記オーディオ信号帯域拡張方法における各ステップを含むプログラムを提供できる。

またさらに、本発明に係るコンピュータにより読み取り可能な記録媒体によれば、上記オーディオ信号帯域拡張方法における各ステップを含むプログラムを格納した記録媒体を提供できる。

#### 図面の簡単な説明

図1は、本発明に係る第1の好ましい実施形態であるオーディオ信号帯域拡張装置100-1の構成を示すブロック図である。

図2は、本発明に係る第2の好ましい実施形態であるオーディオ信号帯域拡張



装置 100-2 の構成を示すブロック図である。

図 3 は、本発明に係る第 3 の好ましい実施形態であるオーディオ信号帯域拡張装置 100-3 の構成を示すブロック図である。

5 図 4 は、本発明に係る第 4 の好ましい実施形態であるオーディオ信号帯域拡張装置 100-4 の構成を示すブロック図である。

図 5 は、図 3 及び図 4 に図示されたオーバーサンプリング型低域通過フィルタ (LPF) 120 の構成を示すブロック図である。

図 6 は、図 5 のオーバーサンプリング回路 11 の動作を示す信号波形図である。

10 図 7 は、図 1 乃至図 4 のレベル相関型白色雑音発生回路 300 の第 1 の実施例に係るレベル相関型白色雑音発生回路 300-1 の構成を示すブロック図である。

図 8 は、図 7 の白色雑音信号発生回路 320 の構成を示すブロック図である。

図 9 は、図 1 乃至図 4 のレベル相関型白色雑音発生回路 300 の第 2 の実施例に係るレベル相関型白色雑音発生回路 300-2 の構成を示すブロック図である。

15 図 10 は、図 1 乃至図 4 のレベル相関型白色雑音発生回路 300 の第 3 の実施例に係るレベル相関型白色雑音発生回路 300-3 の構成を示すブロック図である。

図 11 は、図 1 乃至図 4 のレベル相関型白色雑音発生回路 300 の第 4 の実施例に係るレベル相関型白色雑音発生回路 300-4 の構成を示すブロック図である。

20 図 12 は、図 1 乃至図 4 のレベル相関型白色雑音発生回路 300 の第 5 の実施例に係るレベル相関型白色雑音発生回路 300-5 の構成を示すブロック図である。

図 13 は、図 11 の独立型白色雑音発生回路 380 の構成を示すブロック図である。

25 図 14 は、図 13 の PN 系列雑音信号発生回路 30-n ( $n=1, 2, \dots, N$ ) の構成を示すブロック図である。

図 15 は、図 1 乃至図 4 のレベル相関型白色雑音発生回路 300 の第 6 の実施例に係るレベル相関型白色雑音発生回路 300-6 の構成を示すブロック図である。

図 16 Aは、図 9 のレベル相関型白色雑音発生回路 300-2, 300-5, 300-6 用ビット切り出し位置を示すビット配置図である。

図 16 Bは、図 9 のレベル相関型白色雑音発生回路 300-2, 300-5, 300-6 用ビット切り出し位置の変形例を示すビット配置図である。

5 図 17 Aは、図 10 のレベル相関型白色雑音発生回路 300-3 用ビット切り出し位置を示すビット配置図である。

図 17 Bは、図 11 のレベル相関型白色雑音発生回路 300-4 用ビット切り出し位置を示すビット配置図である。

10 図 18 Aは、図 13 の独立型白色雑音発生回路 380 において  $N=1$  のときに発生される白色雑音信号の振幅レベルに対する確率密度関数を示すグラフである。

図 18 Bは、図 13 の独立型白色雑音発生回路 380 において  $N=2$  のときに発生されるダイヤモンド型雑音信号の振幅レベルに対する確率密度関数を示すグラフである。

15 図 18 Cは、図 13 の独立型白色雑音発生回路 380 において  $N=3$  のときに発生されるベル型雑音信号の振幅レベルに対する確率密度関数を示すグラフである。

図 19 は、図 1 乃至図 4 のレベル相関型白色雑音発生回路 300 の第 7 の実施例に係るレベル相関型白色雑音発生回路 300-7 の構成を示すブロック図である。

20 図 20 は、図 1 乃至図 4 のレベル相関型白色雑音発生回路 300 の第 8 の実施例に係るレベル相関型白色雑音発生回路 300-8 の構成を示すブロック図である。

25 図 21 は、図 19 及び図 20 の非一様量子化器 351, 352 又は 353 によるランレングス 1/4 圧縮フローティング符号化、並びに、8 ビット、16 ビット又は 24 ビットの直線符号化における入力レベルに対する瞬時信号対雑音比 (瞬時  $S/N$ ) を示すグラフである。

図 22 は、図 19 及び図 20 の非一様量子化器 351, 352 又は 353 によるランレングス 1/4 圧縮フローティング符号化、並びに、8 ビット、16 ビット又は 24 ビットの直線符号化における入力レベルに対する量子化雑音レベルを

示すグラフである。

図 23 Aは、図 19 及び図 20 の非一様量子化器 351, 352 又は 353 によるランレングス 1/4 圧縮フローティング符号化前のデータフォーマットを示す図である。

5 図 23 Bは、図 19 及び図 20 の非一様量子化器 351, 352 又は 353 によるランレングス 1/4 圧縮フローティング符号化後のデータフォーマットを示す図である。

図 24 は、図 1 乃至図 4 のレベル相関型白色雑音発生回路 300 の第 9 の実施例に係るレベル相関型白色雑音発生回路 300-9 の構成を示すブロック図である。  
10

図 25 は、図 1 乃至図 4 の信号処理回路 400 の構成を示すブロック図である。

図 26 は、図 25 の 1/f 特性フィルタ 420 の 1/f 特性の周波数特性を示すグラフである。

図 27 は、図 25 の 1/f 特性フィルタ 420 の変形例である 1/f<sup>2</sup> 特性の周波数特性を示すグラフである。  
15

図 28 は、図 25 のエコー付加回路 480 の一実施例であるトランスバーサルフィルタの構成を示すブロック図である。

図 29 Aは、図 3 の第 3 の好ましい実施形態に係るオーディオ信号帯域拡張装置 100-3 の動作 (p=2 のとき、すなわち 2 倍のオーバーサンプリングのとき) における、入力信号 X の周波数スペクトル図である。  
20

図 29 Bは、図 29 Aと同様の動作における、LPF 120 からの出力信号の周波数スペクトル図である。

図 29 Cは、図 29 Aと同様の動作における、回路 300 からの出力信号の周波数スペクトル図である。

25 図 29 Dは、図 29 Aと同様の動作における、回路 400 からの周波数スペクトル図である。

図 29 Eは、図 29 Aと同様の動作における、出力信号 W の周波数スペクトル図である。

図 30 Aは、図 4 の第 4 の好ましい実施形態に係るオーディオ信号帯域拡張装

置 100-4 の動作 ( $p = 2$  のとき、すなわち 2 倍のオーバーサンプリングのとき) における、入力信号 X の周波数スペクトル図である。

図 30B は、図 30A と同様の動作における、回路 300 からの出力信号の周波数スペクトル図である。

5 図 30C は、図 30A と同様の動作における、回路 400 からの周波数スペクトル図である。

図 30D は、図 30A と同様の動作における、出力信号 W の周波数スペクトル図である。

10 図 31A は、図 3 の第 3 の好ましい実施形態に係るオーディオ信号帯域拡張装置 100-3 の動作 ( $p = 4$  のとき、すなわち 4 倍のオーバーサンプリングのとき) における、入力信号 X の周波数スペクトル図である。

図 31B は、図 31A と同様の動作における、LPF 120 からの出力信号の周波数スペクトル図である。

15 図 31C は、図 31A と同様の動作における、回路 300 からの出力信号の周波数スペクトル図である。

図 31D は、図 31A と同様の動作における、回路 400 からの周波数スペクトル図である。

図 31E は、図 31A と同様の動作における、出力信号 W の周波数スペクトル図である。

20 図 32A は、図 4 の第 4 の好ましい実施形態に係るオーディオ信号帯域拡張装置 100-4 の動作 ( $p = 4$  のとき、すなわち 4 倍のオーバーサンプリングのとき) における、入力信号 X の周波数スペクトル図である。

図 32B は、図 32A と同様の動作における、回路 300 からの出力信号の周波数スペクトル図である。

25 図 32C は、図 32A と同様の動作における、回路 400 からの周波数スペクトル図である。

図 32D は、図 32A と同様の動作における、出力信号 W の周波数スペクトル図である。

図 33A は、図 31A 乃至図 31E 及び図 32A 乃至図 32D の変形例であっ

て、 $1/f$  特性フィルタ 420 に代わる折り返し雑音歪除去用フィルタの特性を示す周波数スペクトル図である。

図 33B は、図 33A の折り返し雑音歪除去用フィルタからの出力信号 W の周波数スペクトル図である。

5 図 34 は、オーディオ信号帯域拡張装置のアプリケーションの一例である、本発明の第 5 の好ましい実施形態に係る光ディスク再生システム 500 の構成を示すブロック図である。

発明を実施するための最良の形態

10 以下、図面を参照して本発明に係る好ましい実施形態について説明する。なお、添付の図面において、同様の構成要素については、同一の符号を付し、その詳細な説明を省略する。

第 1 の好ましい実施形態

15 図 1 は、本発明に係る第 1 の好ましい実施形態であるオーディオ信号帯域拡張装置 100-1 の構成を示すブロック図である。この第 1 の好ましい実施形態であるオーディオ信号帯域拡張装置 100-1 は、図 1 に示すように、入力端子 101 と出力端子 102 との間に挿入されるアナログ信号処理回路であって、帯域通過フィルタ (BPF) 200 と、レベル相関型白色雑音発生回路 300 と、信号処理回路 400 と、加算器 800 とを備えて構成される。

20 図 1 において、アナログオーディオ信号 (以下、入力信号という。) X が入力端子 101 を介して帯域通過フィルタ 200 及び加算器 800 に入力される。この入力信号 X は、例えばコンパクトディスク (CD) から再生された信号であり、例えば、20 Hz から 20 kHz までの帯域を有する信号である。帯域通過フィルタ 200 は、入力信号 X の帯域のうちの一部の帯域 (以下、部分帯域という。これは、例えば、そのより高い帯域である 10 kHz から 20 kHz までの帯域である。もしくは、別の例では、5 kHz から 15 kHz までの帯域である。) を帯域通過ろ波した後、レベル相関型白色雑音発生回路 300 に出力する。次いで、レベル相関型白色雑音発生回路 300 は、入力端子 301 を介して入力される部分帯域のオーディオ信号のレベルに従って変化するレベルを有し、すなわちレベル相関したレベルを有する白色雑音信号を発生して、出力端子 302 を介し

25

て信号処理回路400に出力する。さらに、信号処理回路400は、入力される白色雑音信号に対して、所定の帯域通過ろ波処理、エコー付加処理及びレベル調整処理を含み、いわば所定の伝達関数を乗算する信号処理を実行して、処理後の白色雑音信号を加算器800に出力する。そして、加算器800は信号処理回路400からの白色雑音信号と、入力信号Xとを加算し、加算結果の帯域拡張された信号を出力信号Wとして出力する。

なお、信号処理回路400の処理の詳細については、図25を参照して詳細後述する。ここで、信号処理回路400の帯域通過ろ波処理における帯域通過帯域の下限周波数は、好ましくは、入力信号Xの最大周波数に実質的に一致し、加算器800における2つの信号の加算処理でこれら2つの信号の当該下限周波数におけるレベルが実質的に一致させてスペクトルの連続性を保持することが好ましい。また、上記帯域通過ろ波処理における帯域通過帯域の上限周波数は、好ましくは、入力信号Xの最大周波数の2倍又は4倍以上に設定される。さらに、もし、帯域通過フィルタ200の帯域通過特性が例えば10kHzから20kHzまでのように、その上限周波数がナイキスト周波数と同一であれば、帯域通過フィルタ200を、10kHz以上を通過させる高域通過フィルタに置き換えてもよい。

以上のように構成されたオーディオ信号帯域拡張装置100-1によれば、従来例に比較して、レベル検出が不要であり、簡単な構成で容易にオーディオ帯域を拡張したオーディオ信号を発生することができる。また、得られた帯域拡張された信号は入力信号Xの原音のレベルに従って変化して相関しており、かつスペクトルの連続性を保持しているので、帯域拡張された信号の高域成分は人工的なものではなく、原音に対して自然に聴こえるという特有の効果を有する。

以上の好ましい実施形態においては、帯域通過フィルタ200を設けているが、本発明はこれに限らず、設けなくてもよい。この場合、レベル相関型白色雑音発生回路300は、入力信号Xのレベルに従って変化するようにレベル相関する白色雑音信号を発生する。

第2の好ましい実施形態。

図2は、本発明に係る第2の好ましい実施形態であるオーディオ信号帯域拡張装置100-2の構成を示すブロック図である。この第2の好ましい実施形態で

あるオーディオ信号帯域拡張装置100-2は、図1のオーディオ信号帯域拡張装置100-1に比較して、帯域通過フィルタ(BPF)200、レベル相関型白色雑音発生回路300及び信号処理回路400の各処理をアナログ信号処理に代えて、デジタル信号処理で実行するために、帯域通過フィルタ130の前段にA/D変換器130を挿入するとともに、信号処理回路400の後段に挿入したことを特徴としている。以下、当該相違点について詳述する。

図2において、入力信号XはA/D変換器130によりA/D変換されて、例えば、サンプリング周波数 $f_s = 44.1 \text{ kHz}$ と、語長=16ビットとを有する信号となる。また、D/A変換器131は信号処理回路400からの出力信号をD/A変換してアナログオーディオ信号を加算器800に出力する。そして、加算器800はアナログオーディオ信号である入力信号と、D/A変換された帯域拡張信号とを加算して、加算結果のオーディオ信号を出力する。

以上のように構成されたオーディオ信号帯域拡張装置100-2によれば、図1のオーディオ信号帯域拡張装置100-1と同様の作用効果を有するとともに、帯域通過フィルタ(BPF)200、レベル相関型白色雑音発生回路300及び信号処理回路400の各処理をデジタル信号処理で行っているため、デジタル・シグナル・プロセッサ(以下、DSPという。)などを用いて当該処理をソフトウェアで指定して実行することができ、ハードウェアの構成が従来例に比較して簡単になる。また、この場合、ソフトウェアを変更することにより、上記デジタル信号処理の処理内容を容易に変更することができる。

第3の好ましい実施形態。

図3は、本発明に係る第3の好ましい実施形態であるオーディオ信号帯域拡張装置100-3の構成を示すブロック図である。この第3の好ましい実施形態であるオーディオ信号帯域拡張装置100-3は、図1のオーディオ信号帯域拡張装置100-1に比較して、以下の点が異なる。

(1) 入力信号X及び出力信号Wをデジタルオーディオ信号とした。

(2) オーディオ信号帯域拡張装置100-3内の処理をすべてデジタル信号処理で実行した。

(3) 帯域通過フィルタ(BPF)200及び加算器120の前段に、オーバー

サンプリング型低域通過フィルタ (LPF) 120を挿入した。

以下、当該相違点について詳述する。

図3において、デジタルオーディオ信号である入力信号Xが入力端子101を介してオーバーサンプリング型低域通過フィルタ120に入力される。このデジタルオーディオ信号は、例えばコンパクトディスク (CD) から再生された信号であり、このとき、当該信号は、サンプリング周波数  $f_s = 44.1 \text{ kHz}$  と、語長 = 16ビットとを有する信号である。オーバーサンプリング型低域通過フィルタ120は、図5に示すように、オーバーサンプリング回路11と、デジタル低域通過フィルタ (LPF) 12とを備えて構成され、入力端子101を介して入力されたデジタルオーディオ信号のサンプリング周波数  $f_s$  を  $p$  倍 ( $p$  は、2以上の正の整数である。) し、かつ周波数  $f_s/2$  から周波数  $pf_s/2$  までの不要な帯域の信号を60dB以上減衰させるデジタルフィルタ回路である。

例えば、 $p = 2$  であるとき、サンプリング周波数  $f_s$  (サンプリング周期  $T_s = 1/f_s$ ) を有するデジタルオーディオ信号は、オーバーサンプリング回路11に入力され、オーバーサンプリング回路11は、入力されたデジタルオーディオ信号のデータD1に対して、図6に示すように、各隣接する2つのデータD1の中間位置 (時間軸に対して) にサンプリング周期  $T_s$  でゼロデータD2を挿入して補間することによりオーバーサンプリング処理を実行して、サンプリング周波数  $2f_s$  (サンプリング周期  $T_s/2$ ) を有するデジタルオーディオ信号に変換した後、デジタル低域通過フィルタ12に出力する。デジタル低域通過フィルタ12は、

- (a) 周波数  $0 \sim 0.45 f_s$  の通過帯域と、
- (b) 周波数  $0.54 f_s \sim f_s$  の阻止帯域と、
- (c) 周波数  $f_s$  以上で60dB以上の減衰量とを

有して、入力デジタルオーディオ信号を低域通過ろ波することにより、上記オーバーサンプリング処理により発生される折り返し雑音を除去するように帯域制限して、実質的に入力デジタルオーディオ信号の持つ有効な帯域 (周波数  $0 \sim 0.45 f_s$ ) のみを通過させた後、図3の加算器800及び帯域通過フィルタ



200に出力する。

さらに、加算器800は、オーバーサンプリングされかつ低域通過ろ波されたデジタルオーディオ信号と、信号処理回路400からのデジタル帯域拡張信号とを加算して、加算結果のオーディオ信号を出力信号Wとして出力する。

5        以上のように構成されたオーディオ信号帯域拡張装置100-3によれば、図1及び図2のオーディオ信号帯域拡張装置100-1、100-2と同様の作用効果を有するとともに、すべての処理をデジタル信号処理で実行しているので、DSPなどを用いて当該処理をソフトウェアで指定して実行することができ、ハードウェアの構成が従来例に比較して簡単になる。また、この場合、ソフトウェアを変更することにより、上記デジタル信号処理の処理内容を容易に変更することができる。さらに、オーバーサンプリング型低域通過フィルタ120を用いて入力信号Xをオーバーサンプリング処理及び低域通過ろ波処理を実行しているので、以下の特有の効果をも有する。

15        (1) A/D変換器の前段で低次のアナログ低域通過フィルタを用いることができ、これにより、フィルタ処理に伴う位相ひずみや雑音を大幅に軽減できる。

      (2) 量子化雑音を低減でき、短い量子化ビットでの変換を容易することができる。

      (3) 入力信号Xのより高い高調波成分を事前に生成して利用できるので、より高い高調波成分を容易に発生できる。

20        第4の好ましい実施形態。

      図4は、本発明に係る第4の好ましい実施形態であるオーディオ信号帯域拡張装置100-4の構成を示すブロック図である。この第4の好ましい実施形態であるオーディオ信号帯域拡張装置100-4は、図3のオーディオ信号帯域拡張装置100-3に比較して、以下の点が異なる。

25        (1) オーバーサンプリング型帯域通過フィルタ120を、入力端子101と加算器800との間に挿入した。

      (2) レベル相関型白色雑音発生回路300と信号処理回路400との間に、オーバーサンプリング回路121を挿入した。

      以下、当該相違点について詳述する。

図4において、オーバーサンプリング型低域通過フィルタ120は入力信号X  
に対してオーバーサンプリング処理及び低域通過ろ波処理を実行して加算器80  
0に出力する。また、オーバーサンプリング回路121はレベル相関型白色雑音  
発生回路300から出力される白色雑音信号に対してオーバーサンプリング処理  
5 を実行した後、信号処理回路400に出力する。従って、オーバーサンプリング  
型低域通過フィルタ120及びオーバーサンプリング回路121よりも後段の回  
路において信号レートを高く設定することができる。言い換えれば、前段の回路  
の信号レートを低く設定することができ、回路構成を簡単化できる。以上のように  
構成されたオーディオ信号帯域拡張装置100-4によれば、第3の好ましい  
10 実施形態に係るオーディオ信号帯域拡張装置100-3と同様の作用効果を有す  
る。

#### 第1の実施例.

図7は、図1乃至図4のレベル相関型白色雑音発生回路300の第1の実施例  
に係るレベル相関型白色雑音発生回路300-1の構成を示すブロック図である。  
15 図7において、レベル相関型白色雑音発生回路300-1は、入力端子301と  
出力端子302とを有し、レベル信号発生回路310と、白色雑音信号発生回路  
320と、乗算器340とを備えて構成されたことを特徴としている。

図7において、所定の部分帯域を有するオーディオ信号は入力端子301を介  
してレベル信号発生回路310及び白色雑音信号発生回路320に入力される。  
20 レベル信号発生回路310は入力されるオーディオ信号のレベルを検出し、検出  
したレベルを有するレベル信号を発生して乗算器340に出力する。このレベル  
信号発生回路310の具体例は、図9乃至図12の上位ビット切り出し回路31  
1であり、入力信号の上位ビットはそのレベルを示しているので、上位ビット切  
り出し回路311から出力されるビットの信号は入力信号の概略レベルを示して  
25 いる。また、白色雑音信号発生回路320は、例えば、図8の1次のデルタシグ  
マ変調型量子化器20で構成され、入力信号のレベルには関係無く略固定レベル  
の白色雑音信号を発生して乗算器340に出力する。そして、乗算器340は入  
力される白色雑音信号とレベル信号とを乗算することにより、白色雑音信号のレ  
ベルがレベル信号に応じて変化する白色雑音信号を発生して出力端子302を介

して出力する。

図 8 は、図 7 の白色雑音信号発生回路 320 の構成を示すブロック図である。  
図 8 において、白色雑音信号発生回路 320 は、1 次のデルタシグマ変調型量子  
化器 20 で構成され、当該量子化器 20 は、減算器 21 と、量子化を行う量子化  
器 22 と、減算器 23 と、1 サンプルの遅延を行う遅延回路 24 とを備えて構成  
される。

図 8 において、帯域通過フィルタ 200 からの入力信号は入力端子 301 を介  
して減算器 21 に出力される。減算器 81 は、帯域通過フィルタ 200 からのオ  
ーディオ信号から、遅延回路 24 からのオーディオ信号を減算し、減算結果のオ  
ーディオ信号を遅延回路 24 を介して減算器 21 に出力する。上記減算器 23 か  
ら出力される減算結果のオーディオ信号は量子化時に発生する量子化雑音を示す  
量子化雑音信号であり、当該量子化雑音信号は出力端子 303 を介して乗算器 3  
40 に出力される。図 8 に示すごとく構成された 1 次のデルタシグマ変調型量子  
化器 20 において、オーバーサンプリング型低域通過フィルタ 1 からのディジタ  
ルオーディオ信号に基づいて、1 次のデルタシグマ変調した変調信号を発生し、  
すなわち、原音のオーディオ信号に基づいて発生された帯域信号である雑音信号  
を発生することができる。

なお、図 8 の白色雑音信号発生回路 320 においては、1 次のデルタシグマ変  
調型量子化器 20 を用いているが、本発明はこれに限らず、複数次のデルタシグ  
マ変調型量子化器を用いてもよい。また、デルタシグマ変調型量子化器に代えて、  
入力されるオーディオ信号をシグマデルタ変調するシグマデルタ変調型量子化器  
を用いてもよい。

## 第 2 の実施例.

図 9 は、図 1 乃至図 4 のレベル相関型白色雑音発生回路 300 の第 2 の実施例  
に係るレベル相関型白色雑音発生回路 300-2 の構成を示すブロック図である。  
図 9 において、レベル相関型白色雑音発生回路 300-2 は、入力端子 301 と  
出力端子 302 を有し、上ビット切り出し回路 311 と、下位ビット切り出し回  
路 321 と、乗算器 340 とを備えて構成される。ここで、上ビット切り出し回  
路 311 は入力端子 301 を介して入力される入力信号のうち、図 16 A 又は図

1 6 Bに示すように、例えば上位10ビット（b 0－b 9）を切り出して、当該  
10ビットの信号をレベル検出信号として乗算器340に出力する。ここで、最  
上位ビットb 0は符号ビットPである。また、下位ビット切り出し回路321は  
入力端子301を介して入力される入力信号のうち、例えば、図16Aに示すよ  
5 うに最下位8ビット（b 16－b 23）を切り出し、もしくは、図16Bに示す  
ように、例えば上記上位ビットよりも低い所定の下位のビット（b 8－b 15）  
を切り出して、当該8ビットの信号を、入力信号に相関するが、ランダムに変化  
する白色雑音信号として発生して乗算器340に出力する。そして、乗算器34  
0は入力される白色雑音信号とレベル信号とを乗算することにより、白色雑音信  
10 号のレベルがレベル信号に応じて変化する白色雑音信号を発生して出力端子30  
2を介して出力する。

なお、図16Bの場合においては、例えば、入力信号Xの語長の所定の有効語  
長以下が丸められていて、下位部分が固定データとなる場合において、有効語長  
範囲内の中間部分のビットを所定のビット幅で切り出している。

### 15 第3の実施例.

図10は、図1乃至図4のレベル相関型白色雑音発生回路300の第3の実施  
例に係るレベル相関型白色雑音発生回路300-3の構成を示すブロック図であ  
る。図10において、レベル相関型白色雑音発生回路300-3は、入力端子3  
01と出力端子302を有し、上ビット切り出し回路311と、中間位ビット切  
20 り出し回路331と、下位ビット切り出し回路321と、乗算器340とを備え  
て構成される。ここで、上ビット切り出し回路311は入力端子301を介して  
入力される入力信号のうち、図17Aに示すように、例えば上位10ビット（b  
0－b 9）を切り出して、当該10ビットの信号をレベル検出信号として乗算器  
340に出力する。また、中間位ビット切り出し回路331は入力端子301を  
25 介して入力される入力信号のうち、例えば、図17Aに示すように中間位6ビッ  
ト（b 10－b 15）を切り出して、当該6ビットの信号を、入力信号に相関す  
るが、ランダムに変化する白色雑音信号として発生して乗算器340に出力する。  
さらに、下位ビット切り出し回路321は入力端子301を介して入力される入  
力信号のうち、例えば、図17Aに示すように最下位8ビット（b 16－b 2

3) を切り出して、当該8ビットの信号を、入力信号に相関するが、ランダムに変化する白色雑音信号として発生して乗算器340に出力する。そして、乗算器340は入力される2つの白色雑音信号とレベル信号とを乗算することにより、白色雑音信号のレベルがレベル信号に応じて変化する白色雑音信号を発生して出力端子302を介して出力する。

#### 第4の実施例.

図11は、図1乃至図4のレベル相関型白色雑音発生回路300の第4の実施例に係るレベル相関型白色雑音発生回路300-4の構成を示すブロック図である。図11において、レベル相関型白色雑音発生回路300-4は、入力端子301と出力端子302を有し、上ビット切り出し回路311と、3個の下位ビット切り出し回路321, 322, 323と、乗算器340とを備えて構成される。ここで、上ビット切り出し回路311は入力端子301を介して入力される入力信号のうち、図17Bに示すように、例えば上位10ビット(b0-b9)を切り出して、当該10ビットの信号をレベル検出信号として乗算器340に出力する。また、下位ビット切り出し回路321は入力端子301を介して入力される入力信号のうち、例えば、図17Bに示すように下位6ビット(b16-b21)を切り出して、当該6ビットの信号を、入力信号に相関するが、ランダムに変化する白色雑音信号として発生して乗算器340に出力する。さらに、下位ビット切り出し回路322は入力端子301を介して入力される入力信号のうち、例えば、図17Bに示すように下位6ビット(b17-b22)を切り出して、当該6ビットの信号を、入力信号に相関するが、ランダムに変化する白色雑音信号として発生して乗算器340に出力する。またさらに、下位ビット切り出し回路323は入力端子301を介して入力される入力信号のうち、例えば、図17Bに示すように最下位6ビット(b18-b23)を切り出して、当該6ビットの信号を、入力信号に相関するが、ランダムに変化する白色雑音信号として発生して乗算器340に出力する。そして、乗算器340は入力される2つの白色雑音信号とレベル信号とを乗算することにより、白色雑音信号のレベルがレベル信号に応じて変化する白色雑音信号を発生して出力端子302を介して出力する。

#### 第5の実施例.

図 1 2 は、図 1 乃至図 4 のレベル相関型白色雑音発生回路 3 0 0 の第 5 の実施例に係るレベル相関型白色雑音発生回路 3 0 0 - 5 の構成を示すブロック図である。図 1 2 において、レベル相関型白色雑音発生回路 3 0 0 - 5 は、入力端子 3 0 1 と出力端子 3 0 2 を有し、上ビット切り出し回路 3 1 1 と、下位ビット切り出し回路 3 2 1 と、独立型白色雑音発生回路 3 8 0 と、加算器 3 3 0 と、乗算器 3 4 0 とを備えて構成される。従って、レベル相関型白色雑音発生回路 3 0 0 - 5 は、図 9 のレベル相関型白色雑音発生回路 3 0 0 - 2 に比較して、独立型白色雑音発生回路 3 8 0 と、加算器 3 3 0 とをさらに備えたことを特徴としている。以下、当該相違点について説明する。

図 1 3 は、図 1 1 の独立型白色雑音発生回路 3 8 0 の構成を示すブロック図である。図 1 3 において、独立型白色雑音発生回路 3 8 0 は、複数  $N$  個の  $PN$  系列雑音信号発生回路 3 0 -  $n$  ( $n = 1, 2, \dots, N$ ) と、加算器 3 1 と、 $DC$  オフセット除去用定数信号発生器 3 2 と、減算器 3 3 とを備えて構成され、入力信号  $X$  とは独立した雑音信号を発生することを特徴としている。ここで、 $PN$  系列は、擬似雑音系列の略であり、各  $PN$  系列雑音信号発生回路 3 0 -  $n$  は、互いに独立な初期値を有して、例えば、 $M$  系列雑音信号である一様ランダムな振幅レベルを有する擬似雑音信号を発生して加算器 3 1 に出力する。次いで、加算器 3 1 は複数の  $PN$  系列雑音信号発生回路 3 0 - 1 乃至 3 0 -  $N$  から出力される複数  $N$  個の擬似雑音信号を加算して、加算結果の擬似雑音信号を減算器 3 3 に出力する。一方、 $DC$  オフセット除去用定数信号発生器 3 2 は、複数  $N$  個の  $PN$  系列雑音信号発生回路 3 0 - 1 乃至 3 0 -  $N$  からの擬似雑音信号の時間平均値の和である  $DC$  オフセット除去用定数信号を発生して減算器 3 3 に出力する。そして、減算器 3 3 は、擬似雑音信号の和から  $DC$  オフセット除去用定数信号を減算することにより、 $DC$  オフセットの無いディザ信号を発生して出力する。

ここで、各  $PN$  系列雑音信号発生回路 3 0 -  $n$  ( $n = 1, 2, \dots, N$ ) は、図 1 4 に示すように、32 ビットカウンタ 4 1 と、排他的論理和ゲート 4 2 と、クロック信号発生器 4 3 と、初期値データ発生器 4 4 とを備えて構成される。32 ビットカウンタ 4 1 には、初期値データ発生器 3 2 から各  $PN$  系列雑音信号発生回路 3 0 -  $n$  毎に互いに異なる 32 ビットの初期値が設定された後、クロック信

号発生器 4 3 により発生されるクロック信号に基づいて、3 2 ビットカウンタ 4 1 は 1 ずつインクリメントするように計数する。3 2 ビットカウンタ 4 1 の 3 2 ビットのデータ (0 ~ 3 1 ビット目のデータを含む。) のうち、最上位ビット (MSB ; 3 1 ビット目) の 1 ビットデータと、その 3 ビット目の 1 ビットデータとは、排他的論理和ゲート 4 2 の入力端子に入力され、排他的論理和ゲート 4 2 は排他的論理和の演算結果の 1 ビットデータを 3 2 ビットカウンタ 7 1 の最下位ビット (LSB) にセットする。そして、3 2 ビットカウンタ 4 1 の下位 8 ビットのデータは PN 系列雑音信号として出力される。このように PN 系列雑音信号発生回路 3 0 - n を構成することにより、各 PN 系列雑音信号発生回路 3 0 - n から出力される PN 系列雑音信号は互いに独立した 8 ビットの PN 系列雑音信号となる。

図 1 4 の例では、各 PN 系列雑音信号発生回路 3 0 - n で互いに独立した 8 ビットの PN 系列雑音信号を発生するために、上述のように構成しているが、本発明はこれに限らず、以下のように構成してもよい。

(1) 3 2 ビットカウンタ 7 1 から取り出す PN 系列雑音信号の 8 ビットのビット位置を互いに異ならせる。すなわち、PN 系列雑音信号発生回路 3 0 - 1 では最下位 8 ビットから 8 ビットの PN 系列雑音信号を取り出し、PN 系列雑音信号発生回路 3 0 - 2 では最下位 8 ビットより直上の 8 ビットから PN 系列雑音信号を取り出し、以下同様にして PN 系列雑音信号を取り出す。

(2) とって代わって、排他的論理和ゲート 7 2 に入力する 1 ビットデータを取り出す 3 2 ビットカウンタ 4 1 のビット位置を各 PN 系列雑音信号発生回路 3 0 - n で互いに異ならせる。

(3) もしくは、図 1 4 の例と、上記 (1) の変形例と、上記 (2) の変形例とのうち少なくとも 2 つを組み合わせる。

そして、互いに独立な複数個の PN 系列雑音を加算することにより、PN 系列雑音信号発生回路 3 0 の個数 N に応じて、図 1 8 A、図 1 8 B 及び図 1 8 C に示すように、振幅レベルに対して所定の確率密度を有する PN 系列雑音信号を発生することができる。例えば、N = 1 であるときは、概ね、図 1 8 A に示すように、振幅レベルに対して一様分布の確率密度を有する白色雑音信号を発生することが

できる。また、もし $N=12$ であるとき、中心極限定理を用いれば、ガウス分布は分散が $1/12$ であるため12個の一樣乱数を発生するPN系列雑音信号発生回路30-nからの各PN系列雑音信号を加算することにより、図18Aに示すように、概ね、振幅レベルに対してガウス分布の確率密度を有するガウス分布型雑音信号を発生することができる。また、 $N=2$ であるとき、図18Bに示すように、三角形の確率密度関数を有するダイヤモンド型雑音信号を発生することができる。さらに、 $N=3$ であるとき、図18Cに示すように、ガウス分布に近く、ガウス分布から若干大きい分散を有し、振幅レベルに対してベル型分布又は釣り鐘型分布の確率密度を有するベル分布型（釣り鐘型）雑音信号を発生することができる。以上説明したように、図5及び図6の回路を構成し、例えば、図8又は図9の雑音信号を発生することにより、小規模の回路で、自然音や楽音信号に近い雑音信号であるディザ信号を発生することができる。

図12に戻り参照すれば、下位ビット切り出し回路321からのランダムな雑音信号は加算器330に出力される。一方、独立型白色雑音発生回路380は、上述のごとく、図13において $N=1$ であるときの構成を有して、白色雑音信号を発生して加算器330に出力する。加算器330は、上記入力される2個の雑音信号を加算して、加算結果の雑音信号を乗算器340に出力する。図12のレベル相関型白色雑音発生回路300-5においては、入力信号にレベル相関しているが、独立型白色雑音発生回路380からの白色雑音信号も用いているので、レベル相関の度合いを軽減した白色雑音信号を発生することができる。

#### 第6の実施例.

図15は、図1乃至図4のレベル相関型白色雑音発生回路300の第6の実施例に係るレベル相関型白色雑音発生回路300-6の構成を示すブロック図である。図15のレベル相関型白色雑音発生回路300-6は、レベル相関型白色雑音発生回路30-5に比較して、独立型白色雑音発生回路380に代えて、ダイヤモンド型ディザ型雑音発生回路381を備えたことを特徴としている。ここで、ダイヤモンド型ディザ型雑音発生回路381は、図13の白色雑音発生回路380において、 $N2$ のときの構成を有して構成され、図18Bに示す振幅レベルの確率密度を有するダイヤモンド型雑音信号を発生して出力する。図15のレベル



相関型白色雑音発生回路 300-6 においては、図 12 の白色雑音発生回路 300-5 と同様に、力信号にレベル相関しているが、独立型白色雑音発生回路 380 からの白色雑音信号も用いているので、レベル相関の度合いを軽減した白色雑音信号を発生することができる。

5 第 7 の実施例.

図 19 は、図 1 乃至図 4 のレベル相関型白色雑音発生回路 300-7 の第 7 の実施例に係るレベル相関型白色雑音発生回路 300-7 の構成を示すブロック図である。図 19 のレベル相関型白色雑音発生回路 300-7 は、入力信号に対してそのレベルに対して非一様に量子化する非一様量子化器 351 と、非一様量子化器 351 とは逆の量子化処理を実行する逆量子化器 361 と、減算器 371 とを備えて構成される。ここで、非一様量子化器 351 は、例えば、ランレングス 1/N 圧縮フローティング符号化を用いて量子化している。

図 19 において、入力端子 301 を介して入力される入力信号（ここで、例えば、サンプリング周波数  $f_s = 44.1 \text{ Hz}$ 、語長 = 16 ビットであるオーディオ信号である。）は減算器 371 と、非一様量子化器 351 とに入力される。非一様量子化器 351 は入力される 16 ビットの信号をその 1/N に圧縮した後、逆量子化器 361 に出力する。圧縮の方法については詳細後述する。逆量子化器 361 は非一様量子化器 351 の圧縮特性とは逆特性となるようにして逆量子化し 16 ビットの信号に伸長する。非一様量子化器 351 と逆量子化器 361 により再量子化した再量子化信号は減算器 371 に出力される。減算器 371 は再量子化した入力信号と、元の入力信号との差信号、すなわち量子化雑音信号を出力端子 302 を介して出力する。

図 19 のように構成することにより、逆量子化器 361 からの出力信号と、入力信号との差を演算することにより、その差は量子化雑音となり、その値は後述するように、入力信号のレベルに応じて変化し、すなわちレベル相関した雑音信号を得ることができる。

図 19 のレベル相関型白色雑音発生回路 300-7 における量子化雑音信号の諸特性について詳しく説明する。量子化雑音の原因は量子化刻みの粗さによって生じる誤差信号である。図 21 は図 19 の非一様量子化器 351 と逆量子化器 3

6 1 を組み合わせた場合の瞬時 S/N 比対入力信号レベルの特性を示す図である。図中の縦軸は瞬時 S/N 比であり、瞬時 S/N 比は 0 Hz からナイキスト周波数（ナイキスト周波数とは、信号にエイリアリングが発生しない限界のサンプリング周波数であり、本好ましい実施形態では、マージンをゼロとした理想状態で、ナイキスト周波数＝サンプリング周波数としている。）である 44.1 kHz までの信号帯域での信号対雑音歪み率である。図 2 1 からわかるように、従来技術の直線符号（8 ビット、16 ビット、24 ビット）に比較して、入力レベルのほぼ全域に渡り瞬時 S/N 比を大幅に改善することができる。具体的な非一様量子化器 3 5 1 の圧縮方法としては、上述のように、ランレングス 1/N 圧縮フローティング符号化方法を使用した。

次いで、ランレングス 1/N 圧縮フローティング符号化方法を図 2 3 A を参照して説明する。当該符号化方法では、符号化前の元データとなる直線符号の上位で、極性ビット P と、所定論理のビットが連続する連続データ Q 0 と、上記連続データ Q 0 の連続性をブレイクする反転ビット T 0 と、上記反転ビット T 0 以降の下位データ D 0 とで構成される L ビットの直線符号を符号化器である非一様量子化器 3 5 1 に入力したときに、非一様量子化器 3 5 1 は、上記 L ビットの上記直線符号を、上記連続データ Q 0 のランレングスを圧縮して得られる符号ビット P 及び圧縮された連続データ Q 1 と、上記圧縮された連続データ Q 1 の連続性をブレイクする反転ビット T 1 と、上記ランレングスを圧縮する時に生じる剰余を表す圧縮剰余データ F 1 と、上記下位データ D 0 を丸めて得る仮数データ D 1 とで構成する M ビットの圧縮データに変換して出力する。ただし、上記連続データ Q 0 のランレングスを L 0、上記圧縮された連続データ Q 1 のランレングスを L 1、n を 2 以上の整数とするとき、上記ランレングス L 1 及び圧縮剰余データ F 1 は次式で表される。

$$L 1 = \text{Int} (L 0 / N) \quad \cdots (1)$$

$$F 1 = L 0 \bmod N \quad \cdots (2)$$

ここで、Int は引数の整数値を表す関数であり、A mod B は A を B で除算したときの剰余を表す関数である。

次いで、逆量子化器 3 6 1 の逆量子化処理においては、ランレングス 1/N 圧

縮フローティング符号の逆変換処理を用いて上記逆量子化処理を実行している。  
以下、当該逆量子化処理について図 2 3 B を参照して説明する。

逆量子化器 3 6 1 は、上位で所定論理のビットが連続する極性ビット P 及び圧縮された連続データ Q 1、上記圧縮された連続データ Q 1 の連続性をブレイクする反転ビット T 1、ランレングスを圧縮する時に生じる剰余を表す圧縮剰余データ F 1 及び仮数データ D 1 によって構成する圧縮データを、上記 Q 1 のランレングスを N 倍に伸長し、上記 F 1 の値に応じた長さの連続データを付加し、Q 0 の連続性をブレイクする反転ビット T 0 を付加し、引き続き上記仮数データ D 1 を付加して、連続データ Q 0、反転ビット T 0 及び仮数データ D 0 を読み出して伸長データを出力する。ただし、上記連続データ Q 0 のランレングスを L 0、上記圧縮された連続データ Q 1 のランレングスを L 1、圧縮剰余データ F 1 から求める剰余を F 1、N を 2 以上の整数とするとき、次式で表される。

$$L 0 = L 1 * n + F 1 \quad \cdots (3)$$

$$D 0 = D 1 \quad \cdots (4)$$

ここで、\* は乗算を表す算術記号である。

以上のランレングス 1 / N 圧縮フローティング符号化の圧縮方法及び圧縮装置については、日本国特許出願公開平成 4 年 2 8 6 4 2 1 号公報、日本国特許出願公開平成 5 年 1 8 3 4 4 5 号公報及び日本国特許出願公開平成 5 年 2 8 4 0 3 9 号公報にそれぞれ具体的に記述されている。ここで、24 ビットの直線符号を、8 ビットのランレングス 1 / 4 圧縮符号に圧縮したときの計算結果及びその分解能を表 1 に示す。

表 1 において、24 ビットの直線符号は折り返し 2 進符号であり、フローティング符号は折り返し型のランレングス 1 / 4 圧縮フローティング符号である。表 1 におけるランレングス L 0、ランレングス L 1 及び分解能の欄は 10 進数の表記である。圧縮符号（非一様量子化信号）を復号（逆量子化）して伸長した復元符号（逆量子化信号）の表現精度、すなわち分解能は直線符号の丸めで決定され、ランレングス L 0 によって変化する。表 1 より明らかなように、最高 24 ビット乃至 15 ビットの精度が得られる。また、DSP による数式変換やテーブル変換に適するようにまとめた結果を表 2 及び表 3 に示す。

表 2 は非一様量子化の変換表であって、X は非一様量子化の入力符号であり、W は非一様量子化の出力符号である。出力符号 W の符号長が 24 を超える場合は 24 に丸める。入力符号 X の符号長が不足する場合は下位に “0” を挿入する。

5 表 2 において、有効ビット及び量子化雑音も記載した。表 2 から明らかなように、有効ビットは 6 ビットから 24 ビットまでの間であり、量子化雑音は、図 22 に示すように、 $-36 \text{ dB}$  から  $-144 \text{ dB}$  までの間の値を有する。表 3 は 24 ビットの各直線符号に対する量子化雑音（24 ビット）を示す。

表 1

直線符号 24ビット		ランレングス 1/4圧縮 フローティング 符号 8ビット		分解能 ビット
L0	000000000011111111112222. 012345678901234567890123 (MSB LSB)	L1	01234567 (MSB LSB)	
0	P <u>1</u> ABCD#####	0	P <u>111</u> ABCD	6
1	P <u>01</u> ABCD#####	0	P <u>110</u> ABCD	7
2	P <u>001</u> ABCD#####	0	P <u>101</u> ABCD	8
3	P <u>0001</u> ABCD#####	0	P <u>100</u> ABCD	9
4	P0000 <u>1</u> ABC#####	1	P0 <u>111</u> ABC	9
5	P00000 <u>1</u> ABC#####	1	P0 <u>110</u> ABC	10
6	P000000 <u>1</u> ABC#####	1	P0 <u>101</u> ABC	11
7	P0000000 <u>1</u> ABC#####	1	P0 <u>100</u> ABC	12
8	P00000000 <u>1</u> AB#####	2	P00 <u>111</u> AB	12
9	P000000000 <u>1</u> AB#####	2	P00 <u>110</u> AB	13
10	P0000000000 <u>1</u> AB#####	2	P00 <u>101</u> AB	14
11	P00000000000 <u>1</u> AB#####	2	P00 <u>100</u> AB	15
12	P000000000000 <u>1</u> A#####	3	P000 <u>111</u> A	15
13	P0000000000000 <u>1</u> A#####	3	P000 <u>110</u> A	16
14	P00000000000000 <u>1</u> A#####	3	P000 <u>101</u> A	17
15	P000000000000000 <u>1</u> A#####	3	P000 <u>100</u> A	18
16	P0000000000000000 <u>1</u> #####	4	P0000 <u>111</u>	18
17	P00000000000000000 <u>1</u> #####	4	P0000 <u>110</u>	19
18	P000000000000000000 <u>1</u> ####	4	P0000 <u>101</u>	20
19	P0000000000000000000 <u>1</u> ###	4	P0000 <u>100</u>	21
20	P00000000000000000000 <u>1</u> ##	5	P00000 <u>11</u>	22
21	P000000000000000000000 <u>1</u> #	5	P000000 <u>10</u>	23
22	P0000000000000000000000 <u>1</u> A	5	P0000000 <u>A</u>	24

表 2

$ X  =$	$ W  =$	有効 ビット	量子化 雑音
$2^{-1} \leq  X $	$2^{-1} + 2^{-2} + 2^{-2} *  X $	6	-36[dB]
$2^{-2} \leq  X  < 2^{-1}$	$2^{-1} + 2^{-3} + 2^{-1} *  X $	7	-40[dB]
$2^{-3} \leq  X  < 2^{-2}$	$2^{-1} + 2^{-0} *  X $	8	-48[dB]
$2^{-4} \leq  X  < 2^{-3}$	$2^{-2} + 2^{-3} + 2^1 *  X $	9	-54[dB]
$2^{-5} \leq  X  < 2^{-4}$	$2^{-2} + 2^{-3} + 2^1 *  X $	9	-54[dB]
$2^{-6} \leq  X  < 2^{-5}$	$2^{-2} + 2^{-4} + 2^2 *  X $	10	-60[dB]
$2^{-7} \leq  X  < 2^{-6}$	$2^{-2} + 2^3 *  X $	11	-66[dB]
$2^{-8} \leq  X  < 2^{-7}$	$2^{-3} + 2^{-4} + 2^4 *  X $	12	-72[dB]
$2^{-9} \leq  X  < 2^{-8}$	$2^{-3} + 2^{-4} + 2^4 *  X $	12	-72[dB]
$2^{-10} \leq  X  < 2^{-9}$	$2^{-3} + 2^{-5} + 2^5 *  X $	13	-78[dB]
$2^{-11} \leq  X  < 2^{-10}$	$2^{-3} + 2^6 *  X $	14	-84[dB]
$2^{-12} \leq  X  < 2^{-11}$	$2^{-4} + 2^{-5} + 2^7 *  X $	15	-90[dB]
$2^{-13} \leq  X  < 2^{-12}$	$2^{-4} + 2^{-5} + 2^7 *  X $	15	-90[dB]
$2^{-14} \leq  X  < 2^{-13}$	$2^{-4} + 2^{-6} + 2^8 *  X $	16	-96[dB]
$2^{-15} \leq  X  < 2^{-14}$	$2^{-4} + 2^9 *  X $	17	-102[dB]
$2^{-16} \leq  X  < 2^{-15}$	$2^{-5} + 2^{-6} + 2^{10} *  X $	18	-108[dB]
$2^{-17} \leq  X  < 2^{-16}$	$2^{-5} + 2^{-6} + 2^{10} *  X $	18	-108[dB]
$2^{-18} \leq  X  < 2^{-17}$	$2^{-5} + 2^{-7} + 2^{11} *  X $	19	-114[dB]
$2^{-19} \leq  X  < 2^{-18}$	$2^{-5} + 2^{12} *  X $	20	-120[dB]
$2^{-20} \leq  X  < 2^{-19}$	$2^{-6} + 2^{-7} + 2^{13} *  X $	21	-126[dB]
$2^{-21} \leq  X  < 2^{-20}$	$2^{-6} + 2^{-7} + 2^{14} *  X $	22	-132[dB]
$2^{-22} \leq  X  < 2^{-21}$	$2^{-6} + 2^{15} *  X $	23	-138[dB]
$ X  < 2^{-22}$	$2^{16} *  X $	24	-144[dB]

表 3

直線符号 24ビット		量子化雑音 24ビット	
L0	000000000011111111112222 012345678901234567890123 (MSB LSB)		000000000011111111112222 012345678901234567890123 (MSB LSB)
0	P1ABCD#####		P00000#####
1	P01ABCD#####		P000000#####
2	P001ABCD#####		P0000000#####
3	P0001ABCD#####		P00000000#####
4	P00001ABC#####		P000000000#####
5	P000001ABC#####		P0000000000#####
6	P0000001ABC#####		P00000000000#####
7	P00000001ABC#####		P000000000000#####
8	P000000001AB#####		P0000000000000#####
9	P0000000001AB#####		P00000000000000#####
10	P00000000001AB#####		P000000000000000#####
11	P000000000001AB#####		P0000000000000000#####
12	P0000000000001A#####		P00000000000000000#####
13	P000000000000001A#####		P000000000000000000#####
14	P00000000000000001A#####		P0000000000000000000#####
15	P0000000000000000001A#####		P00000000000000000000#####
16	P000000000000000000001#####		P000000000000000000000#####
17	P0000000000000000000001#####		P0000000000000000000000#####
18	P00000000000000000000001###		P00000000000000000000000###
19	P000000000000000000000001##		P000000000000000000000000##
20	P0000000000000000000000001#		P0000000000000000000000000#
21	P00000000000000000000000001#		P00000000000000000000000000#
22	P00000000000000000000000000A		P000000000000000000000000000

上述の表 1、表 2 及び表 3 から明らかなように、本好ましい実施形態で用いるランレングス 1/N 圧縮フローティング符号は、入力信号のレベルが大きくなるにつれて、量子化幅を大きくなるように入力信号を量子化することにより符号化することを特徴としている。

- 5        以上の好ましい実施形態においては、ランレングス 1/N 圧縮フローティング符号化を用い、直線符号は折り返し 2 進符号としたが、2' S コンプリメンタリ符号やオフセットバイナリ符号など他の直線符号であっても、相互に変換するかまたは所定の論理値を変更するだけで、全く同様に適用できる。また、N は
- 10        「4」の場合だけについて説明したが、N は「2 以上」の整数であれば何でもよい。この場合、N の値に応じて圧縮剰余の場合の数が変わるので、圧縮剰余データの語長を変えればよいことは言うまでもない。また、装置はハードウェア回路で構成する以外に、テーブル変換やデータ変換を行う DSP のハードウェア回路及びそれに実装されるソフトウェアのプログラムで構成してもよい。

- 15        以上説明したように、元データのランレングスが小さい時は指数部、すなわちレンジを少ないビット数で表し、ランレングスが大きくなるとビット数を割り当てて指数部すなわちレンジを多くのビット数で表す。符号全体の語長を固定長とするので、仮数部のビット数はランレングスに応じて変化する。これらの作用により、出力部から出力する圧縮符号の有するレンジの表現空間が拡張され、同時に表現精度を改善できる。

- 20        第 8 の実施例。

- 図 20 は、図 1 乃至図 4 のレベル相関型白色雑音発生回路 300 の第 8 の実施例に係るレベル相関型白色雑音発生回路 300-8 の構成を示すブロック図である。図 20 のレベル相関型白色雑音発生回路 300-8 は、それぞれ図 19 のレベル相関型白色雑音発生回路 300-7 にてなる 3 個の白色雑音発生回路 385
- 25        -1, 385-2, 385-3 を並列に接続し、各白色雑音発生回路 385-1, 385-2, 385-3 からの出力信号を加算器 374 により加算して雑音信号を得る。ここで、レベル相関型白色雑音発生回路 385-1 は非一様量子化器 351 と逆量子化器 361 と減算器 371 とを備えて構成され、レベル相関型白色雑音発生回路 385-2 は非一様量子化器 352 と逆量子化器 362 と減算器 3



7 2 とを備えて構成され、レベル相関型白色雑音発生回路 3 8 5 - 3 は非一様量子化器 3 5 3 と逆量子化器 3 6 3 と減算器 3 7 3 とを備えて構成される。これら 3 個のレベル相関型白色雑音発生回路 3 8 5 - 1, 3 8 5 - 2, 3 8 5 - 3 は互いに同様の構成を有し、互いに同様の 3 個の雑音信号を発生し、それら 3 個の雑音信号を加算器 3 7 4 で加算することにより、例えば図 1 8 C に示すようなベル型雑音信号の確率密度を有する雑音信号を発生することができる。

#### 第 9 の実施例.

図 2 4 は、図 1 乃至図 4 のレベル相関型白色雑音発生回路 3 0 0 の第 9 の実施例に係るレベル相関型白色雑音発生回路 3 0 0 - 9 の構成を示すブロック図である。レベル相関型白色雑音発生回路 3 0 0 - 9 は、テーブルメモリ 3 9 0 a を内蔵したテーブル変換回路 3 9 0 を備えて構成される。テーブルメモリ 3 9 0 a には、図 1 9 又は図 2 0 の入力信号と出力信号との間の関係を示すデータ、すなわち、すべての入力信号に対する出力信号の値を表すデータテーブルを含んでいる。レベル相関型白色雑音発生回路 3 0 0 - 9 は、入力端子 3 0 1 に入力される入力信号に応答して、その値に対する出力信号の値をテーブルメモリ 3 9 0 a を参照して検索し、検索結果の出力信号の値を有する雑音信号の出力信号を発生して出力端子 3 0 2 を介して出力する。以上のように、図 2 4 のレベル相関型白色雑音発生回路 3 0 0 - 9 によれば、他のレベル相関型白色雑音発生回路 3 0 0 - 1 乃至 3 0 0 - 8 に比較してきわめて簡単な構成を有する回路で、レベル相関型白色雑音発生回路を構成できる。

図 2 5 は、図 1 乃至図 4 の信号処理回路 4 0 0 の構成を示すブロック図である。信号処理回路 4 0 0 は、図 2 5 に示すように、帯域通過フィルタ 4 1 0 と、エコー付加回路 4 2 0 と、可変増幅器 4 3 0 とを備えて構成される。ここで、帯域通過フィルタ 4 1 0 は、図 2 5 に示すように、高域通過フィルタ 4 1 1 と、低域通過フィルタである  $1/f$  特性フィルタ 4 1 2 とを縦続接続して構成され、例えば、入力されるデジタルオーディオ信号が CD プレーヤなどからの圧縮されていないデジタル信号であるとき、帯域通過フィルタ 4 1 0 は好ましくは以下の仕様を有する。

(1) 低域側のカットオフ周波数  $f_{LC} = \text{概略 } f_s / 2$ 。

(2) 低域側の遮断特性は周波数  $f_s/4$  で 80 dB 以上の減衰量。その減衰量は、原音の量子化数に基づく SN 比近辺となる。例えば原音の量子化数が 16 ビットであれば、理論 SN は 98 dB となるので、好ましくは、80 ~ 100 dB 以上の減衰量を有する。ここで、低域側の遮断特性が緩やかなほど、ソフトな音質となる一方、低域側の遮断特性が急峻なほど、シャープな音質傾向となる。後者の場合、原音の音質傾向を損なうことなく、帯域拡張の効果が出る。従って、低域通過フィルタ 412 を、上記低域側の遮断特性を、外部のコントローラからユーザの指示信号に従って例えば上記の 2 つの特性の間で選択的に変化できるように切り換え可能にすることが好ましい。

(3) 高域側のカットオフ周波数  $f_{HC}$  = 概略  $f_s/2$ 。

(4) 高域側の遮断特性は -6 dB/oct (例えば、図 26 参照。)

ここで、 $1/f$  特性フィルタ 412 は、例えば、図 26 に示すように、周波数 0 から  $f_s/2$  までの帯域 B1 よりも高い、周波数  $f_s/2$  から  $p \cdot f_s/2$  までの帯域 B2 において -6 dB/oct の傾斜を有する減衰特性を備えた、いわゆる  $1/f$  特性の低域通過フィルタである。ここで、 $p$  はオーバーサンプリング率で、例えば 2 以上概ね 8 までの整数である。

帯域通過フィルタ 410 は、入力されるデジタル信号を上述のように帯域通過ろ波して、帯域通過ろ波後のデジタル帯域拡張信号をエコー付加回路 420 及び可変増幅器 6 を介して出力する。

エコー付加回路 420 は、例えば図 28 に示すようにトランスバーサルフィルタにより構成され、入力される入力信号に対して、外部回路からのエコー付加の度合いを表す制御信号に基づいて、自信号と相関するエコー信号を付加して出力する。ここで、エコー付加回路 420 に入力された入力信号は、互いに縦続接続され、それぞれ例えば 1 サンプルの時間だけ遅延させる N 個の遅延回路 D1 乃至 DK に入力されるとともに、可変乗算器 AP0 を介して加算器 SU1 に入力される。ここで、可変乗算器 AP0 は、入力信号に、コントローラ 421 からの乗算値指示制御信号 CS0 により示される乗算値を乗算して、乗算結果の値を示す信号を発生して加算器 SU1 に出力する。また、遅延回路 D1 からの出力信号は、入力信号に対してコントローラ 421 からの乗算値指示制御信号 CS1 により示

される乗算値を乗算する可変乗算器AP1を介して加算器SU1に出力する。さらに、遅延回路D2からの出力信号は、入力信号に対してコントローラ421からの乗算値指示制御信号CS2により示される乗算値を乗算する可変乗算器AP2を介して加算器SU1に出力する。以下同様に、遅延回路Dk (k=3, 4, ..., K) からの出力信号は、入力信号に対してコントローラ421からの乗算値指示制御信号CSkにより示される乗算値を乗算する可変乗算器APkを介して加算器SU1に出力する。加算器SU1は入力される(K+1)個の信号を加算し、加算結果の信号をコントローラ421に出力するとともに、出力信号として外部回路に出力する。ここで、コントローラ421は、加算器SU1からの信号に基づいて、エコー付加回路420の入力信号に所定のエコー信号を付加するように制御することにより、乗算値指示制御信号CSk (k=1, 2, ..., K) を発生してそれぞれ可変乗算器AP0乃至APKに出力する。

図25の信号処理回路400において、エコー付加回路420を備えているが、本発明はこれに限らず、エコー付加回路420を備えなくてもよい。

図25のエコー付加回路420を設けることにより、入力信号の強弱変化が激しい時に、帯域拡張信号にだけエコー信号が付加されるので強弱変化の落ち込みを平滑化して高域のノイズ成分を保持するサステイン効果が生まれる。これにより聴感上より自然になる。また、エコー付加回路420を付加しないとき、入力信号の強弱変化に常に連動して帯域拡張信号が付加されるので信号的には最も忠実な時間スペクトル特性になる。

図25に図示された可変増幅器430はレベル制御回路であって、入力される信号のレベル(振幅値)を、制御信号に基づいた増幅度(当該増幅度は正の増幅処理もあるが、負の減衰処理も可能である。)で変化させ、レベル変化後の信号を出力信号として出力する。可変増幅器430では、加算器800に入力される2個の信号のレベルを相対的に調整するために用いられる。この調整は、好ましくは、加算器800において、例えば周波数 $f_s/2$ においてこれら2つの信号のレベルが実質的に一致するように、すなわちスペクトルの連続性を保持するように設定される。

図29A乃至図29Eは、図3の第3の好ましい実施形態に係るオーディオ信

号帯域拡張装置 100-3 の動作 ( $p = 2$  のとき、すなわち 2 倍のオーバーサンプリングのとき) を示す周波数スペクトル図であり、図 29A は入力信号 X の周波数スペクトル図であり、図 29B は LPF 120 からの出力信号の周波数スペクトル図であり、図 29C は回路 300 からの出力信号の周波数スペクトル図であり、図 29D は回路 400 からの周波数スペクトル図であり、図 29E は出力信号 W の周波数スペクトル図である。

図 3 及び図 29A 乃至図 29E を参照して、オーディオ信号帯域拡張装置 100-3 の動作を説明すると、図 29A 及び図 29B に示すように、所定の最高周波数  $f_{max}$  を有する入力信号はオーバーサンプリング型低域通過フィルタ 120 によりオーバーサンプリングされかつ低域通過ろ波された後、帯域通過フィルタ 200 の帯域通過ろ波特性 200S を用いて帯域通過ろ波され、その結果の周波数スペクトルが図 29B に図示されている。ここで、入力信号の最高周波数  $f_{max}$  は、 $f_s / 2$  以下であって、周波数のマージンをとれば、 $f_s / 2$  未満である。レベル相関型白色雑音発生回路 300 は、帯域通過フィルタ 200 からの入力信号に基づいて、そのレベルに従って変化するレベル相関した、図 29C の白色雑音信号を発生する。次いで、信号処理回路 400 は、上記発生された白色雑音信号に対して帯域通過ろ波処理、エコー付加処理、レベル調整処理を実行して、下限周波数が  $f_{max}$  である図 29D の帯域拡張付加信号を発生する。さらに、加算器 800 は、図 29E に示すように、オーバーサンプリング型低域通過フィルタ 120 からの信号と信号処理回路 400 からの信号とを、周波数  $f_{max}$  においてスペクトルの連続性を保持するように加算し、加算結果の信号を出力信号として出力する。

図 30A 乃至図 30D は、図 4 の第 4 の好ましい実施形態に係るオーディオ信号帯域拡張装置 100-4 の動作 ( $p = 2$  のとき、すなわち 2 倍のオーバーサンプリングのとき) を示す周波数スペクトル図であり、図 30A は入力信号 X の周波数スペクトル図であり、図 30B は回路 300 からの出力信号の周波数スペクトル図であり、図 30C は回路 400 からの周波数スペクトル図であり、図 30D は出力信号 W の周波数スペクトル図である。オーディオ信号帯域拡張装置 100-4 も、図 30A 乃至図 30D に示すように、以下の相違点を除き、図 29A

乃至図 2 9 E と同様に動作する。

次いで、図 3 のオーディオ信号帯域拡張装置 1 0 0 - 3 と、図 4 のオーディオ信号帯域拡張装置 1 0 0 - 4 との間の相違点について以下に説明する。図 3 のオーディオ信号帯域拡張装置 1 0 0 - 3 では、入力信号をオーバーサンプリングし  
5 かつ低域通過ろ波した後、帯域通過ろ波処理、雑音生成処理、信号処理を実行するのに対して、図 4 のオーディオ信号帯域拡張装置 1 0 0 - 4 では、入力信号に対して帯域通過ろ波し、雑音生成することが異なる。この違いによって、帯域通過フィルタ 2 0 0 及び雑音生成回路 3 0 0 を動作させるクロックレートを、図 3 のオーバーサンプリング後に比較して低減できるため、回路規模を削減でき、クロックレートを低減でき、DSP 処理のステップ数を削減できる効果を奏します。  
10 なお、雑音生成後の信号はオーバーサンプリングして信号処理を行い、入力信号も別途オーバーサンプリングして加算するので、出力信号 W として結果的に図 3 と同じ信号が得られます。図 4 のオーディオ信号帯域拡張装置 1 0 0 - 4 では、2 つのオーバーサンプリング回路 1 2 0 及び 1 2 1 が必要となるが、雑音生成後の信号を処理するオーバーサンプリング回路 1 2 0 及び 1 2 1 の方は、オーバーサンプリングのクロック信号でゼロ内挿するだけで良く、低域通過フィルタは不要であるため、回路規模などの増加はほとんど無く、差し引きでは回路規模が削減できる。  
15

図 3 1 A 乃至図 3 1 E は、図 3 の第 3 の好ましい実施形態に係るオーディオ信号帯域拡張装置 1 0 0 - 3 の動作 ( $p = 4$  のとき、すなわち 4 倍のオーバーサンプリングのとき) を示す周波数スペクトル図であり、図 3 1 A は入力信号 X の周波数スペクトル図であり、図 3 1 B は LPF 1 2 0 からの出力信号の周波数スペクトル図であり、図 3 1 C は回路 3 0 0 からの出力信号の周波数スペクトル図であり、図 3 1 D は回路 4 0 0 からの周波数スペクトル図であり、図 3 1 E は出力信号 W の周波数スペクトル図である。また、図 3 2 A 乃至図 3 2 D は、図 4 の第 4 の好ましい実施形態に係るオーディオ信号帯域拡張装置 1 0 0 - 4 の動作 ( $p = 4$  のとき、すなわち 4 倍のオーバーサンプリングのとき) を示す周波数スペクトル図であり、図 3 2 A は入力信号 X の周波数スペクトル図であり、図 3 2 B は回路 3 0 0 からの出力信号の周波数スペクトル図であり、図 3 2 C は回路 4 0 0  
20  
25

からの周波数スペクトル図であり、図 3 2 D は出力信号 W の周波数スペクトル図である。

図 3 1 A 乃至図 3 1 E の動作は、図 2 9 A 乃至図 2 9 E の動作に比較して、オーバーサンプリングの倍数を 2 倍にしたものであり、それを除いて動作は同様である。また、図 3 2 A 乃至図 3 2 D の動作は、図 3 0 A 乃至図 3 0 D の動作に比較して、オーバーサンプリングの倍数を 2 倍にしたものであり、それを除いて動作は同様である。

図 3 3 A 及び図 3 3 B は、図 3 1 A 乃至図 3 1 E 及び図 3 2 A 乃至図 3 2 D の変形例であって、図 3 3 A は  $1/f$  特性フィルタ 4 2 0 に代わる折り返し雑音歪除去用フィルタの特性を示す周波数スペクトル図であり、図 3 3 B は出力信号 W の周波数スペクトル図である。発生した雑音信号の上限周波数特性を、一般には、図 2 6 又は図 2 7 に示す高域除去特性で高域成分を除去していたが、例えば、図 3 3 A に示す折り返し歪除去用フィルタを用いることにより、ナイキスト周波数を越える所定の周波数まで残留させることにより、以下の効果を奏する。

(1) オーディオ帯域拡張範囲を、図 3 3 B に示すように、ナイキスト周波数より高く伸ばすことができる。

(2) 折り返し歪除去用フィルタの段数を低減できるなど構成を簡単にできるので安価にできる。また、DSP などを用いる場合のステップ数を低減できるので単位時間当たりのステップ数 (MIPS) を低減できる。

以上説明したように、本発明に係る好ましい実施形態によれば、図 1 に示すように、入力信号が有する帯域以上で入力信号のレベルに従って変化しレベル相関する雑音信号を発生して入力信号と、スペクトルの連続性を保持するように加算することにより、従来技術に比較して容易にオーディオ帯域が拡張されたオーディオ信号を発生することができる。また、上述のように得られた帯域拡張された信号は原音のレベルに従って変化しかつスペクトルの連続性を保持しているので、帯域拡張された信号の高域成分は人工的なものではなく、原音に対して自然に聴こえるという特有の効果を有している。

また、図 2 に示すように、帯域通過ろ波処理、レベル相関型白色雑音発生処理、信号処理をデジタル信号処理で実行することにより、回路を構成する部品のば

らつきや温度特性により性能ばらつきが発生しない。また、オーディオ信号が回路を通過する毎に音質劣化が発生することもない。さらに、構成しているフィルタの精度追求を行ってもアナログ回路構成と比較して、回路規模が大きくなることもなく、製造コストの増加につながらない。

- 5       さらに、図3に示すように、帯域通過ろ波処理及び最後の加算処理の前に、オーバーサンプリング処理を実行しかつ低域通過ろ波処理を実行することにより、A/D変換器の前段で低次のアナログ低域通過フィルタを用いることができ、これにより、フィルタ処理に伴う位相ひずみや雑音を大幅に軽減できる。また、量子化雑音を低減でき、短い量子化ビットでの変換を容易することができる。さらに、  
10       入力信号Xのより高い高調波成分を事前に生成して利用できるのも、より高い高調波成分を容易に発生できる。

- またさらに、図4に示すように、レベル相関型白色雑音発生処理と信号処理との間にオーバーサンプリング処理を挿入して実行する一方、最後の加算処理の前に入力信号に対してオーバーサンプリング処理及び低域通過ろ波処理を実行することにより、オーバーサンプリング型低域通過フィルタ及びオーバーサンプリング回路よりも後段の回路において信号レートを高く設定することができる。言い換えれば、前段の回路の信号レートを低く設定することができ、回路構成を簡単化できる。
- 15

第5の好ましい実施形態。

- 20       図34は、オーディオ信号帯域拡張装置のアプリケーションの一例である、本発明の第5の好ましい実施形態に係る光ディスク再生システム500の構成を示すブロック図である。

- 以上の第1乃至第4の好ましい実施形態においては、図1乃至図4のオーディオ信号帯域拡張装置100-1乃至100-4を、ハードウェアのデジタル信号処理回路で構成しているが、本発明はこれに限らず、例えば、図1乃至図4のオーディオ信号帯域拡張装置100-1乃至100-4の構成における各処理ステップを、オーディオ信号の帯域拡張を行うための信号処理プログラムで実現して、当該信号処理プログラムを図34のDSP501のプログラムメモリ501pに格納してDSP501により実行してもよい。なお、DSP501のデータ
- 25

テーブルメモリ 501dには、上記信号処理プログラムを実行するために必要な種々のデータを格納する。

図34において、光ディスク再生装置502は、例えばDVDプレーヤ、CDプレーヤ、MDプレーヤなどの光ディスクのコンテンツを再生するための装置であり、光ディスク再生装置502により再生された左右のデジタルオーディオ信号は、DSP501により上記信号処理プログラムが実行されて、入力されたオーディオデジタル信号に対して帯域拡張されたオーディオデジタル信号を得て、D/A変換器503に出力される。次いで、D/A変換器503は、入力されたデジタルオーディオ信号をアナログオーディオ信号にA/D変換して電力増幅器504a、504bを介して左右のスピーカ505a、505bに出力する。ここで、システムコントローラ500は、当該光ディスク再生システムの全体の動作を制御し、特に、光ディスク再生装置502及びDSP501の動作を制御する。また、DSP501のプログラムメモリ501p及びデータテーブルメモリ501dは例えばフラッシュメモリやEEPROMなどの不揮発性メモリで構成される。

以上のように構成された光ディスクシステムにおいては、光ディスク再生装置502により再生されたデジタルオーディオ信号はDSP501によりその信号が適正に帯域拡張された後、左右のスピーカ505a、505bにより再生できる。

以上説明したように、当該第5の好ましい実施形態によれば、図1乃至図4のオーディオ信号帯域拡張装置100-1乃至100-4の構成における各処理ステップを、オーディオ信号の帯域拡張を行うための信号処理プログラムで実現して、当該信号処理プログラムを図34のDSP501により実行するように構成したので、信号処理プログラムの機能追加やバグ補正などのバージョンアップなどを容易にすることができる。

当該第5の好ましい実施形態において、上記信号処理プログラム及びその実行のためのデータはそれぞれプログラムメモリ501p及びデータテーブルメモリ501dに製造時に予め格納してもよいし、これに代えて、以下に示すように、CD-ROM511などの、コンピュータで読み取り可能な記録媒体に記録され



た信号処理プログラム及びその実行のためのデータをそれぞれ、コンピュータなどのコントローラを含む光ディスクドライブ510により再生して外部インターフェース506を介してDSP501内のプログラムメモリ501p及びデータテーブルメモリ501dに格納してもよい。

- 5       以上の好ましい実施形態においては、DSP501を用いているが、本発明はこれに限らず、マイクロ・プロセッサ・ユニット（MPU）などのデジタル計算機のコントローラにより構成してもよい。

産業上の利用の可能性

- 10       以上詳述したように、本発明に係るオーディオ信号帯域拡張装置及び方法によれば、入力信号が有する帯域以上で入力信号のレベルに従って変化しレベル相関する雑音信号を発生して入力信号と、スペクトルの連続性を保持するように加算することにより、従来技術に比較して容易にオーディオ帯域が拡張された信号を発生することができる。また、上述のように得られた帯域拡張された信号は原音のレベルに従って変化しかつスペクトルの連続性を保持しているので、帯域拡張
- 15       された信号の高域成分は人工的なものではなく、原音に対して自然に聴こえるという特有の効果を有している。

- 20       また、本発明に係るオーディオ信号帯域拡張装置及び方法によれば、帯域通過ろ波処理、レベル相関型白色雑音発生処理、信号処理をデジタル信号処理で実行することにより、回路を構成する部品のばらつきや温度特性により性能ばらつきが発生しない。また、オーディオ信号が回路を通過する毎に音質劣化が発生することもない。さらに、構成しているフィルタの精度追求を行ってもアナログ回路構成と比較して、回路規模が大きくなることもなく、製造コストの増加につながらない。

- 25       さらに、本発明に係るオーディオ信号帯域拡張装置及び方法によれば、帯域通過ろ波処理及び最後の加算処理の前に、オーバーサンプリング処理を実行しかつ低域通過ろ波処理を実行することにより、A/D変換器の前段で低次のアナログ低域通過フィルタを用いることができ、これにより、フィルタ処理に伴う位相ひずみや雑音を大幅に軽減できる。また、量子化雑音を低減でき、短い量子化ビットでの変換を容易することができる。さらに、入力信号Xのより高い高調波成分

を事前に生成して利用できるのも、より高い高調波成分を容易に発生できる。

またさらに、本発明に係るオーディオ信号帯域拡張装置及び方法によれば、レベル相関型白色雑音発生処理と信号処理との間にオーバーサンプリング処理を挿入して実行する一方、最後の加算処理の前に入力信号に対してオーバーサンプリング処理及び低域通過ろ波処理を実行することにより、オーバーサンプリング型低域通過フィルタ及びオーバーサンプリング回路よりも後段の回路において信号レートが高く設定することができる。言い換えれば、前段の回路の信号レートを低く設定することができ、回路構成を簡単化できる。

また、本発明に係る光ディスクシステムによれば、光ディスクに格納されたオーディオ信号を再生して、上記再生されたオーディオ信号の帯域を拡張し、拡張後のオーディオ信号を出力することができる。これにより、光ディスクに格納されたオーディオ信号に基づいて、従来技術に比較して容易にオーディオ帯域が拡張された信号を発生することができる。

さらに、本発明に係るプログラムによれば、上記オーディオ信号帯域拡張方法における各ステップを含むプログラムを提供できる。

またさらに、本発明に係るコンピュータにより読み取り可能な記録媒体によれば、上記オーディオ信号帯域拡張方法における各ステップを含むプログラムを格納した記録媒体を提供できる。

## 請 求 の 範 囲

1. 入力信号を帯域通過ろ波手段により帯域通過ろ波した部分帯域の信号のレベルと、上記入力信号のレベルとのうち的一方に従って変化するようにレベル相関した雑音信号を発生する雑音発生手段と、

5       上記発生された雑音信号に対して、加算手段の加算時に所定の拡張帯域信号の下限周波数において上記入力信号とレベルが実質的に一致しかつスペクトルの連続性を保持するように所定の伝達関数を乗算し、乗算結果の信号を出力する信号処理手段と、

10       上記入力信号と、上記信号処理手段からの出力信号とを加算して、加算結果の信号を出力する加算手段とを備えたことを特徴とするオーディオ信号帯域拡張装置。

2. 上記帯域通過ろ波手段の前段に挿入して設けられ、上記入力信号をA/D変換する第1の変換手段と、

15       上記信号処理手段と上記加算手段の間に挿入して設けられ、上記信号処理手段からの出力信号をD/A変換する第2の変換手段とをさらに備えたことを特徴とする請求項1記載のオーディオ信号帯域拡張装置。

20       3. 上記帯域通過ろ波手段の前段及び上記加算手段の前段に挿入して設けられ、上記入力信号をオーバーサンプリングしかつ低域通過ろ波して上記帯域通過ろ波手段及び上記加算手段に出力するオーバーサンプリング型低域通過ろ波手段をさらに備えたことを特徴とする請求項1記載のオーディオ信号帯域拡張装置。

4. 上記加算手段の前段に挿入して設けられ、上記入力信号をオーバーサンプリングしかつ低域通過ろ波して上記加算手段に出力するオーバーサンプリング型低域通過ろ波手段と、

25       上記雑音発生手段と上記信号処理手段との間に挿入して設けられ、上記雑音発生手段からの雑音信号をオーバーサンプリングして上記信号処理手段に出力するオーバーサンプリング手段とをさらに備えたことを特徴とする請求項1記載のオーディオ信号帯域拡張装置。

5. 上記雑音発生手段は、

      上記雑音発生手段に入力される信号のレベルを検出し、検出したレベルを有す

るレベル信号を発生して出力するレベル信号発生手段と、

上記雑音発生手段に入力される信号に従って雑音信号を発生して出力する雑音信号発生手段と、

上記レベル信号発生手段からのレベル信号と、上記雑音信号発生手段からの雑音信号とを乗算し、乗算結果の雑音信号を出力する乗算手段とを備えたことを特徴とする請求項 1 乃至 4 のうちのいずれか 1 つに記載のオーディオ信号帯域拡張装置。

6. 上記雑音信号発生手段は、デルタシグマ変調型量子化器を備え、上記雑音信号発生手段に入力される信号の量子化雑音信号を発生して、上記雑音信号として出力することを特徴とする請求項 5 記載のオーディオ信号帯域拡張装置。

7. 上記雑音発生手段は、

上記雑音発生手段に入力される信号から所定の上位ビットを切り出して上位ビットを含む信号を出力する第 1 の切り出し手段と、

上記雑音発生手段に入力される信号から所定の中間ビットと所定の下位ビットの少なくとも一方を切り出して当該少なくとも一方のビットを含む信号を出力する少なくとも 1 つの第 2 の切り出し手段と、

上記第 1 の切り出し手段からの信号と、上記第 2 の切り出し手段からの信号とを乗算し、乗算結果の雑音信号を出力する乗算手段とを備えたことを特徴とする請求項 1 乃至 4 のうちのいずれか 1 つに記載のオーディオ信号帯域拡張装置。

8. 上記第 2 の切り出し手段は、互いに異なるビット位置でかつ所定のビット幅で、中間ビット及び下位ビットと、2つの中間ビットとのうちの一方を切り出した後加算し、加算結果の信号を出力することを特徴とする請求項 7 記載のオーディオ信号帯域拡張装置。

9. 上記第 2 の切り出し手段は、互いに異なるビット位置でかつ所定のビット幅で、中間ビット及び2つの下位ビットと、3つの中間ビットとのうちの一方を切り出した後加算し、加算結果の信号を出力することを特徴とする請求項 7 記載のオーディオ信号帯域拡張装置。

10. 上記入力信号とは独立である雑音信号を発生する独立雑音発生手段と、

上記第 2 の切り出し手段からの雑音信号と、上記独立雑音発生手段からの雑音

信号とを加算して上記乗算手段に出力する別の加算手段とをさらに備えたことを特徴とする請求項 7 記載のオーディオ信号帯域拡張装置。

1 1. 上記独立雑音発生手段は、互いに異なる複数の雑音信号を発生し、上記複数の雑音信号を加算して出力することを特徴とする請求項 1 0 記載のオーディオ信号帯域拡張装置。

1 2. 上記独立雑音発生手段は、ダイヤモンドディザ型雑音信号を発生することを特徴とする請求項 1 0 又は 1 1 記載のオーディオ信号帯域拡張装置。

1 3. 上記雑音発生手段は、

上記雑音発生手段に入力される信号を、その信号のレベルに対して非一様に量子化して出力する非一様量子化手段と、

上記非一様量子化手段からの信号に対して、上記非一様量子化手段の処理とは逆の処理を実行して出力する逆量子化手段と、

上記雑音発生手段に入力される信号と、上記逆量子化手段からの信号との差を計算することにより、上記雑音発生手段に入力される信号の量子化雑音信号を発生して出力する減算手段とを備えたことを特徴とする請求項 1 乃至 4 のうちのいずれか 1 つに記載のオーディオ信号帯域拡張装置。

1 4. 上記非一様量子化手段は、入力信号のレベルが大きくなるにつれて、量子化幅が大きくなるように入力信号を量子化することを特徴とする請求項 1 3 記載のオーディオ信号帯域拡張装置。

1 5. 上記非一様量子化手段は、L ビットの直線符号をそのランレングスを  $1/N$  に圧縮して、M ビットのデータを発生して出力し、ここで、L、M 及び N は 2 以上の正の整数であることを特徴とする請求項 1 3 又は 1 4 記載のオーディオ信号帯域拡張装置。

1 6. 上記非一様量子化手段は、上位で所定論理のビットが連続する連続データ Q 0 と、上記連続データ Q 0 の連続性をブレイクする反転ビット T 0 と、上記反転ビット T 0 以降の下位データ D 0 とで構成される L ビットの直線符号を、上記連続データ Q 0 のランレングスを圧縮して得られる圧縮された連続データ Q 1 と、上記圧縮された連続データ Q 1 の連続性をブレイクする反転ビット T 1 と、上記ランレングスを圧縮する時に生じる剰余を表す圧縮剰余データ F 1 と、上記下位

データD 0を丸めて得るようにした仮数データD 1とで構成するMビットの圧縮データに変換して出力し、

ここで、上記連続データQ 0のランレングスをL 0とし、上記圧縮された連続データQ 1のランレングスをL 1とし、Nを2以上の整数とするとき、上記圧縮された連続データQ 1のランレングスL 1と、圧縮剰余データF 1とは、 $L 1 = \text{Int}(L 0 / N)$  及び  $F 1 = L 0 \bmod N$  で表され、ここで、Intは引数の整数値を表す関数であり、 $A \bmod B$  はAをBで除算したときの剰余を表す関数であることを特徴とする請求項1 3乃至1 5のうちのいずれか1つに記載のオーディオ信号帯域拡張装置。

1 7. 上記逆量子化手段は、上位で所定論理のビットが連続する圧縮された連続データQ 1、上記圧縮された連続データQ 1の連続性をブレイクする反転ビットT 1、ランレングスを圧縮する時に生じる剰余を表す圧縮剰余データF 1及び仮数データD 1によって構成する圧縮データを、上記Q 1のランレングスをN倍に伸長し、上記F 1の値に応じた長さの連続データを付加し、Q 0の連続性をブレイクする反転ビットT 0を付加し、引き続き上記仮数データD 1を付加して、連続データQ 0、反転ビットT 0及び仮数データD 0を読み出して伸長データを出力し、

ここで、上記連続データQ 0のランレングスをL 0とし、上記圧縮された連続データQ 1のランレングスをL 1とし、圧縮剰余データF 1から求める剰余をF 1とし、Nを2以上の整数とするとき、 $L 0 = L 1 * n + F 1$  及び  $D 0 = D 1$  で表され、ここで、\*は乗算を表す算術記号であることを特徴とする請求項1 3乃至1 5のうちのいずれか1つに記載のオーディオ信号帯域拡張装置。

1 8. 上記非一様量子化手段は、入力される直線符号を、所定の有効ビット長を有するフローティング符号化してその符号化信号を出力することを特徴とする請求項1 3乃至1 7のうちのいずれか1つに記載のオーディオ信号帯域拡張装置。

1 9. 上記雑音発生手段は、

上記雑音発生手段に入力される信号と、そのレベルに従って変化するようにレベル相関した雑音信号との関係を格納したテーブルメモリ手段と、

上記雑音発生手段に入力される信号に応答して、当該信号に対応する雑音信号

を上記テーブルメモリ手段から読み出して出力する変換手段とを備えたことを特徴とする請求項 1 乃至 18 のうちのいずれか 1 つに記載のオーディオ信号帯域拡張装置。

20. 上記信号処理手段は、少なくとも第 1 のフィルタ手段を備え、上記入力信号の周波数帯域より高い周波数帯域をろ波して取り出すことを特徴とする請求項 1 乃至 19 のうちのいずれか 1 つに記載のオーディオ信号帯域拡張装置。

21. 上記信号処理手段は、少なくとも  $1/f$  フィルタ手段を備え、上記信号処理手段に入力される信号の高域スペクトルに対して、 $1/f$  の低減特性を与えることを特徴とする請求項 1 乃至 20 のうちのいずれか 1 つに記載のオーディオ信号帯域拡張装置。

22. 上記信号処理手段は、少なくともエコー付加処理手段を備え、上記信号処理手段に入力される信号の高域スペクトルに対して、エコー信号を付加することを特徴とする請求項 1 乃至 21 のうちのいずれか 1 つに記載のオーディオ信号帯域拡張装置。

23. 上記信号処理手段は、少なくとも第 2 のフィルタ手段を備え、上記信号処理手段に入力される信号の周波数帯域より高い周波数帯域を、ナイキスト周波数を越える周波数帯域を含むようにろ波して取り出すことを特徴とする請求項 1 乃至 22 記載のオーディオ信号帯域拡張装置。

24. 入力信号を帯域通過ろ波ステップにより帯域通過ろ波した部分帯域の信号のレベルと、上記入力信号のレベルとのうち的一方に従って変化するようにレベル相関した雑音信号を発生する雑音発生ステップと、

上記発生された雑音信号に対して、加算ステップの加算時に所定の拡張帯域信号の下限周波数において上記入力信号とレベルが実質的に一致しかつスペクトルの連続性を保持するように所定の伝達関数を乗算し、乗算結果の信号を出力する信号処理ステップと、

上記入力信号と、上記信号処理ステップからの出力信号とを加算して、加算結果の信号を出力する加算ステップとを含むことを特徴とするオーディオ信号帯域拡張方法。

25. 上記帯域通過ろ波ステップの前段に挿入して実行され、上記入力信号を A

／D変換する第1の変換ステップと、

上記信号処理ステップと上記加算ステップの間に挿入して実行され、上記信号処理ステップからの出力信号をD／A変換する第2の変換ステップとをさらに含むことを特徴とする請求項24記載のオーディオ信号帯域拡張方法。

5      26. 上記帯域通過ろ波ステップの前段及び上記加算ステップの前段に挿入して実行され、上記入力信号をオーバーサンプリングしかつ低域通過ろ波して上記帯域通過ろ波ステップ及び上記加算ステップに出力するオーバーサンプリング型低域通過ろ波ステップをさらに含むことを特徴とする請求項24記載のオーディオ信号帯域拡張方法。

10      27. 上記加算ステップの前段に挿入して実行され、上記入力信号をオーバーサンプリングしかつ低域通過ろ波して上記加算ステップに出力するオーバーサンプリング型低域通過ろ波ステップと、

15      上記雑音発生ステップと上記信号処理ステップとの間に挿入して実行され、上記雑音発生ステップからの雑音信号をオーバーサンプリングして上記信号処理ステップに出力するオーバーサンプリングステップとをさらに含むことを特徴とする請求項24記載のオーディオ信号帯域拡張方法。

28. 上記雑音発生ステップは、

上記雑音発生ステップにおいて入力される信号のレベルを検出し、検出したレベルを有するレベル信号を発生して出力するレベル信号発生ステップと、

20      上記雑音発生ステップにおいて入力される信号に従って雑音信号を発生して出力する雑音信号発生ステップと、

上記レベル信号発生ステップからのレベル信号と、上記雑音信号発生ステップからの雑音信号とを乗算し、乗算結果の雑音信号を出力する乗算ステップとを含むことを特徴とする請求項24乃至27のうちのいずれか1つに記載のオーディオ信号帯域拡張方法。

25      29. 上記雑音信号発生ステップは、デルタシグマ変調型量子化ステップを含み、上記雑音信号発生ステップにおいて入力される信号の量子化雑音信号を発生して、上記雑音信号として出力することを特徴とする請求項28記載のオーディオ信号帯域拡張方法。



30. 上記雑音発生ステップは、

上記雑音発生ステップにおいて入力される信号から所定の上位ビットを切り出して上位ビットを含む信号を出力する第1の切り出しステップと、

5 上記雑音発生ステップにおいて入力される信号から所定の中間ビットと所定の  
下位ビットの少なくとも一方を切り出して当該少なくとも一方のビットを含む信号を出力する少なくとも1つの第2の切り出しステップと、

上記第1の切り出しステップからの信号と、上記第2の切り出しステップからの信号とを乗算し、乗算結果の雑音信号を出力する乗算ステップとを含むことを特徴とする請求項24乃至27のうちのいずれか1つに記載のオーディオ信号帯域拡張方法。  
10

31. 上記第2の切り出しステップは、互いに異なるビット位置でかつ所定のビット幅で、中間ビット及び下位ビットと、2つの中間ビットとのうちの一方を切り出した後加算し、加算結果の信号を出力することを特徴とする請求項30記載のオーディオ信号帯域拡張方法。

15 32. 上記第2の切り出しステップは、上記第2の切り出し手段は、互いに異なるビット位置でかつ所定のビット幅で、中間ビット及び2つの下位ビットと、3つの中間ビットとのうちの一方を切り出した後加算し、加算結果の信号を出力することを特徴とする請求項30記載のオーディオ信号帯域拡張方法。

33. 上記入力信号とは独立である雑音信号を発生する独立雑音発生ステップと、  
20 上記第2の切り出しステップからの雑音信号と、上記独立雑音発生ステップからの雑音信号とを加算して上記乗算ステップに出力する別の加算ステップとをさらに含むことを特徴とする請求項30記載のオーディオ信号帯域拡張方法。

34. 上記独立雑音発生ステップは、互いに異なる複数の雑音信号を発生し、上記複数の雑音信号を加算して出力することを特徴とする請求項33記載のオーディオ信号帯域拡張方法。  
25

35. 上記独立雑音発生ステップは、ダイヤモンドディザ型雑音信号を発生することを特徴とする請求項33又は34記載のオーディオ信号帯域拡張方法。

36. 上記雑音発生ステップは、

上記雑音発生ステップにおいて入力される信号を、その信号のレベルに対して

非一様に量子化して出力する非一様量子化ステップと、

上記非一様量子化ステップからの信号に対して、上記非一様量子化ステップの処理とは逆の処理を実行して出力する逆量子化ステップと、

上記雑音発生ステップにおいて入力される信号と、上記逆量子化ステップからの信号との差を計算することにより、上記雑音発生ステップにおいて入力される信号の量子化雑音信号を発生して出力する減算ステップとを含むことを特徴とする請求項24乃至27のうちのいずれか1つに記載のオーディオ信号帯域拡張方法。

37. 上記非一様量子化ステップは、入力信号のレベルが大きくなるにつれて、量子化幅を大きくなるように入力信号を量子化することを特徴とする請求項36に記載のオーディオ信号帯域拡張方法。

38. 上記非一様量子化ステップは、Lビットの直線符号をそのランレングスを $1/N$ に圧縮して、Mビットのデータを発生して出力し、ここで、L、M及びNは2以上の正の整数であることを特徴とする請求項36又は37に記載のオーディオ信号帯域拡張方法。

39. 上記非一様量子化ステップは、上位で所定論理のビットが連続する連続データQ0と、上記連続データQ0の連続性をブレイクする反転ビットT0と、上記反転ビットT0以降の下位データD0とで構成されるLビットの直線符号を、上記連続データQ0のランレングスを圧縮して得られる圧縮された連続データQ1と、上記圧縮された連続データQ1の連続性をブレイクする反転ビットT1と、上記ランレングスを圧縮する時に生じる剰余を表す圧縮剰余データF1と、上記下位データD0を丸めて得るようにした仮数データD1とで構成するMビットの圧縮データに変換して出力し、

ここで、上記連続データQ0のランレングスをL0とし、上記圧縮された連続データQ1のランレングスをL1とし、Nを2以上の整数とするとき、上記圧縮された連続データQ1のランレングスL1と、圧縮剰余データF1とは、 $L1 = \text{Int}(L0/N)$  及び  $F1 = L0 \bmod N$  で表され、ここで、Intは引数の整数値を表す関数であり、 $A \bmod B$  はAをBで除算したときの剰余を表す関数であることを特徴とする請求項36乃至38のうちのいずれか1つに記

載のオーディオ信号帯域拡張方法。

40. 上記逆量子化ステップは、上位で所定論理のビットが連続する圧縮された連続データQ1、上記圧縮された連続データQ1の連続性をブレイクする反転ビットT1、ランレングスを圧縮する時に生じる剰余を表す圧縮剰余データF1及び仮数データD1によって構成する圧縮データを、上記Q1のランレングスをN倍に伸長し、上記F1の値に応じた長さの連続データを付加し、Q0の連続性をブレイクする反転ビットT0を付加し、引き続き上記仮数データD1を付加して、連続データQ0、反転ビットT0及び仮数データD0を読み出して伸長データを出し、

ここで、上記連続データQ0のランレングスをL0とし、上記圧縮された連続データQ1のランレングスをL1とし、圧縮剰余データF1から求める剰余をF1とし、Nを2以上の整数とするとき、 $L0 = L1 * n + F1$  及び  $D0 = D1$  で表され、ここで、\*は乗算を表す算術記号であることを特徴とする請求項36乃至38のうちのいずれか1つに記載のオーディオ信号帯域拡張方法。

41. 上記非一様量子化ステップは、入力される直線符号を、所定の有効ビット長を有するフローティング符号化してその符号化信号を出力することを特徴とする請求項36乃至40のうちのいずれか1つに記載のオーディオ信号帯域拡張方法。

42. 上記雑音発生ステップは、

上記雑音発生ステップにおいて入力される信号と、そのレベルに従って変化するようによりレベル相関した雑音信号との関係を格納したテーブルメモリステップと、

上記雑音発生ステップにおいて入力される信号に応答して、当該信号に対応する雑音信号を上記テーブルメモリステップから読み出して出力する変換ステップとを含むことを特徴とする請求項24乃至41のうちのいずれか1つに記載のオーディオ信号帯域拡張方法。

43. 上記信号処理ステップは、少なくとも第1のフィルタステップを含み、上記入力信号の周波数帯域より高い周波数帯域をろ波して取り出すことを特徴とする請求項24乃至42のうちのいずれか1つに記載のオーディオ信号帯域拡張方法。

44. 上記信号処理ステップは、少なくとも  $1/f$  フィルタステップを含み、上記信号処理ステップにおいて入力される信号の高域スペクトルに対して、 $1/f$  の低減特性を与えることを特徴とする請求項24乃至43のうちのいずれか1つに記載のオーディオ信号帯域拡張方法。

5 45. 上記信号処理ステップは、少なくともエコー付加処理ステップを含み、上記信号処理ステップにおいて入力される信号の高域スペクトルに対して、エコー信号を付加することを特徴とする請求項24乃至44のうちのいずれか1つに記載のオーディオ信号帯域拡張方法。

10 46. 上記信号処理ステップは、少なくとも第2のフィルタステップを含み、上記信号処理ステップにおいて入力される信号の周波数帯域より高い周波数帯域を、ナイキスト周波数を越える周波数帯域を含むようにろ波して取り出すことを特徴とする請求項24乃至45に記載のオーディオ信号帯域拡張方法。

47. 光ディスクに格納されたオーディオ信号を再生する再生装置と、

15 上記再生されたオーディオ信号の帯域を拡張し、拡張後のオーディオ信号を出力する請求項1乃至23のうちのいずれか1つに記載のオーディオ信号帯域拡張装置とを備えたことを特徴とする光ディスクシステム。

48. 請求項24乃至46のうちのいずれか1つに記載のオーディオ信号帯域拡張方法における各ステップを含むことを特徴とするプログラム。

20 49. 請求項24乃至46のうちのいずれか1つに記載のオーディオ信号帯域拡張方法における各ステップを含むプログラムを格納したことを特徴とするコンピュータで読み取り可能な記録媒体。

## 補正書の請求の範囲

[2004年12月27日 (27.12.04) 国際事務局受理： 出願当初の請求の範囲 1-49 は取り下げられた；  
新しい請求の範囲 50-96 が加えられた。]

1. (削除)
2. (削除)
3. (削除)
- 5 4. (削除)
5. (削除)
6. (削除)
7. (削除)
8. (削除)
- 10 9. (削除)
- 10 10. (削除)
11. (削除)
12. (削除)
13. (削除)
- 15 14. (削除)
15. (削除)
16. (削除)
17. (削除)
18. (削除)
- 20 19. (削除)
20. (削除)
21. (削除)
22. (削除)
23. (削除)
- 25 24. (削除)
25. (削除)
26. (削除)
27. (削除)
28. (削除)

29. (削除)
30. (削除)
31. (削除)
32. (削除)
- 5 33. (削除)
34. (削除)
35. (削除)
36. (削除)
37. (削除)
- 10 38. (削除)
39. (削除)
40. (削除)
41. (削除)
42. (削除)
- 15 43. (削除)
44. (削除)
45. (削除)
46. (削除)
47. (削除)
- 20 48. (削除)
49. (削除)
50. (追加) 入力信号を帯域通過ろ波手段により帯域通過ろ波した部分帯域の信号のレベルと、上記入力信号のレベルとのうちの一方に従って変化するようにレベル相関した雑音信号を発生する雑音発生手段と、
- 25 上記発生された雑音信号に対して、加算手段の加算時に所定の拡張帯域信号の下限周波数において上記入力信号とレベルが実質的に一致しかつスペクトルの連続性を保持するように所定の伝達関数を乗算し、乗算結果の信号を出力する信号処理手段と、
- 上記入力信号と、上記信号処理手段からの出力信号とを加算して、加算結果の

信号を出力する加算手段とを備え、

上記雑音発生手段は、

上記雑音発生手段に入力される信号のレベルを検出し、検出したレベルを有するレベル信号を発生して出力するレベル信号発生手段と、

5      上記雑音発生手段に入力される信号に従って雑音信号を発生して出力する雑音信号発生手段と、

上記レベル信号発生手段からのレベル信号と、上記雑音信号発生手段からの雑音信号とを乗算し、乗算結果の雑音信号を出力する乗算手段とを備えたことを特徴とするオーディオ信号帯域拡張装置。

10      5 1. (追加) 入力信号を帯域通過ろ波手段により帯域通過ろ波した部分帯域の信号のレベルと、上記入力信号のレベルとのうちの一方に従って変化するようにレベル相関した雑音信号を発生する雑音発生手段と、

上記発生された雑音信号に対して、加算手段の加算時に所定の拡張帯域信号の下限周波数において上記入力信号とレベルが実質的に一致しかつスペクトルの連続性を保持するように所定の伝達関数を乗算し、乗算結果の信号を出力する信号  
15      処理手段と、

上記入力信号と、上記信号処理手段からの出力信号とを加算して、加算結果の信号を出力する加算手段とを備え、

上記雑音発生手段は、

20      上記雑音発生手段に入力される信号から所定の上位ビットを切り出して上位ビットを含む信号を出力する第1の切り出し手段と、

上記雑音発生手段に入力される信号から所定の中間ビットと所定の下位ビットの少なくとも一方を切り出して当該少なくとも一方のビットを含む信号を出力する少なくとも1つの第2の切り出し手段と、

25      上記第1の切り出し手段からの信号と、上記第2の切り出し手段からの信号とを乗算し、乗算結果の雑音信号を出力する乗算手段とを備えたことを特徴とするオーディオ信号帯域拡張装置。

5 2. (追加) 入力信号を帯域通過ろ波手段により帯域通過ろ波した部分帯域の信号のレベルと、上記入力信号のレベルとのうちの一方に従って変化するように

レベル相関した雑音信号を発生する雑音発生手段と、

上記発生された雑音信号に対して、加算手段の加算時に所定の拡張帯域信号の  
下限周波数において上記入力信号とレベルが実質的に一致しかつスペクトルの連  
続性を保持するように所定の伝達関数を乗算し、乗算結果の信号を出力する信号  
5 処理手段と、

上記入力信号と、上記信号処理手段からの出力信号とを加算して、加算結果の  
信号を出力する加算手段とを備え、

上記雑音発生手段は、

10 上記雑音発生手段に入力される信号を、その信号のレベルに対して非一様に量  
子化して出力する非一様量子化手段と、

上記非一様量子化手段からの信号に対して、上記非一様量子化手段の処理とは  
逆の処理を実行して出力する逆量子化手段と、

15 上記雑音発生手段に入力される信号と、上記逆量子化手段からの信号との差を  
計算することにより、上記雑音発生手段に入力される信号の量子化雑音信号を発  
生して出力する減算手段とを備えたことを特徴とするオーディオ信号帯域拡張装  
置。

5 3. (追加) 上記帯域通過ろ波手段の前段に挿入して設けられ、上記入力信号  
をA/D変換する第1の変換手段と、

20 上記信号処理手段と上記加算手段の間に挿入して設けられ、上記信号処理手段  
からの出力信号をD/A変換する第2の変換手段とをさらに備えたことを特徴と  
する請求項50乃至52のうちのいずれか1つに記載のオーディオ信号帯域拡張  
装置。

25 5 4. (追加) 上記帯域通過ろ波手段の前段及び上記加算手段の前段に挿入して  
設けられ、上記入力信号をオーバーサンプリングしかつ低域通過ろ波して上記帯  
域通過ろ波手段及び上記加算手段に出力するオーバーサンプリング型低域通過ろ  
波手段をさらに備えたことを特徴とする請求項50乃至52のうちのいずれか1  
つに記載のオーディオ信号帯域拡張装置。

5 5. (追加) 上記加算手段の前段に挿入して設けられ、上記入力信号をオーバ  
ーサンプリングしかつ低域通過ろ波して上記加算手段に出力するオーバーサンプ



リング型低域通過ろ波手段と、

上記雑音発生手段と上記信号処理手段との間に挿入して設けられ、上記雑音発生手段からの雑音信号をオーバーサンプリングして上記信号処理手段に出力するオーバーサンプリング手段とをさらに備えたことを特徴とする請求項 50 乃至 52 のうちのいずれか 1 つに記載のオーディオ信号帯域拡張装置。

56. (追加) 上記雑音信号発生手段は、デルタシグマ変調型量子化器を備え、上記雑音信号発生手段に入力される信号の量子化雑音信号を発生して、上記雑音信号として出力することを特徴とする請求項 50 記載のオーディオ信号帯域拡張装置。

57. (追加) 上記第 2 の切り出し手段は、互いに異なるビット位置でかつ所定のビット幅で、中間ビット及び下位ビットと、2つの中間ビットとのうちの一方を切り出した後加算し、加算結果の信号を出力することを特徴とする請求項 51 記載のオーディオ信号帯域拡張装置。

58. (追加) 上記第 2 の切り出し手段は、互いに異なるビット位置でかつ所定のビット幅で、中間ビット及び2つの下位ビットと、3つの中間ビットとのうちの一方を切り出した後加算し、加算結果の信号を出力することを特徴とする請求項 51 記載のオーディオ信号帯域拡張装置。

59. (追加) 上記入力信号とは独立である雑音信号を発生する独立雑音発生手段と、

上記第 2 の切り出し手段からの雑音信号と、上記独立雑音発生手段からの雑音信号とを加算して上記乗算手段に出力する別の加算手段とをさらに備えたことを特徴とする請求項 51 記載のオーディオ信号帯域拡張装置。

60. (追加) 上記独立雑音発生手段は、互いに異なる複数の雑音信号を発生し、上記複数の雑音信号を加算して出力することを特徴とする請求項 59 記載のオーディオ信号帯域拡張装置。

61. (追加) 上記独立雑音発生手段は、ダイヤモンドディザ型雑音信号を発生することを特徴とする請求項 59 又は 60 記載のオーディオ信号帯域拡張装置。

62. (追加) 上記非一様量子化手段は、入力信号のレベルが大きくなるにつれて、量子化幅が大きくなるように入力信号を量子化することを特徴とする請求項

5 2 記載のオーディオ信号帯域拡張装置。

6 3. (追加) 上記非一様量子化手段は、Lビットの直線符号をそのランレングスを  $1/N$  に圧縮して、Mビットのデータを発生して出力し、ここで、L、M及びNは2以上の正の整数であることを特徴とする請求項5 2又は6 2 記載のオーディオ信号帯域拡張装置。

6 4. (追加) 上記非一様量子化手段は、上位で所定論理のビットが連続する連続データQ 0と、上記連続データQ 0の連続性をブレイクする反転ビットT 0と、上記反転ビットT 0以降の下位データD 0とで構成されるLビットの直線符号を、上記連続データQ 0のランレングスを圧縮して得られる圧縮された連続データQ 1と、上記圧縮された連続データQ 1の連続性をブレイクする反転ビットT 1と、上記ランレングスを圧縮する時に生じる剰余を表す圧縮剰余データF 1と、上記下位データD 0を丸めて得るようにした仮数データD 1とで構成するMビットの圧縮データに変換して出力し、

ここで、上記連続データQ 0のランレングスをL 0とし、上記圧縮された連続データQ 1のランレングスをL 1とし、Nを2以上の整数とするとき、上記圧縮された連続データQ 1のランレングスL 1と、圧縮剰余データF 1とは、 $L 1 = \text{Int}(L 0 / N)$  及び  $F 1 = L 0 \bmod N$  で表され、ここで、Intは引数の整数値を表す関数であり、 $A \bmod B$  はAをBで除算したときの剰余を表す関数であることを特徴とする請求項5 2、6 2及び6 3のうちのいずれか1つに記載のオーディオ信号帯域拡張装置。

6 5. (追加) 上記逆量子化手段は、上位で所定論理のビットが連続する圧縮された連続データQ 1、上記圧縮された連続データQ 1の連続性をブレイクする反転ビットT 1、ランレングスを圧縮する時に生じる剰余を表す圧縮剰余データF 1及び仮数データD 1によって構成する圧縮データを、上記Q 1のランレングスをN倍に伸長し、上記F 1の値に応じた長さの連続データを付加し、Q 0の連続性をブレイクする反転ビットT 0を付加し、引き続き上記仮数データD 1を付加して、連続データQ 0、反転ビットT 0及び仮数データD 0を読み出して伸長データを出力し、

ここで、上記連続データQ 0のランレングスをL 0とし、上記圧縮された連続

データQ1のランレングスをL1とし、圧縮剰余データF1から求める剰余をF1とし、Nを2以上の整数とするとき、 $L0 = L1 * n + F1$  及び  $D0 = D1$  で表され、ここで、\*は乗算を表す算術記号であることを特徴とする請求項52、62及び63のうちのいずれか1つに記載のオーディオ信号帯域拡張装置。

5 66. (追加) 上記非一様量子化手段は、入力される直線符号を、所定の有効ビット長を有するフローティング符号化してその符号化信号を出力することを特徴とする請求項52及び62乃至65のうちのいずれか1つに記載のオーディオ信号帯域拡張装置。

67. (追加) 上記雑音発生手段は、

10 上記雑音発生手段に入力される信号と、そのレベルに従って変化するようにレベル関連した雑音信号との関係を格納したテーブルメモリ手段と、

上記雑音発生手段に入力される信号に応答して、当該信号に対応する雑音信号を上記テーブルメモリ手段から読み出して出力する変換手段とを備えたことを特徴とする請求項50乃至66のうちのいずれか1つに記載のオーディオ信号帯域拡張装置。

15

68. (追加) 上記信号処理手段は、少なくとも第1のフィルタ手段を備え、上記入力信号の周波数帯域より高い周波数帯域をろ波して取り出すことを特徴とする請求項50乃至67のうちのいずれか1つに記載のオーディオ信号帯域拡張装置。

20 69. (追加) 上記信号処理手段は、少なくとも  $1/f$  フィルタ手段を備え、上記信号処理手段に入力される信号の高域スペクトルに対して、 $1/f$  の低減特性を与えることを特徴とする請求項50乃至68のうちのいずれか1つに記載のオーディオ信号帯域拡張装置。

70. (追加) 上記信号処理手段は、少なくともエコー付加処理手段を備え、上記信号処理手段に入力される信号の高域スペクトルに対して、エコー信号を付加することを特徴とする請求項50乃至69のうちのいずれか1つに記載のオーディオ信号帯域拡張装置。

25

71. (追加) 上記信号処理手段は、少なくとも第2のフィルタ手段を備え、上記信号処理手段に入力される信号の周波数帯域より高い周波数帯域を、ナイキス

ト周波数を越える周波数帯域を含むようにろ波して取り出すことを特徴とする請求項50乃至70記載のオーディオ信号帯域拡張装置。

72. (追加) 入力信号を帯域通過ろ波ステップにより帯域通過ろ波した部分帯域の信号のレベルと、上記入力信号のレベルとのうちの一方に従って変化するよう

5      上にレベル相関した雑音信号を発生する雑音発生ステップと、

    上記発生された雑音信号に対して、加算ステップの加算時に所定の拡張帯域信号の下限周波数において上記入力信号とレベルが実質的に一致しかつスペクトルの連続性を保持するように所定の伝達関数を乗算し、乗算結果の信号を出力する信号処理ステップと、

10      上記入力信号と、上記信号処理ステップからの出力信号とを加算して、加算結果の信号を出力する加算ステップとを含み、

    上記雑音発生ステップは、

    上記雑音発生ステップにおいて入力される信号のレベルを検出し、検出したレベルを有するレベル信号を発生して出力するレベル信号発生ステップと、

15      上記雑音発生ステップにおいて入力される信号に従って雑音信号を発生して出力する雑音信号発生ステップと、

    上記レベル信号発生ステップからのレベル信号と、上記雑音信号発生ステップからの雑音信号とを乗算し、乗算結果の雑音信号を出力する乗算ステップとを含むことを特徴とするオーディオ信号帯域拡張方法。

20      73. (追加) 入力信号を帯域通過ろ波ステップにより帯域通過ろ波した部分帯域の信号のレベルと、上記入力信号のレベルとのうちの一方に従って変化するよう

    上にレベル相関した雑音信号を発生する雑音発生ステップと、

    上記発生された雑音信号に対して、加算ステップの加算時に所定の拡張帯域信号の下限周波数において上記入力信号とレベルが実質的に一致しかつスペクトルの連続性を保持するように所定の伝達関数を乗算し、乗算結果の信号を出力する

25      信号処理ステップと、

    上記入力信号と、上記信号処理ステップからの出力信号とを加算して、加算結果の信号を出力する加算ステップとを含み、

    上記雑音発生ステップは、

上記雑音発生ステップにおいて入力される信号から所定の上位ビットを切り出して上位ビットを含む信号を出力する第1の切り出しステップと、

5 上記雑音発生ステップにおいて入力される信号から所定の中間ビットと所定の  
下位ビットの少なくとも一方を切り出して当該少なくとも一方のビットを含む信号を出力する少なくとも1つの第2の切り出しステップと、

上記第1の切り出しステップからの信号と、上記第2の切り出しステップからの信号とを乗算し、乗算結果の雑音信号を出力する乗算ステップとを含むことを特徴とするオーディオ信号帯域拡張方法。

10 7 4. (追加) 入力信号を帯域通過ろ波ステップにより帯域通過ろ波した部分帯域の信号のレベルと、上記入力信号のレベルとのうちの一方に従って変化するようにレベル関連した雑音信号を発生する雑音発生ステップと、

15 上記発生された雑音信号に対して、加算ステップの加算時に所定の拡張帯域信号の下限周波数において上記入力信号とレベルが実質的に一致しかつスペクトルの連続性を保持するように所定の伝達関数を乗算し、乗算結果の信号を出力する信号処理ステップと、

上記入力信号と、上記信号処理ステップからの出力信号とを加算して、加算結果の信号を出力する加算ステップとを含み、

上記雑音発生ステップは、

20 上記雑音発生ステップにおいて入力される信号を、その信号のレベルに対して非一様に量子化して出力する非一様量子化ステップと、

上記非一様量子化ステップからの信号に対して、上記非一様量子化ステップの処理とは逆の処理を実行して出力する逆量子化ステップと、

25 上記雑音発生ステップにおいて入力される信号と、上記逆量子化ステップからの信号との差を計算することにより、上記雑音発生ステップにおいて入力される信号の量子化雑音信号を発生して出力する減算ステップとを含むことを特徴とするオーディオ信号帯域拡張方法。

7 5. (追加) 上記帯域通過ろ波ステップの前段に挿入して実行され、上記入力信号をA/D変換する第1の変換ステップと、

上記信号処理ステップと上記加算ステップの間に挿入して実行され、上記信号

処理ステップからの出力信号をD/A変換する第2の変換ステップとをさらに含むことを特徴とする請求項72乃至74のうちのいずれか1つに記載のオーディオ信号帯域拡張方法。

76. (追加) 上記帯域通過ろ波ステップの前段及び上記加算ステップの前段に挿入して実行され、上記入力信号をオーバーサンプリングしかつ低域通過ろ波して上記帯域通過ろ波ステップ及び上記加算ステップに出力するオーバーサンプリング型低域通過ろ波ステップをさらに含むことを特徴とする請求項72乃至74のうちのいずれか1つに記載のオーディオ信号帯域拡張方法。

77. (追加) 上記加算ステップの前段に挿入して実行され、上記入力信号をオーバーサンプリングしかつ低域通過ろ波して上記加算ステップに出力するオーバーサンプリング型低域通過ろ波ステップと、

上記雑音発生ステップと上記信号処理ステップとの間に挿入して実行され、上記雑音発生ステップからの雑音信号をオーバーサンプリングして上記信号処理ステップに出力するオーバーサンプリングステップとをさらに含むことを特徴とする請求項72乃至74のうちのいずれか1つに記載のオーディオ信号帯域拡張方法。

78. (追加) 上記雑音信号発生ステップは、デルタシグマ変調型量子化ステップを含み、上記雑音信号発生ステップにおいて入力される信号の量子化雑音信号を発生して、上記雑音信号として出力することを特徴とする請求項72記載のオーディオ信号帯域拡張方法。

79. (追加) 上記第2の切り出しステップは、互いに異なるビット位置でかつ所定のビット幅で、中間ビット及び下位ビットと、2つの中間ビットとのうちの一方を切り出した後加算し、加算結果の信号を出力することを特徴とする請求項73記載のオーディオ信号帯域拡張方法。

80. (追加) 上記第2の切り出しステップは、上記第2の切り出し手段は、互いに異なるビット位置でかつ所定のビット幅で、中間ビット及び2つの下位ビットと、3つの中間ビットとのうちの一方を切り出した後加算し、加算結果の信号を出力することを特徴とする請求項73記載のオーディオ信号帯域拡張方法。

81. (追加) 上記入力信号とは独立である雑音信号を発生する独立雑音発生ス

テップと、

上記第2の切り出しステップからの雑音信号と、上記独立雑音発生ステップからの雑音信号とを加算して上記乗算ステップに出力する別の加算ステップとをさらに含むことを特徴とする請求項7記載のオーディオ信号帯域拡張方法。

5 82. (追加) 上記独立雑音発生ステップは、互いに異なる複数の雑音信号を発生し、上記複数の雑音信号を加算して出力することを特徴とする請求項81記載のオーディオ信号帯域拡張方法。

10 83. (追加) 上記独立雑音発生ステップは、ダイヤモンドディザ型雑音信号を発生することを特徴とする請求項81又は82記載のオーディオ信号帯域拡張方法。

84. (追加) 上記非一様量子化ステップは、入力信号のレベルが大きくなるにつれて、量子化幅を大きくなるように入力信号を量子化することを特徴とする請求項74記載のオーディオ信号帯域拡張方法。

15 85. (追加) 上記非一様量子化ステップは、Lビットの直線符号をそのランレングスを $1/N$ に圧縮して、Mビットのデータを発生して出力し、ここで、L、M及びNは2以上の正の整数であることを特徴とする請求項74又は84記載のオーディオ信号帯域拡張方法。

20 86. (追加) 上記非一様量子化ステップは、上位で所定論理のビットが連続する連続データQ0と、上記連続データQ0の連続性をブレイクする反転ビットT0と、上記反転ビットT0以降の下位データD0とで構成されるLビットの直線符号を、上記連続データQ0のランレングスを圧縮して得られる圧縮された連続データQ1と、上記圧縮された連続データQ1の連続性をブレイクする反転ビットT1と、上記ランレングスを圧縮する時に生じる剰余を表す圧縮剰余データF1と、上記下位データD0を丸めて得るようにした仮数データD1とで構成する  
25 Mビットの圧縮データに変換して出力し、

ここで、上記連続データQ0のランレングスをL0とし、上記圧縮された連続データQ1のランレングスをL1とし、Nを2以上の整数とするとき、上記圧縮された連続データQ1のランレングスL1と、圧縮剰余データF1とは、 $L1 = \text{Int}(L0/N)$  及び  $F1 = L0 \bmod N$  で表され、ここで、Intは引

数の整数値を表す関数であり、 $A \bmod B$ はAをBで除算したときの剰余を表す関数であることを特徴とする請求項74、84及び85のうちのいずれか1つに記載のオーディオ信号帯域拡張方法。

5 87. (追加) 上記逆量子化ステップは、上位で所定論理のビットが連続する圧縮された連続データQ1、上記圧縮された連続データQ1の連続性をブレイクする反転ビットT1、ランレングスを圧縮する時に生じる剰余を表す圧縮剰余データF1及び仮数データD1によって構成する圧縮データを、上記Q1のランレングスをN倍に伸長し、上記F1の値に応じた長さの連続データを付加し、Q0の連続性をブレイクする反転ビットT0を付加し、引き続き上記仮数データD1を  
10 付加して、連続データQ0、反転ビットT0及び仮数データD0を読み出して伸長データを出力し、

ここで、上記連続データQ0のランレングスをL0とし、上記圧縮された連続データQ1のランレングスをL1とし、圧縮剰余データF1から求める剰余をF1とし、Nを2以上の整数とするとき、 $L0 = L1 * n + F1$ 及び $D0 = D1$ で  
15 表され、ここで、\*は乗算を表す算術記号であることを特徴とする請求項74、84及び85のうちのいずれか1つに記載のオーディオ信号帯域拡張方法。

88. (追加) 上記非一様量子化ステップは、入力される直線符号を、所定の有効ビット長を有するフローティング符号化してその符号化信号を出力することを特徴とする請求項74及び84乃至87のうちのいずれか1つに記載のオーディ  
20 オ信号帯域拡張方法。

89. (追加) 上記雑音発生ステップは、

上記雑音発生ステップにおいて入力される信号と、そのレベルに従って変化する  
ようにレベル関連した雑音信号との関係を格納したテーブルメモリステップと、

上記雑音発生ステップにおいて入力される信号に応答して、当該信号に対応す  
25 る雑音信号を上記テーブルメモリステップから読み出して出力する変換ステップ  
とを含むことを特徴とする請求項72乃至88のうちのいずれか1つに記載のオーディオ信号帯域拡張方法。

90. (追加) 上記信号処理ステップは、少なくとも第1のフィルタステップを含み、  
上記入力信号の周波数帯域より高い周波数帯域をろ波して取り出すことを



特徴とする請求項 7 2 乃至 8 9 のうちのいずれか 1 つに記載のオーディオ信号帯域拡張方法。

9 1. (追加) 上記信号処理ステップは、少なくとも  $1/f$  フィルタステップを含み、上記信号処理ステップにおいて入力される信号の高域スペクトルに対して、  
5  $1/f$  の低減特性を与えることを特徴とする請求項 7 2 乃至 9 0 のうちのいずれか 1 つに記載のオーディオ信号帯域拡張方法。

9 2. (追加) 上記信号処理ステップは、少なくともエコー付加処理ステップを含み、上記信号処理ステップにおいて入力される信号の高域スペクトルに対して、エコー信号を付加することを特徴とする請求項 7 2 乃至 9 1 のうちのいずれか 1  
10 つに記載のオーディオ信号帯域拡張方法。

9 3. (追加) 上記信号処理ステップは、少なくとも第 2 のフィルタステップを含み、上記信号処理ステップにおいて入力される信号の周波数帯域より高い周波数帯域を、ナイキスト周波数を越える周波数帯域を含むようにろ波して取り出すことを特徴とする請求項 7 2 乃至 9 2 記載のオーディオ信号帯域拡張方法。

9 4. (追加) 光ディスクに格納されたオーディオ信号を再生する再生装置と、  
15 上記再生されたオーディオ信号の帯域を拡張し、拡張後のオーディオ信号を出力する請求項 5 0 乃至 7 1 のうちのいずれか 1 つに記載のオーディオ信号帯域拡張装置とを備えたことを特徴とする光ディスクシステム。

9 5. (追加) 請求項 7 2 乃至 9 3 のうちのいずれか 1 つに記載のオーディオ信号帯域拡張方法における各ステップを含むことを特徴とするプログラム。  
20

9 6. (追加) 請求項 7 2 乃至 9 3 のうちのいずれか 1 つに記載のオーディオ信号帯域拡張方法における各ステップを含むプログラムを格納したことを特徴とするコンピュータで読み取り可能な記録媒体。

## 条約第19条(1)に基づく説明書

請求の範囲の請求項1乃至49を削除し、請求項50乃至96を新たに追加しました。特に、補正後の独立の請求項については、国際調査機関の見解書において新規性及び進歩性があると示された請求項5, 7, 13, 28, 30及び36を独立の請求項の形式で書き換えるように補正したものであります。

補正後の請求項50に係るオーディオ信号帯域拡張装置は、特に、「雑音発生手段は、

上記雑音発生手段に入力される信号のレベルを検出し、検出したレベルを有するレベル信号を発生して出力するレベル信号発生手段と、

上記雑音発生手段に入力される信号に従って雑音信号を発生して出力する雑音信号発生手段と、

上記レベル信号発生手段からのレベル信号と、上記雑音信号発生手段からの雑音信号とを乗算し、乗算結果の雑音信号を出力する乗算手段とを備えたこと」を特徴としております。

従って、本発明に係るオーディオ信号帯域拡張装置及び方法によれば、入力信号が有する帯域以上で入力信号のレベルに従って変化したレベル相関する雑音信号を発生して入力信号と、スペクトルの連続性を保持するように加算することにより、従来技術に比較して容易にオーディオ帯域が拡張された信号を発生することができ、また、上述のように得られた帯域拡張された信号は原音のレベルに従って変化しかつスペクトルの連続性を保持しているので、帯域拡張された信号の高域成分は人工的なものではなく、原音に対して自然に聴こえるという特有の効果を有するものであります。

以 上

図1

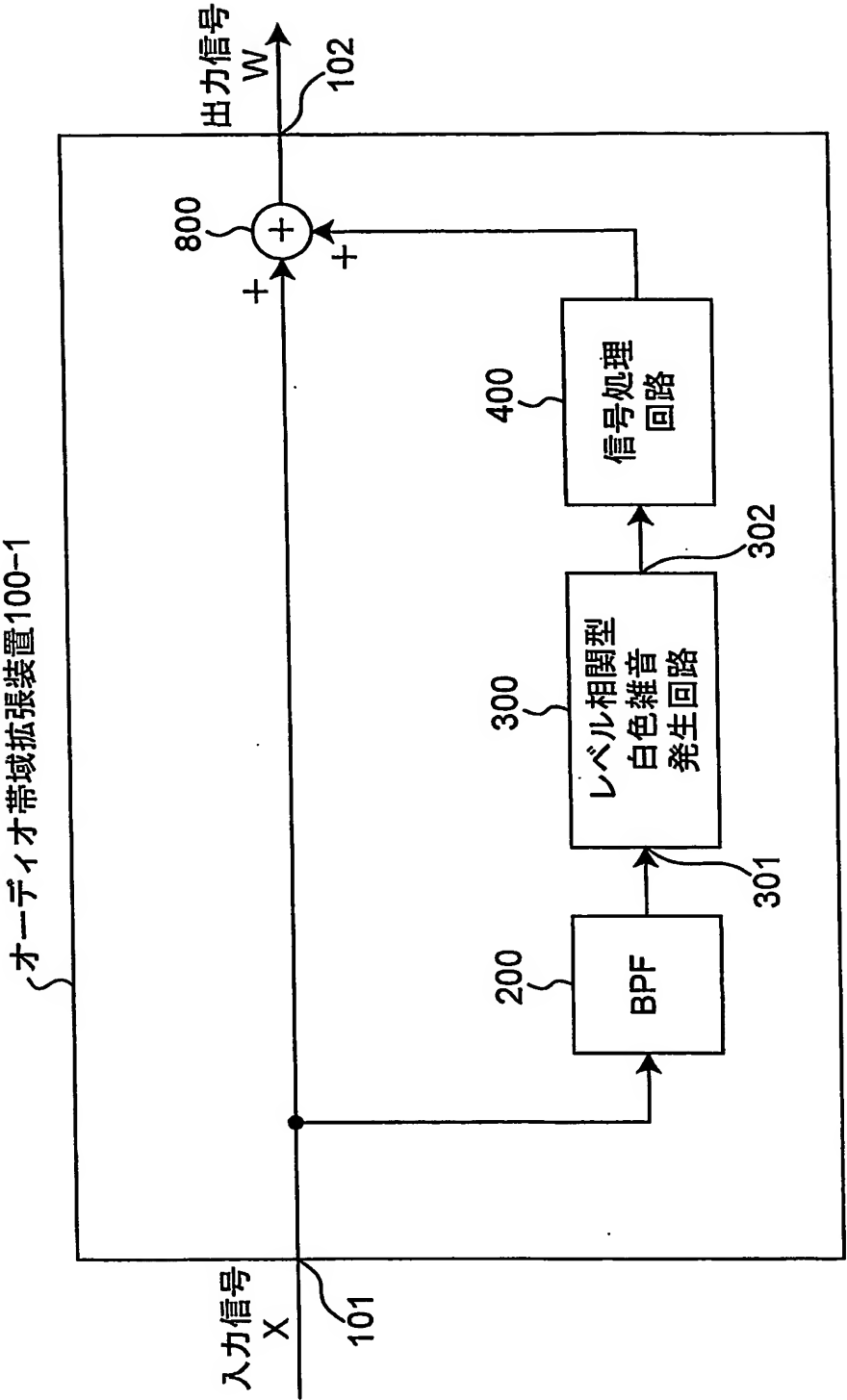


図2

オーディオ帯域拡張装置100-2

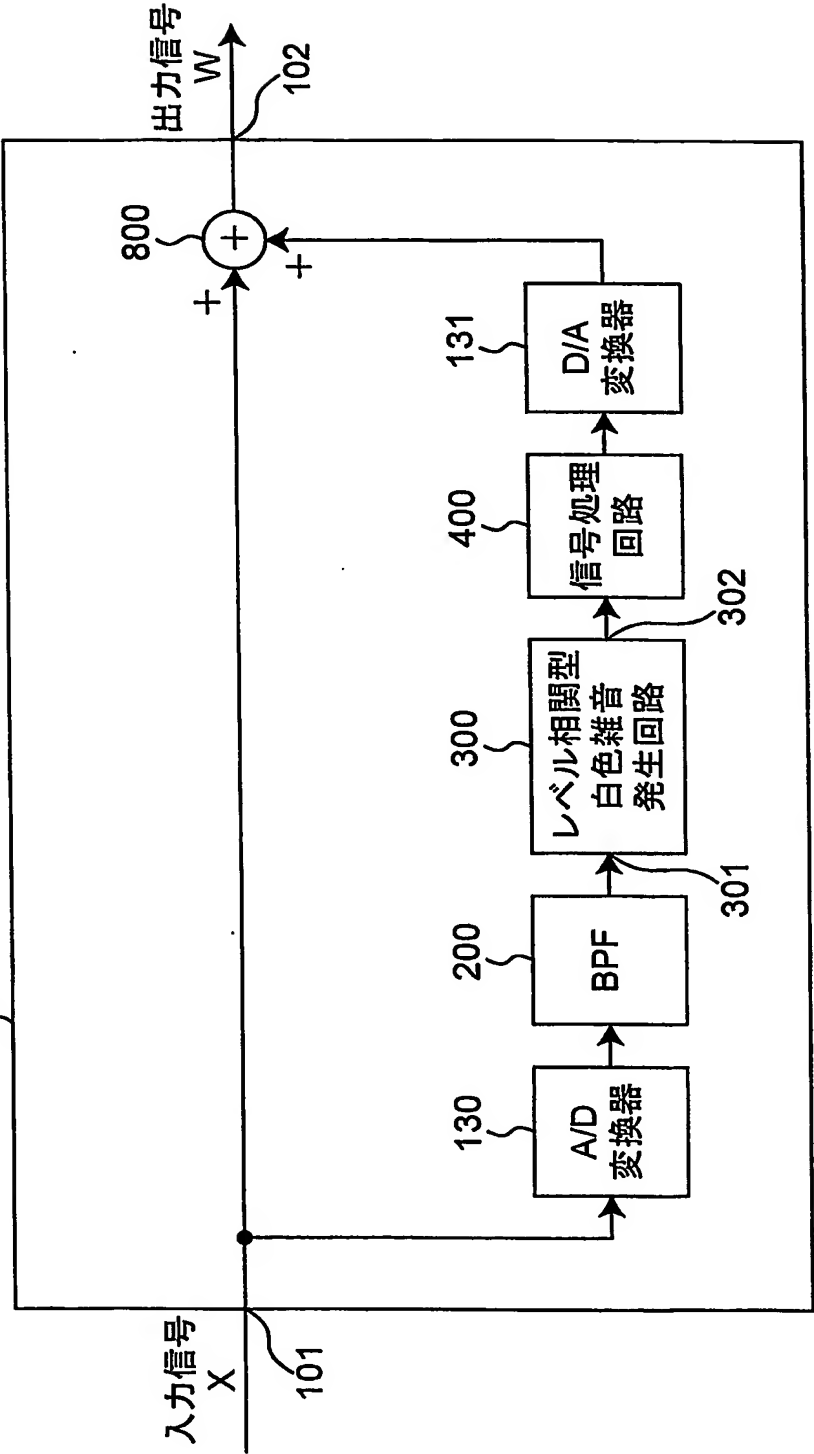


図3

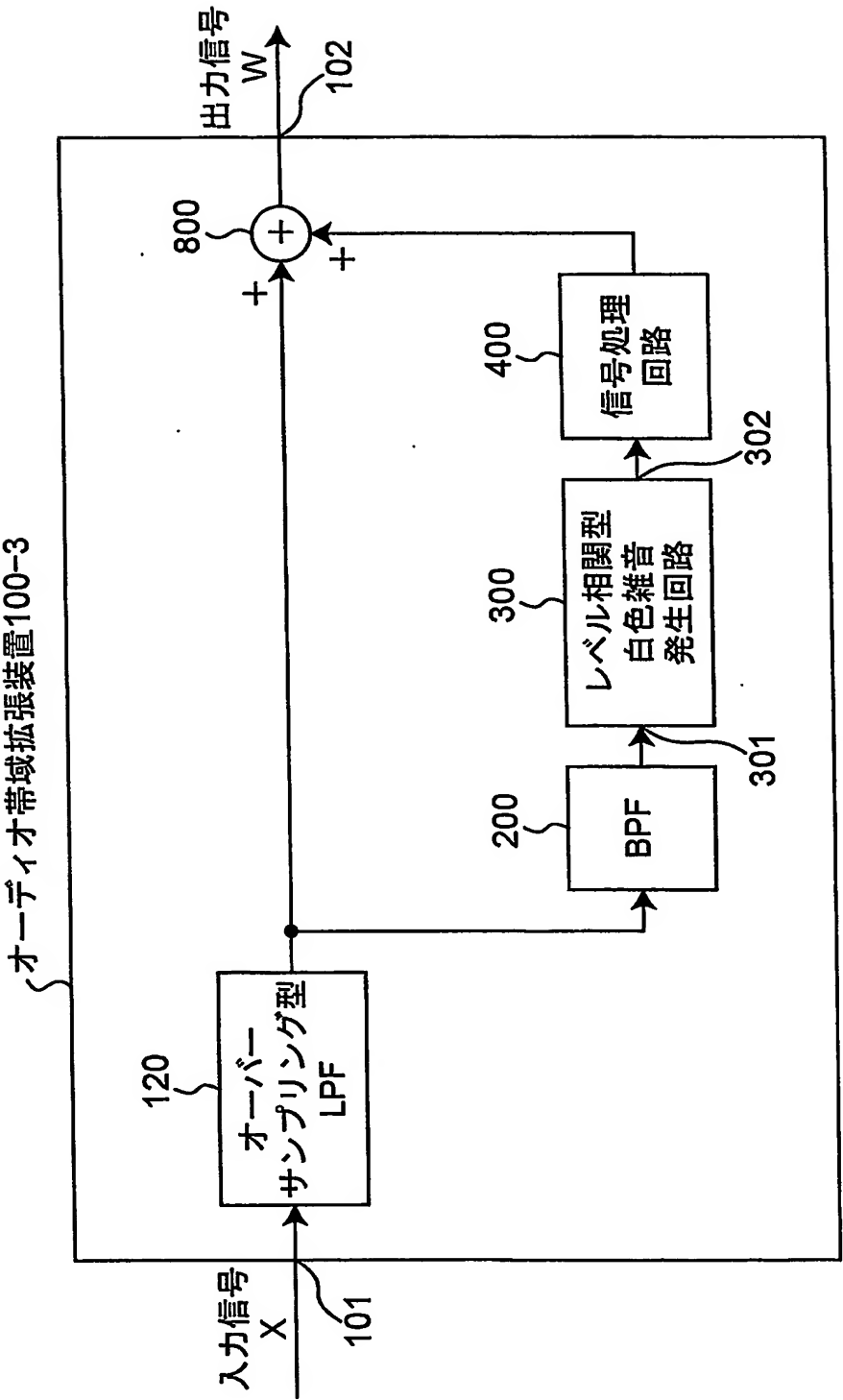


図4

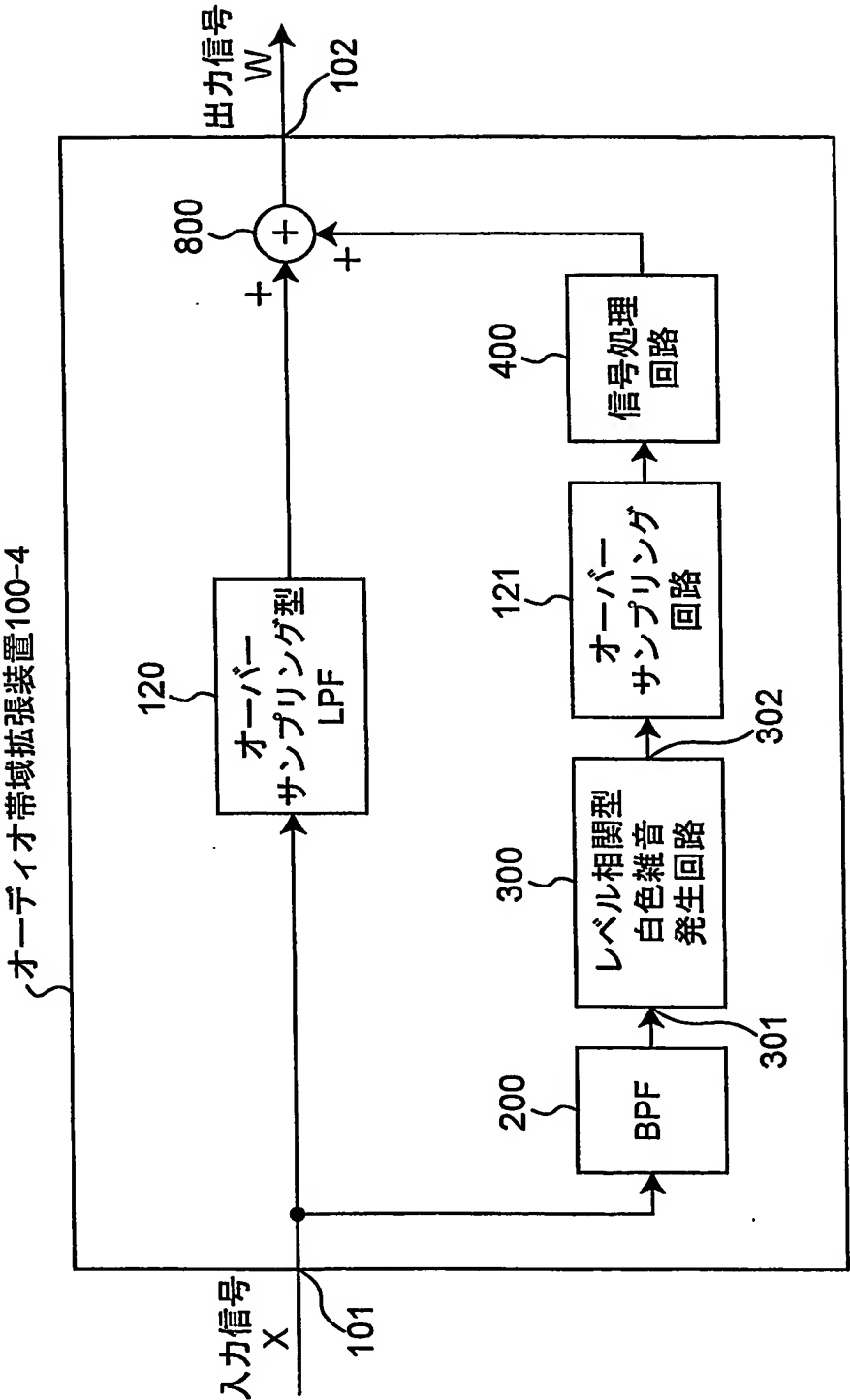


図5

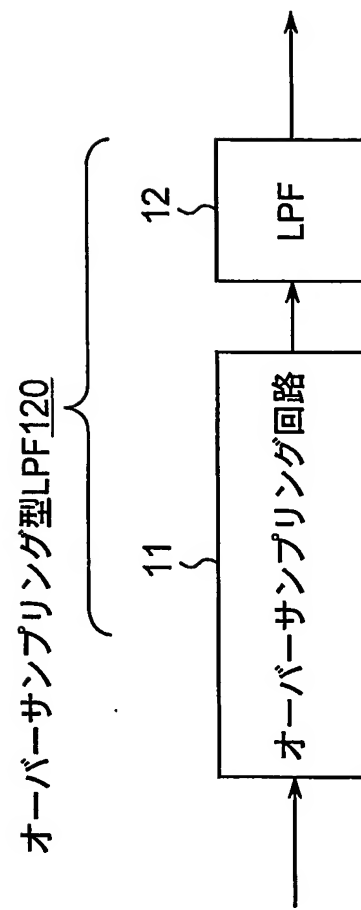
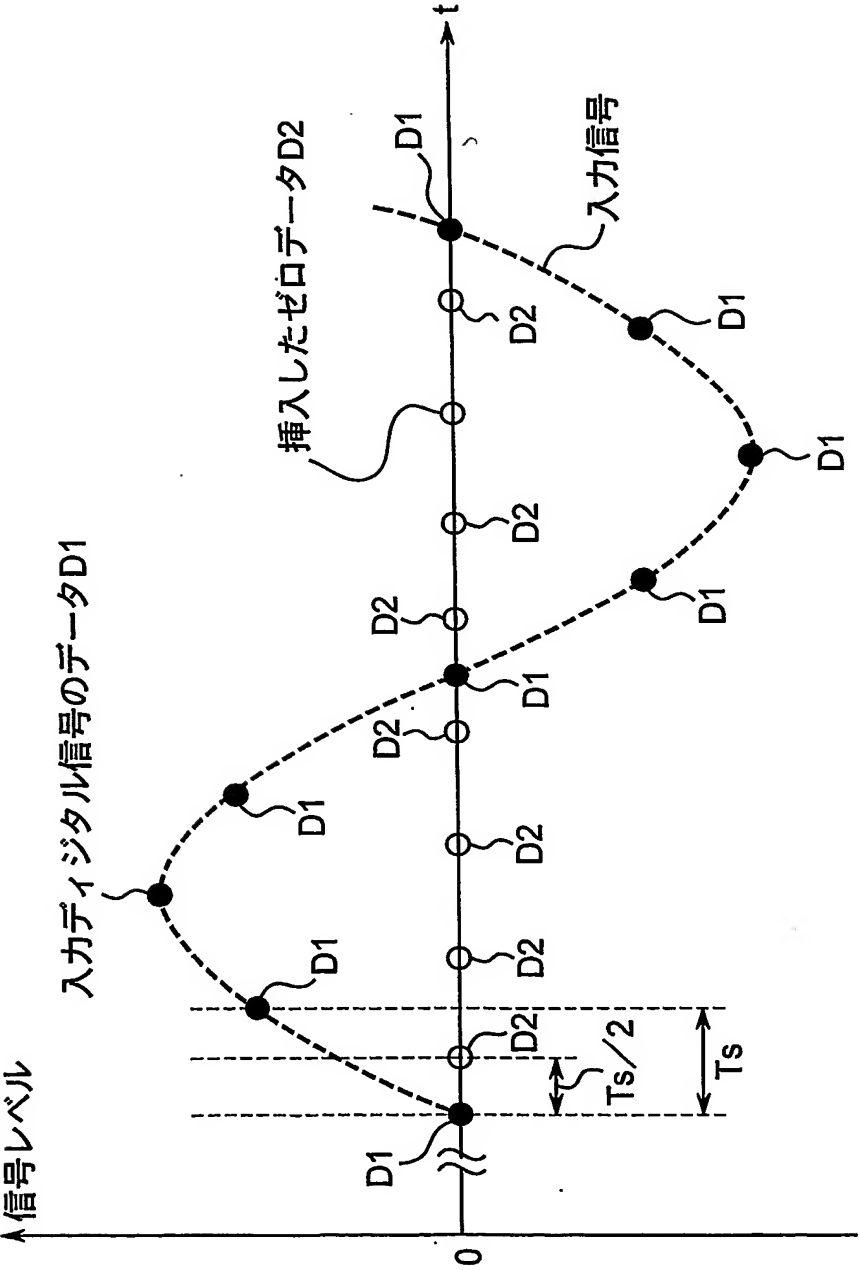


図6





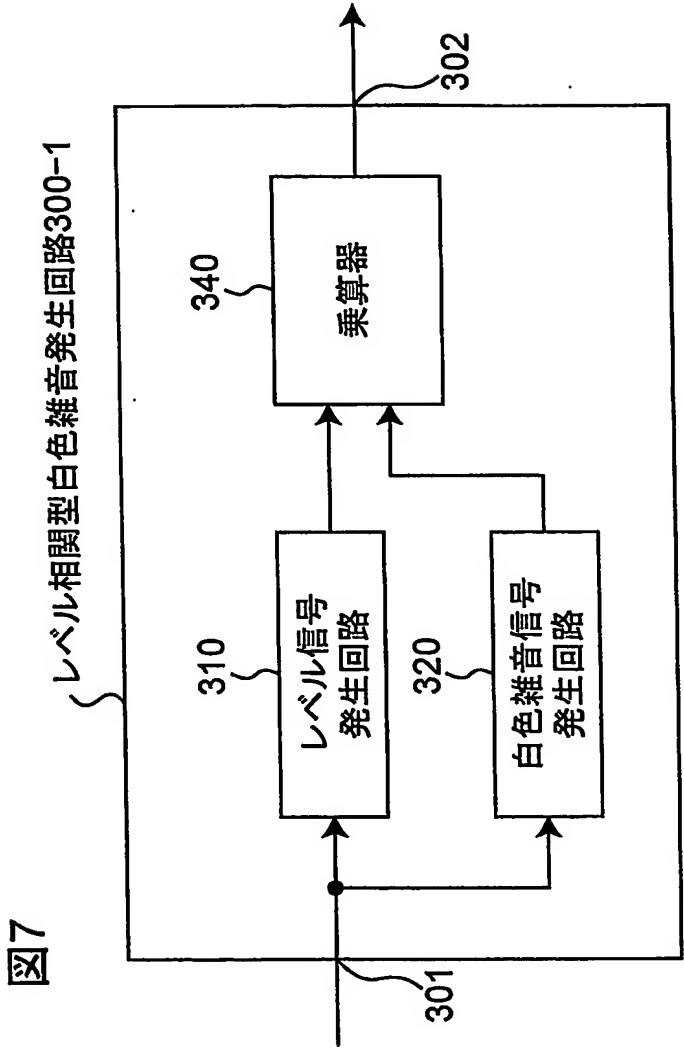
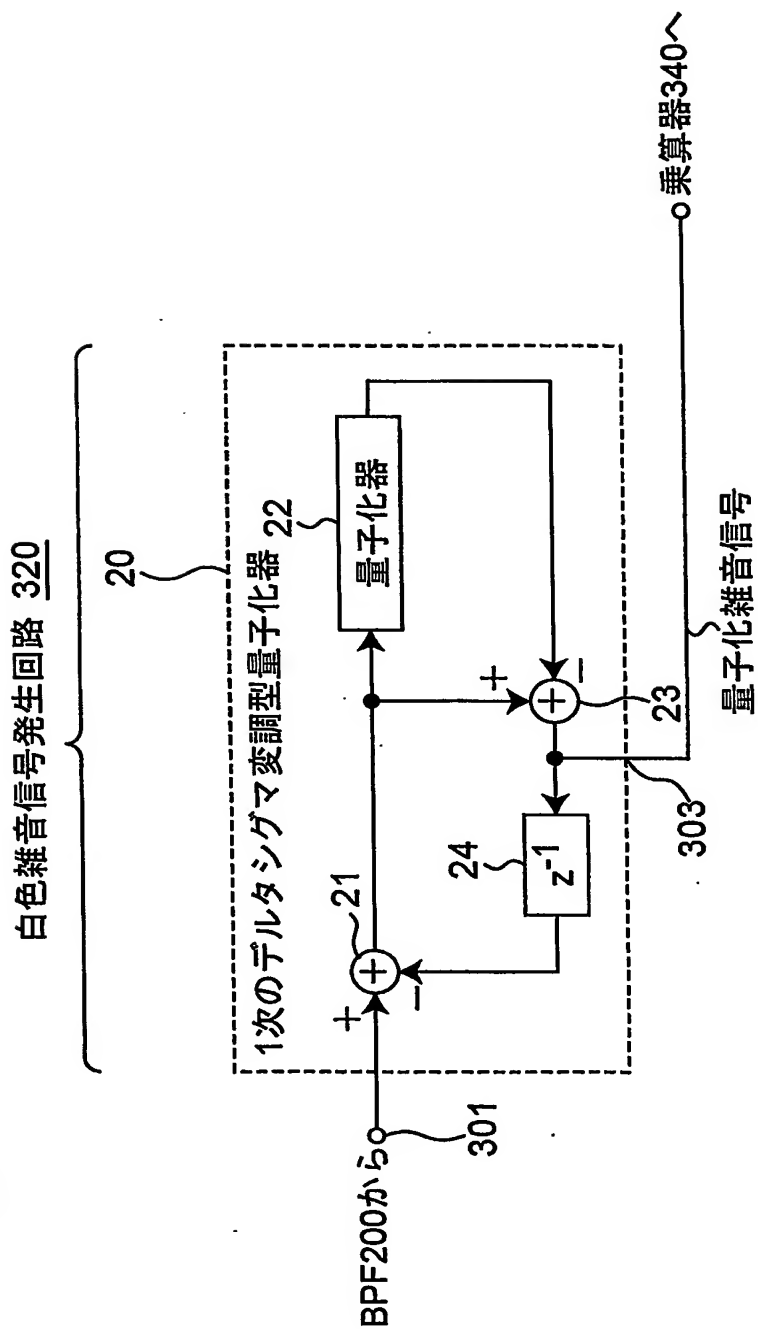


図8



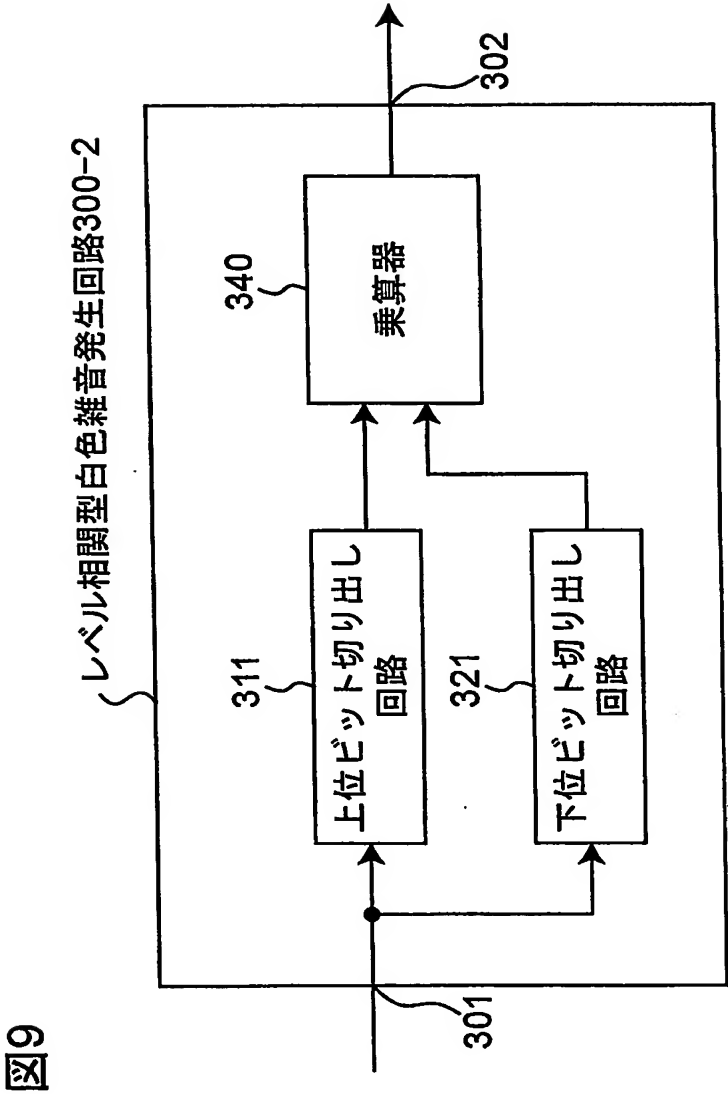


図10

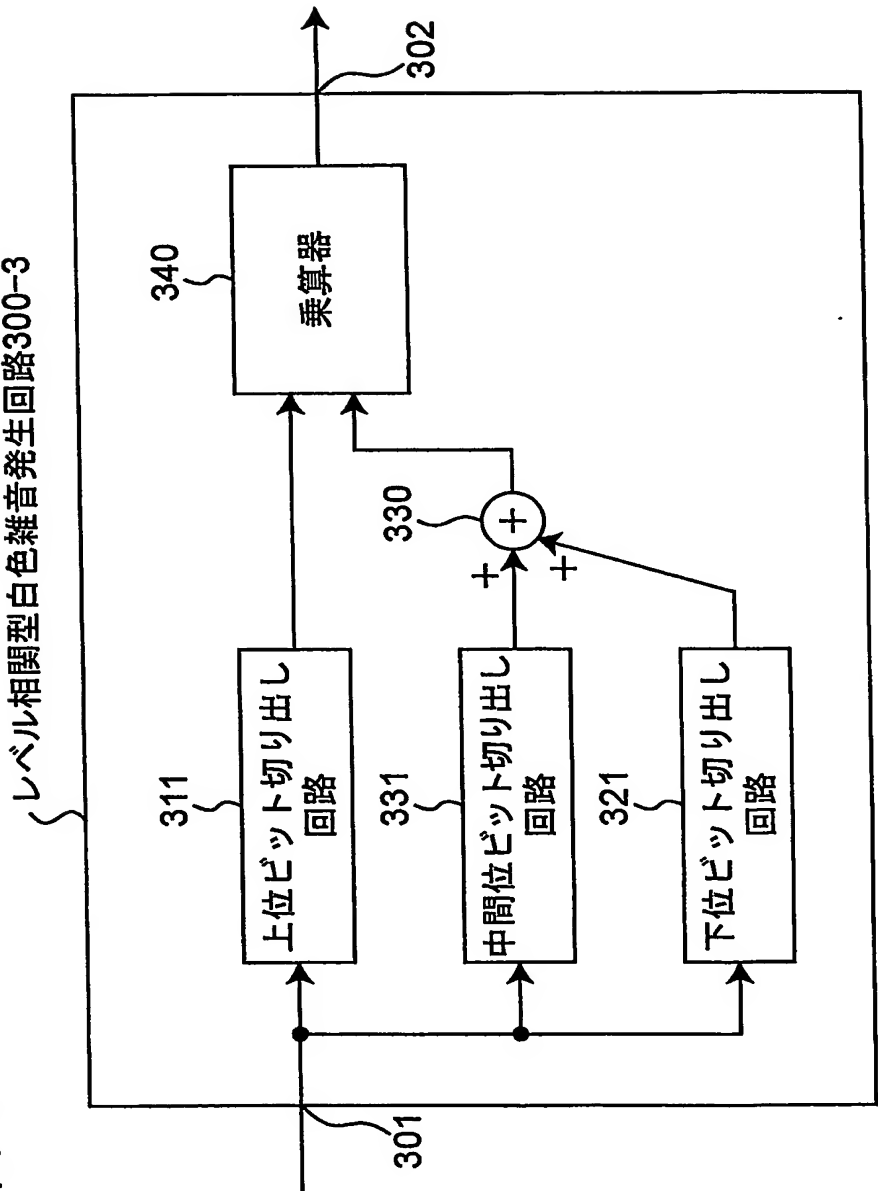


図11

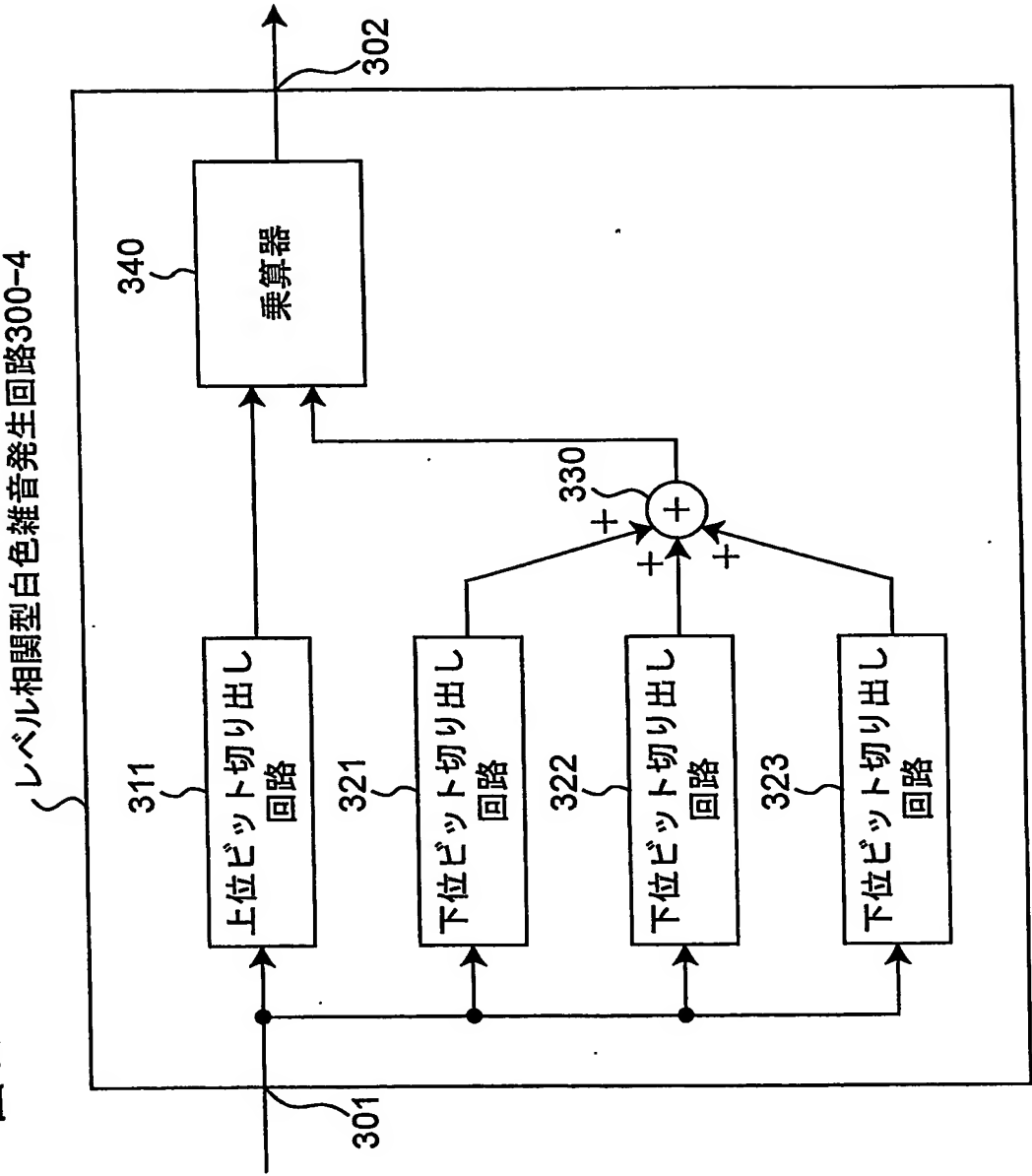


図12

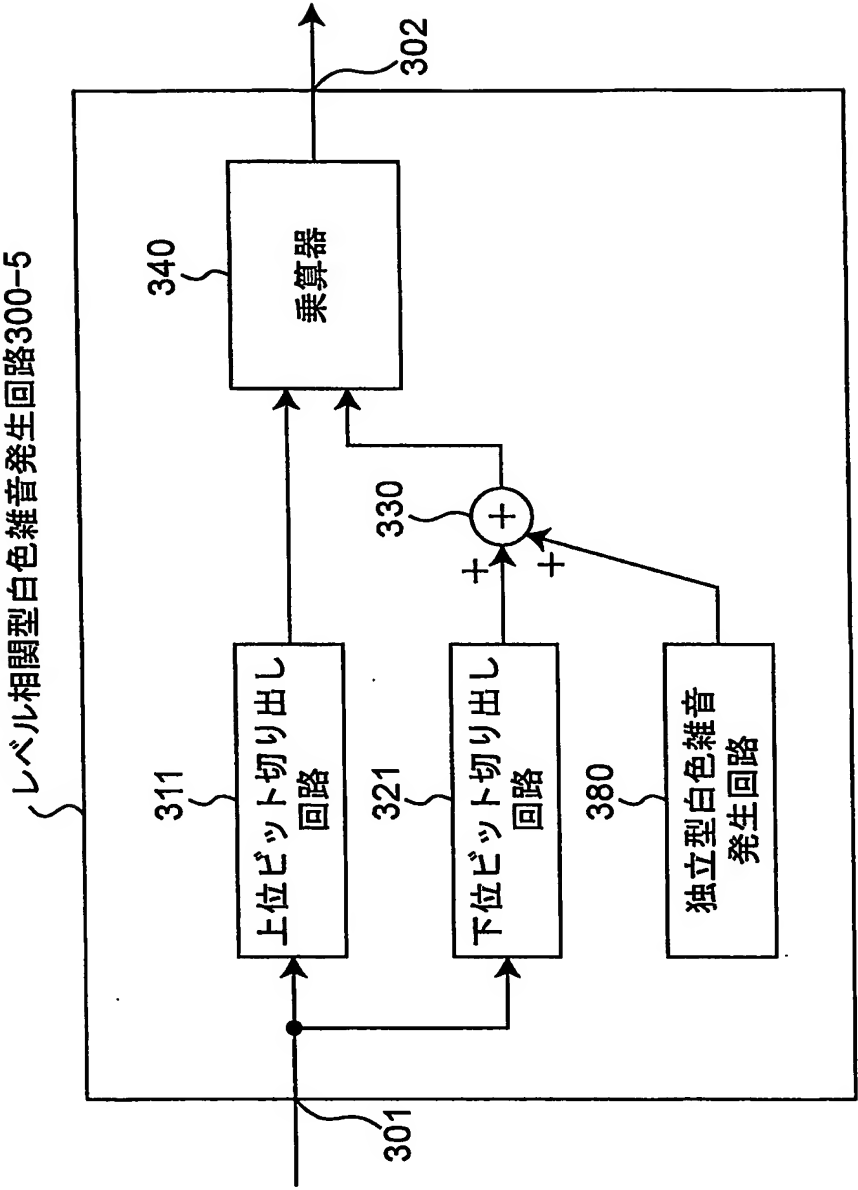
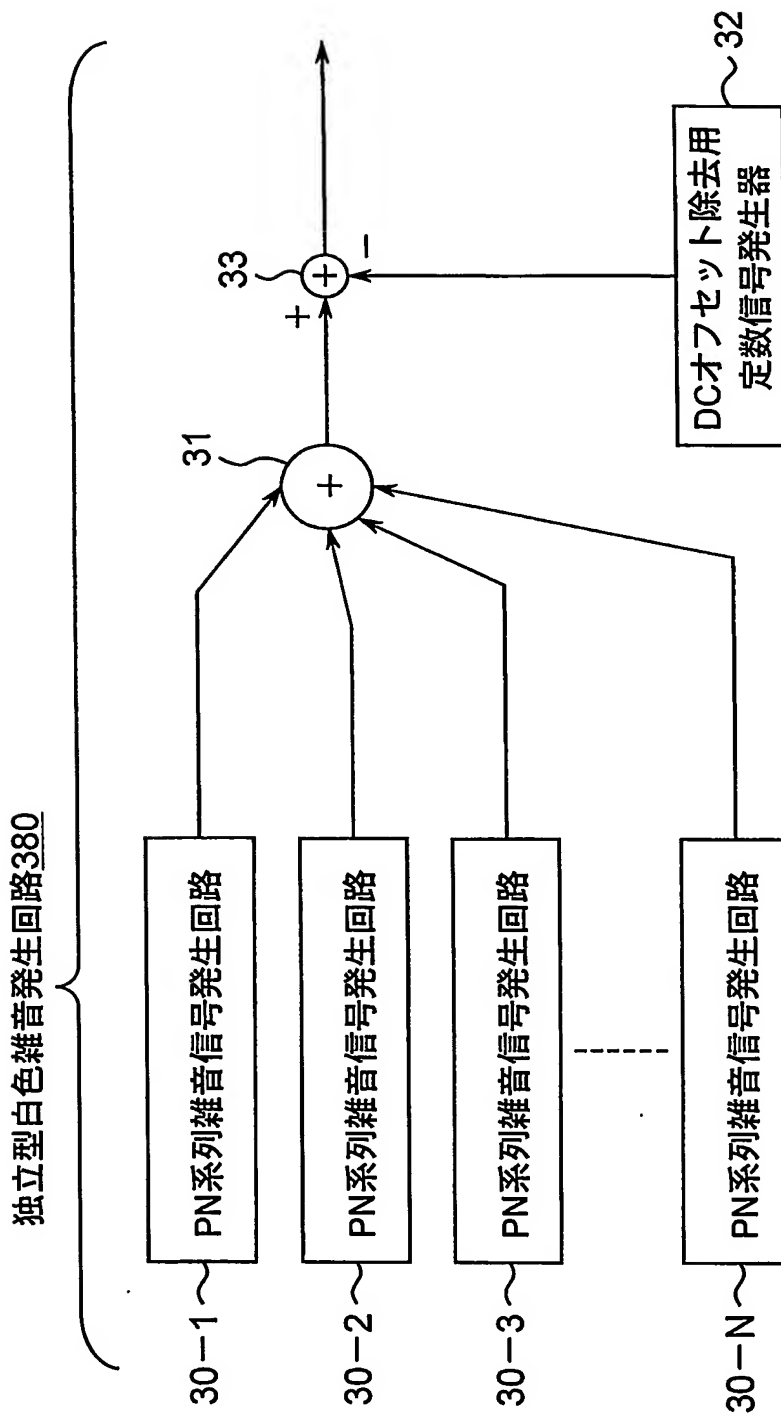


図13



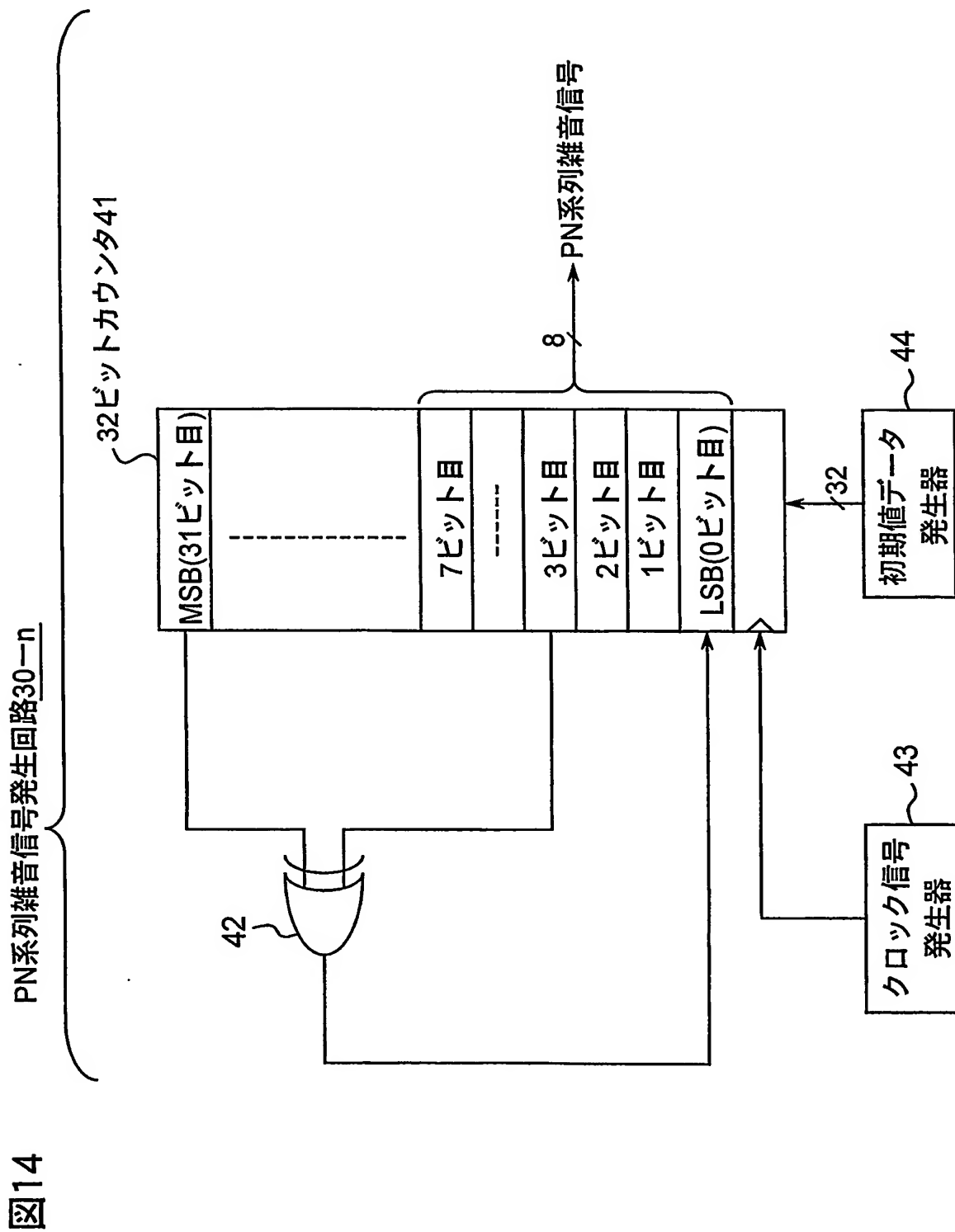




図15

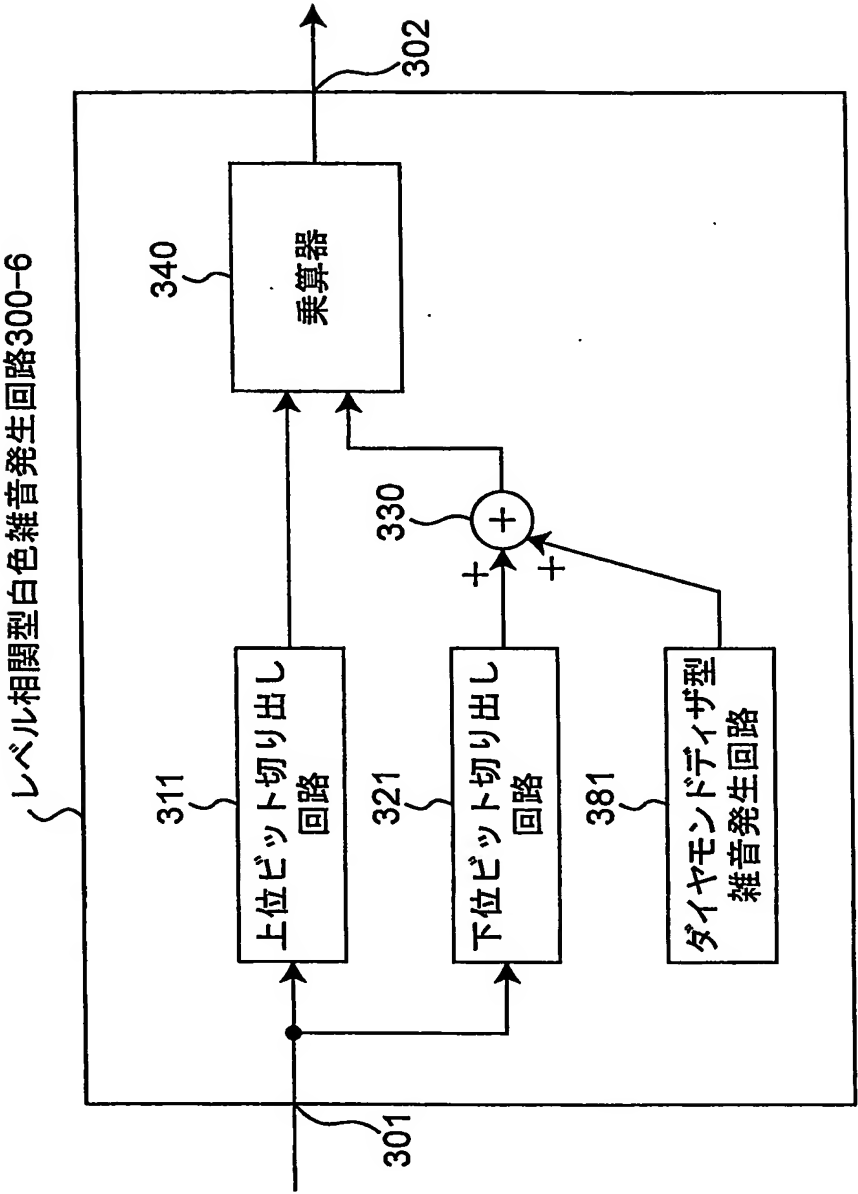


図16A

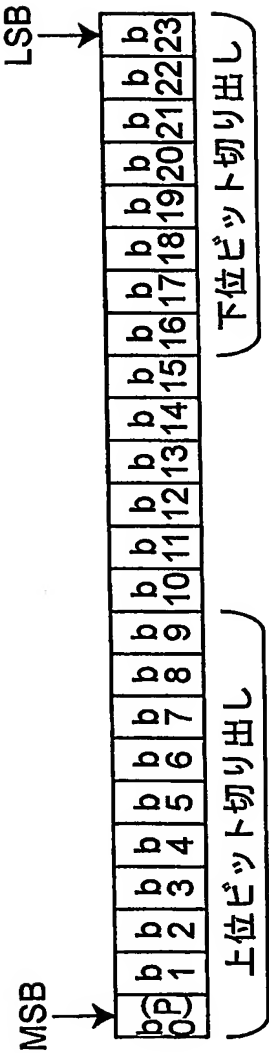


図16B

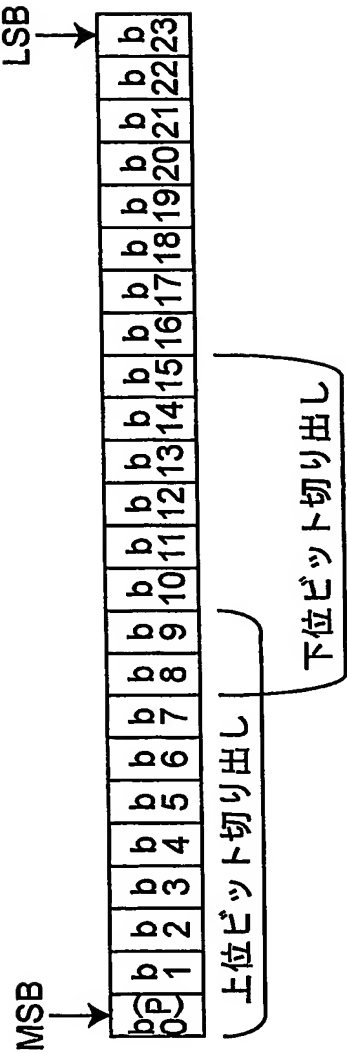


図17A

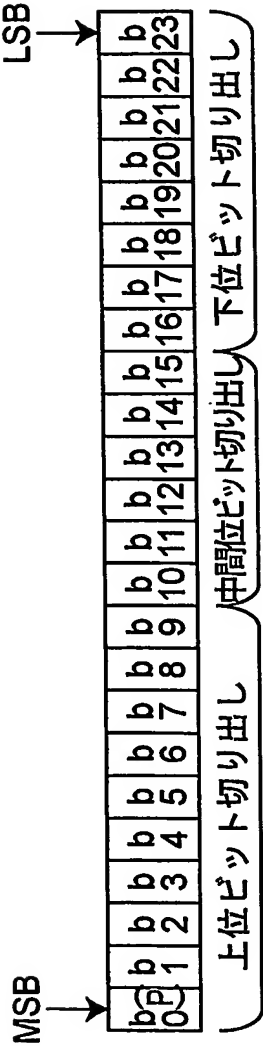


図17B

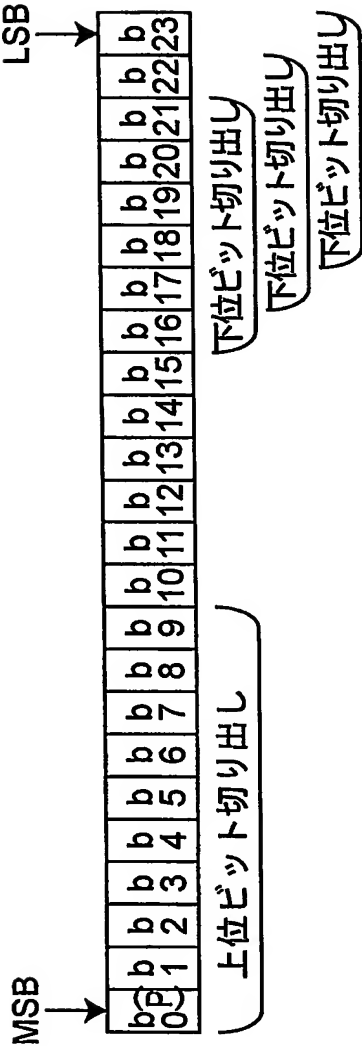


図18A

N=1のときの白色雑音信号の確率密度

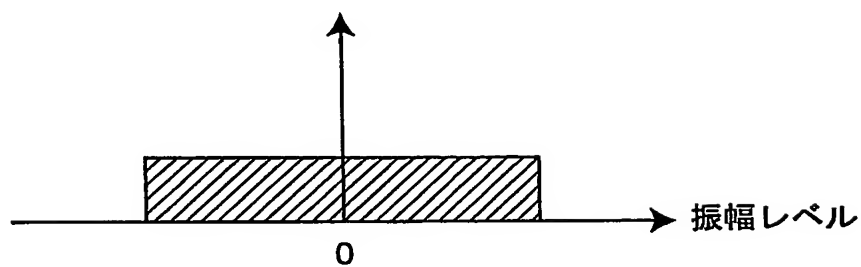


図18B

N=2のときのダイヤモンド型雑音信号の確率密度

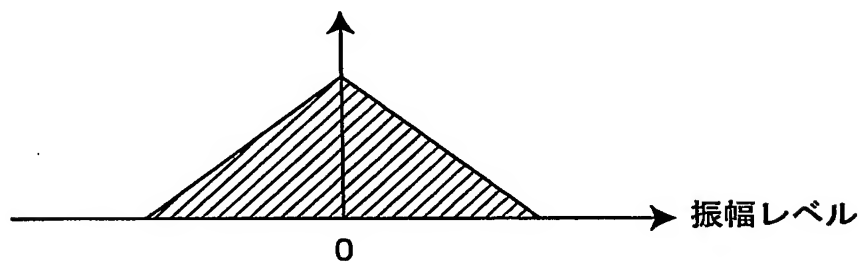


図18C

N=3のときのベル型雑音信号の確率密度

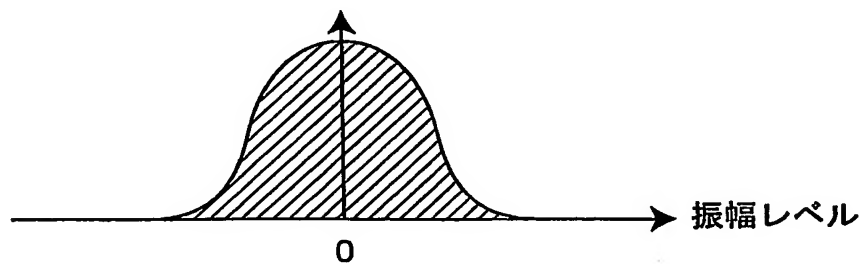


図19

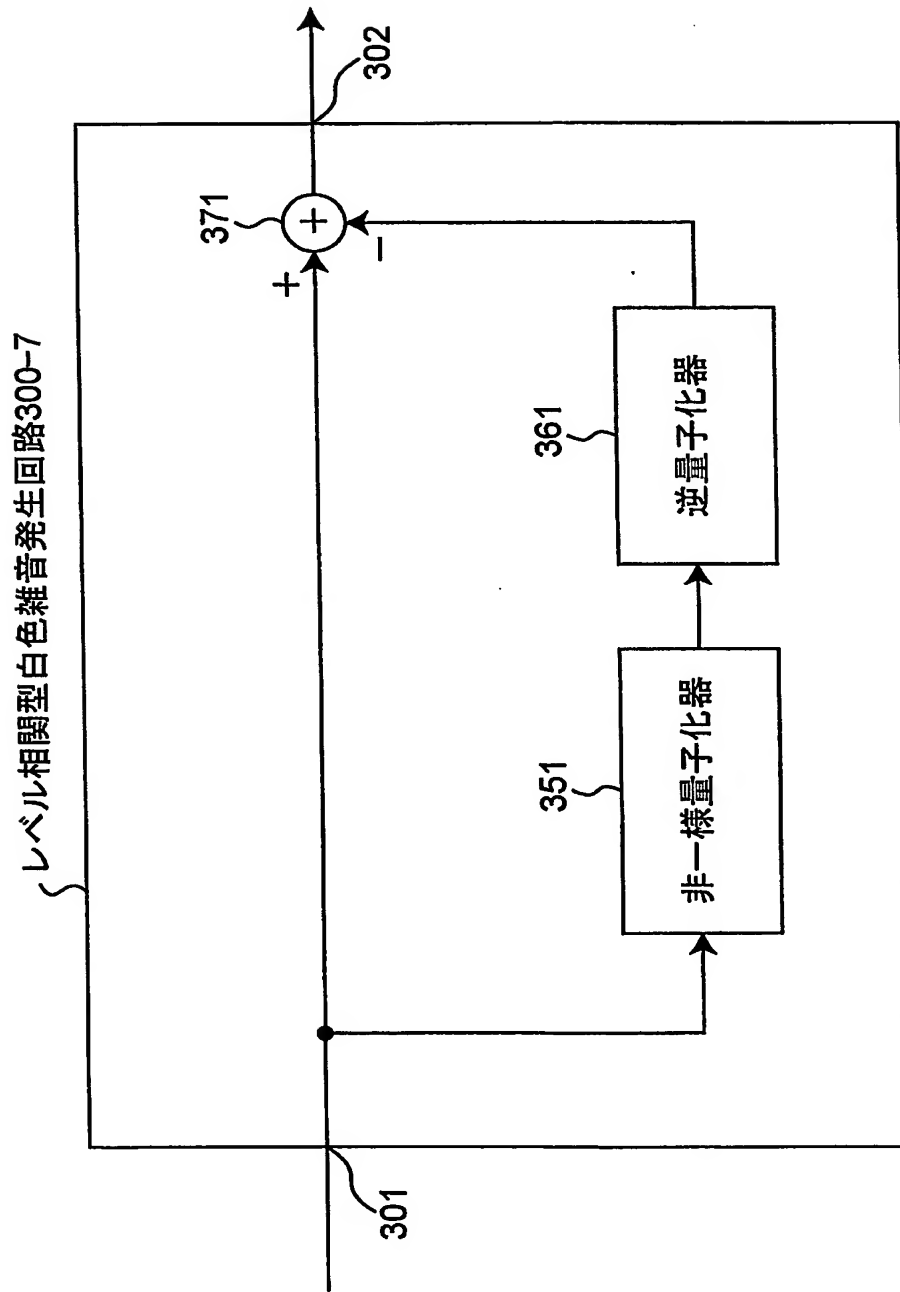


図20

レベル相関型白色雑音発生回路300-8

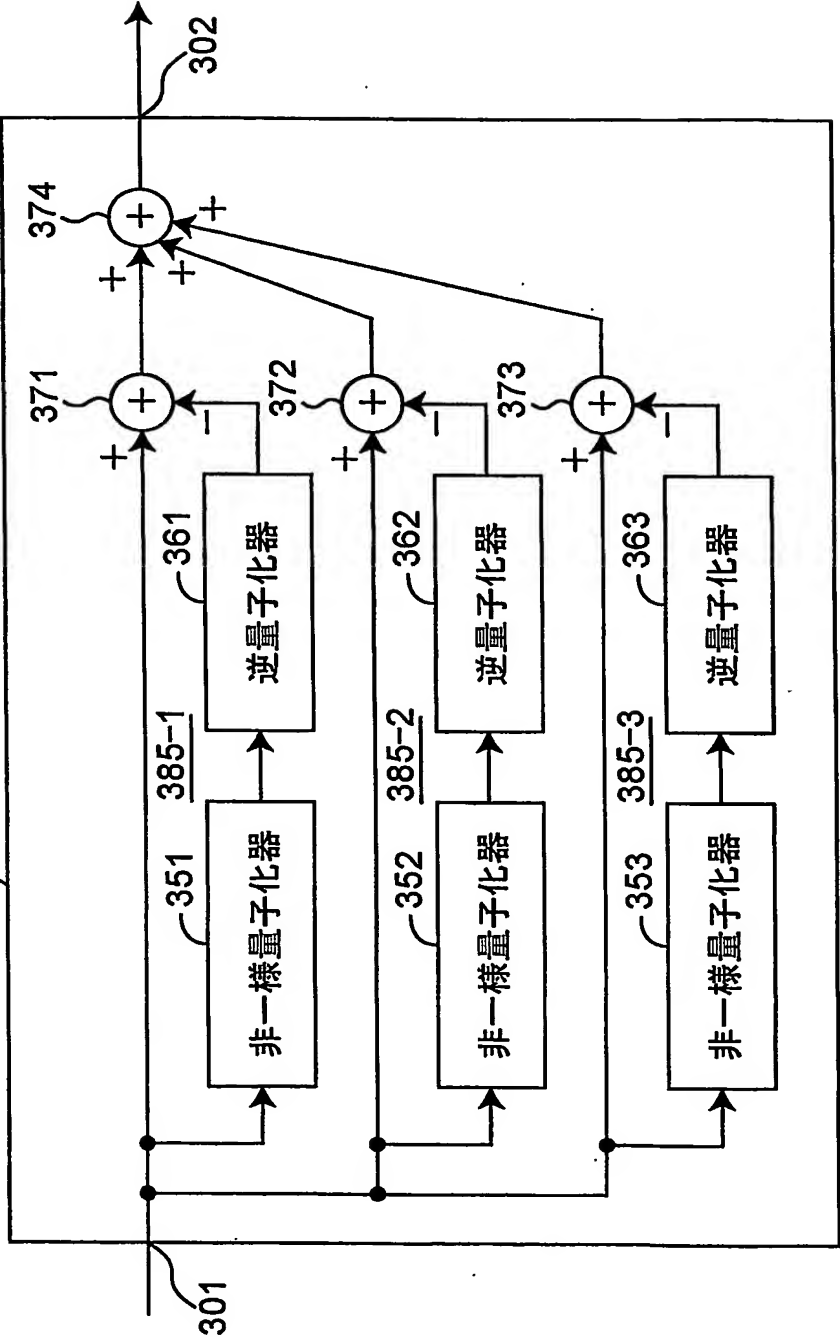


図21

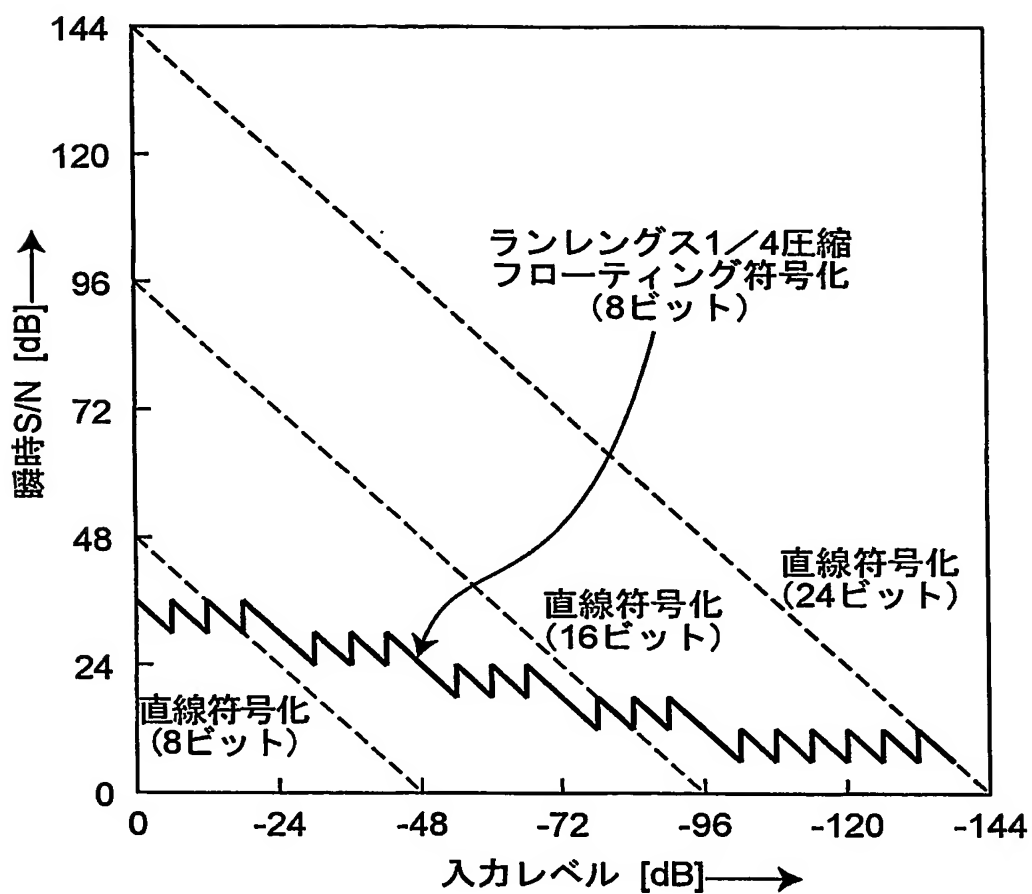


図22

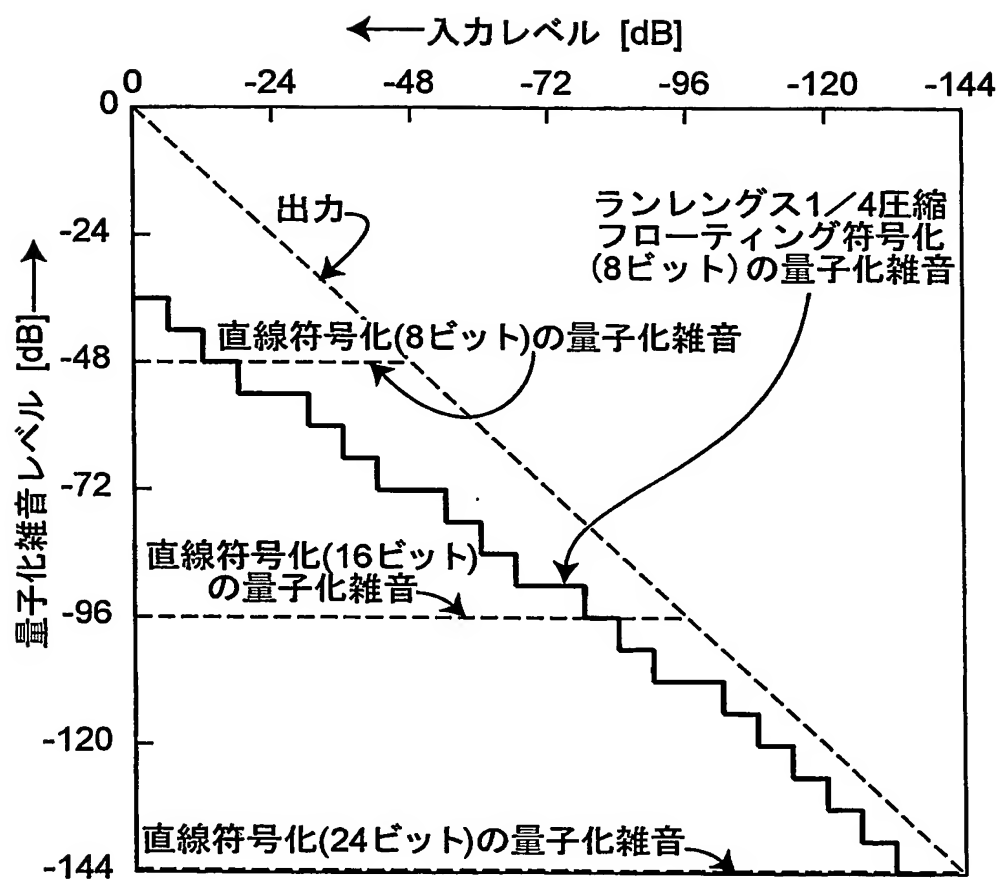




図23A

ランレングス1/4圧縮  
フローディング符号化前の  
データフォーマット

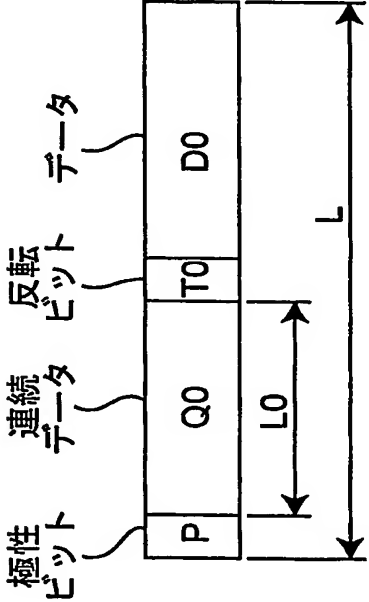
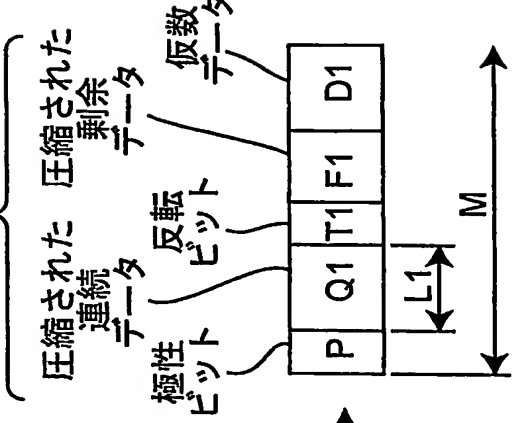
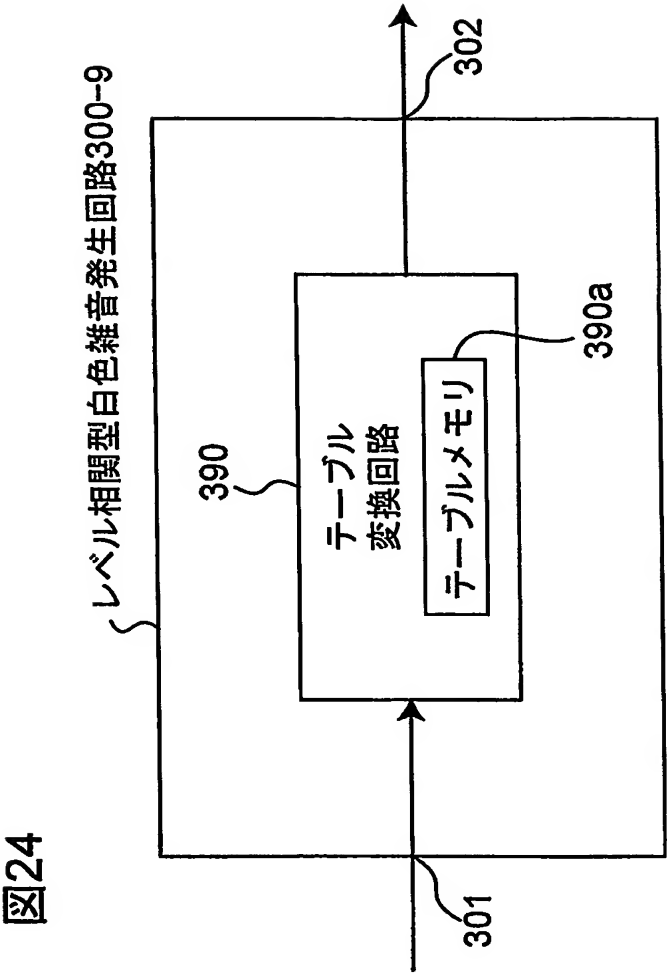


図23B

ランレングス1/4圧縮  
フローディング符号化後の  
データフォーマット





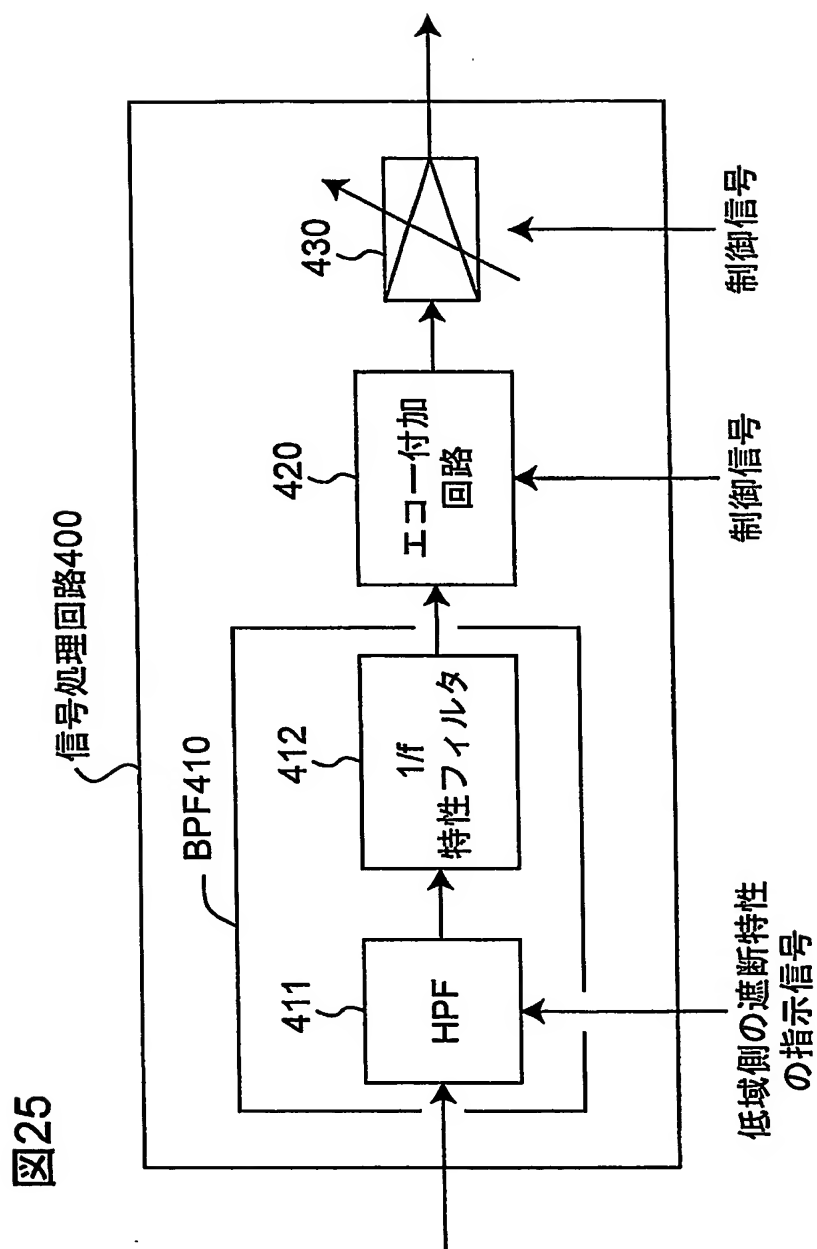


図26

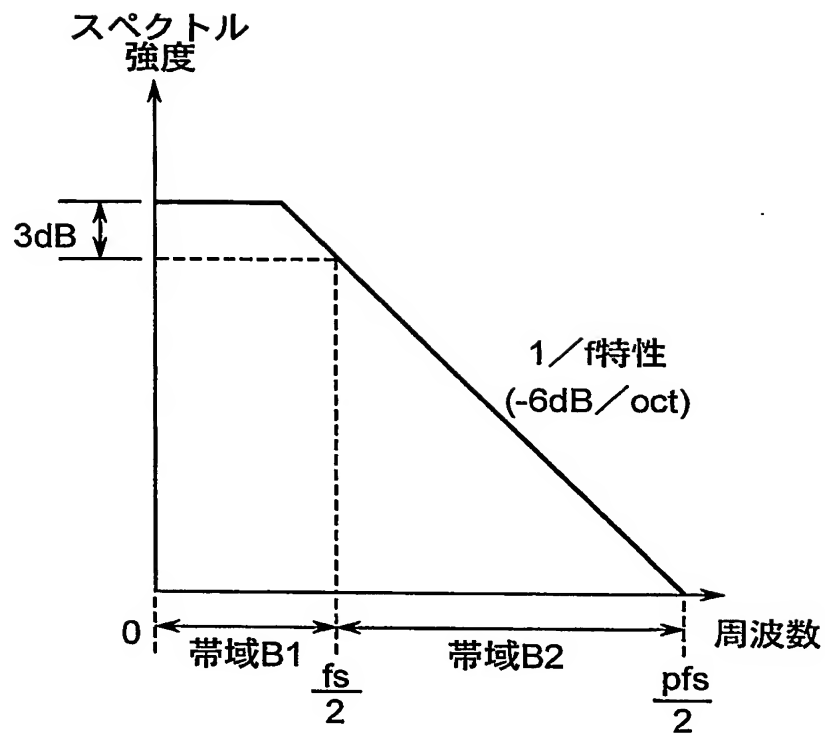


図27

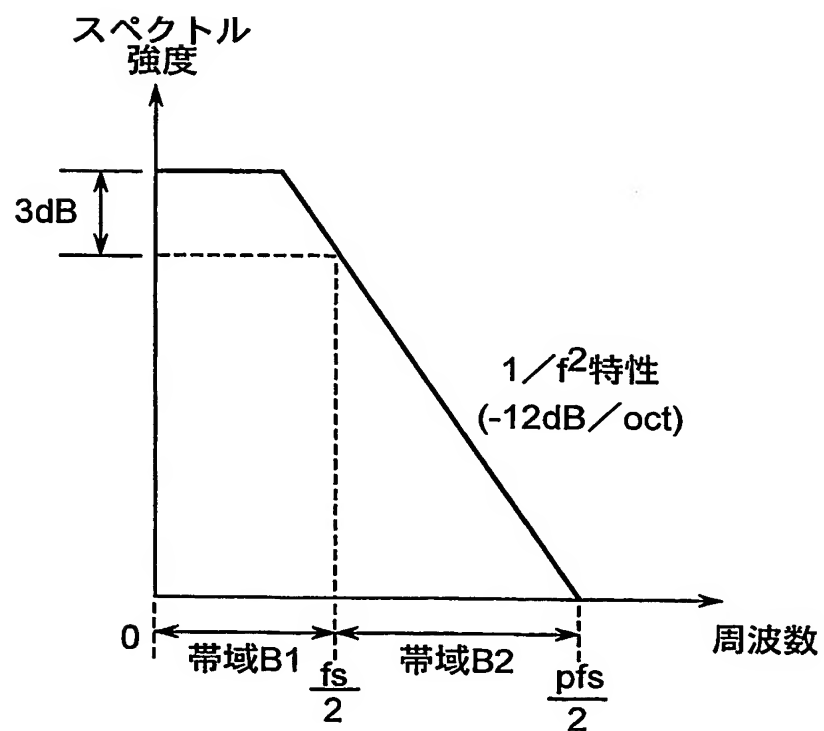


図28

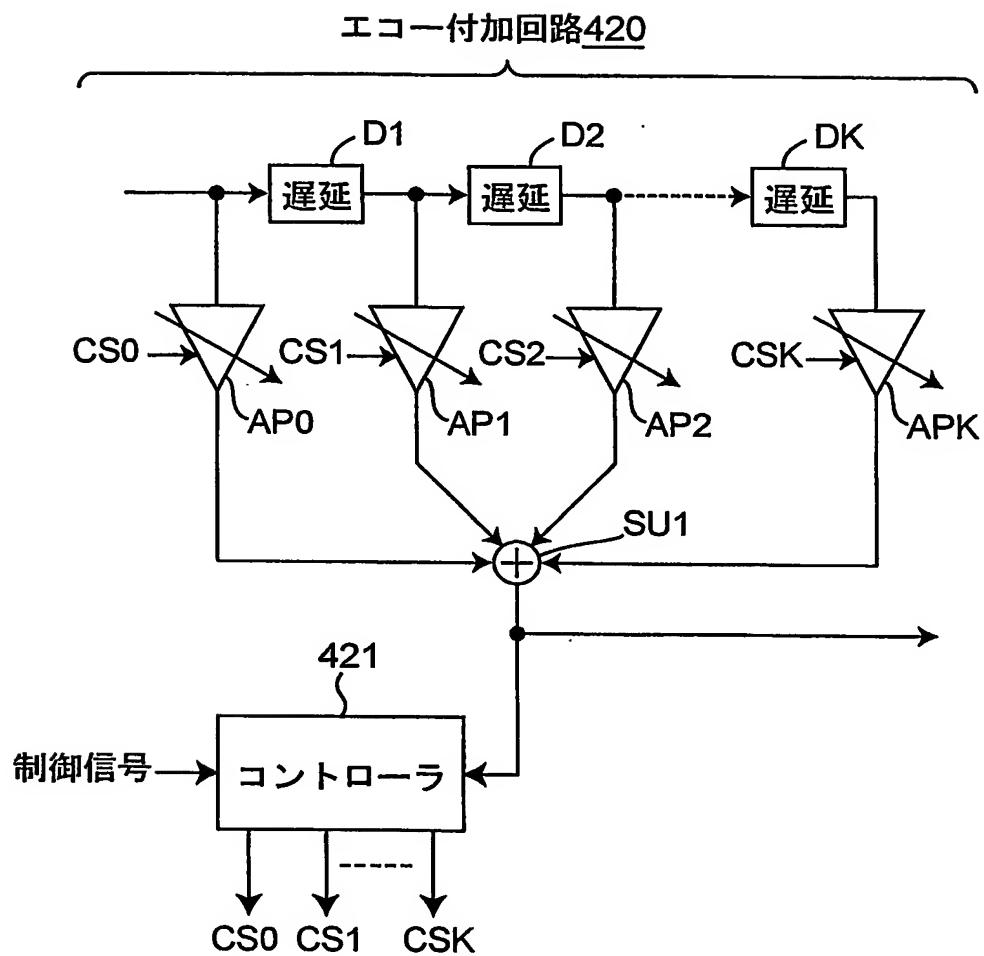


図29A

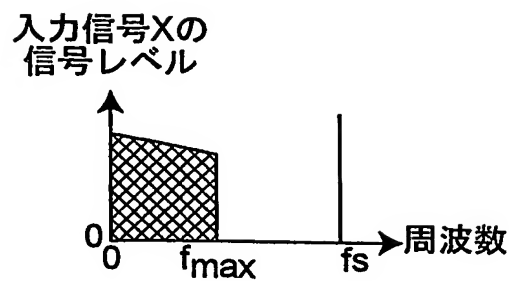


図29B

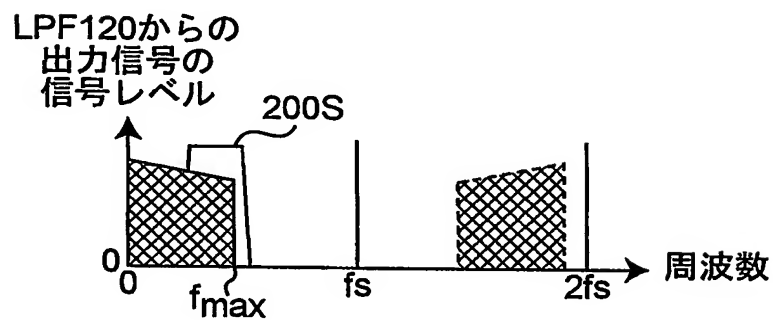


図29C

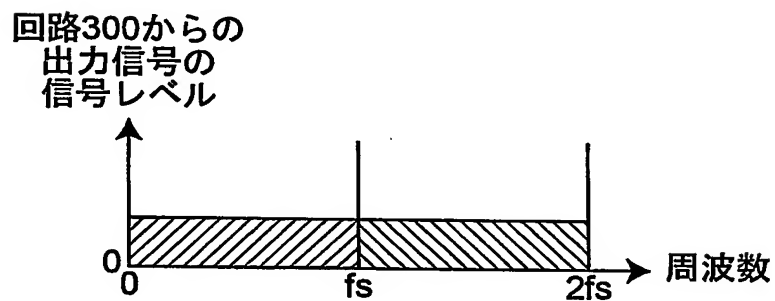


図29D

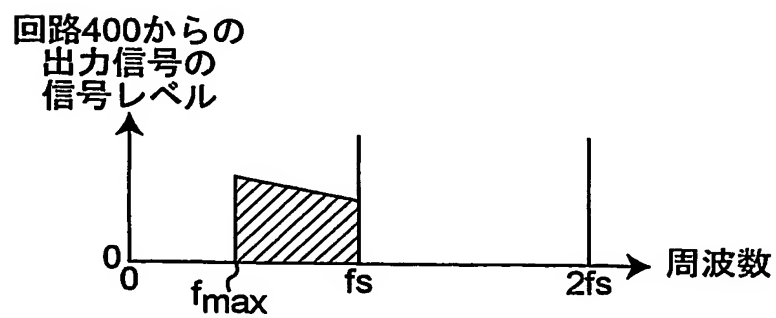


図29E

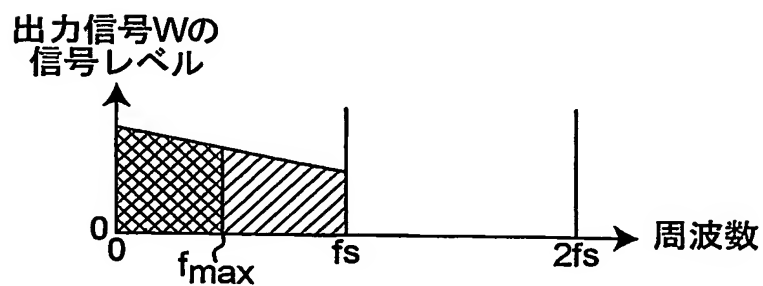


図30A

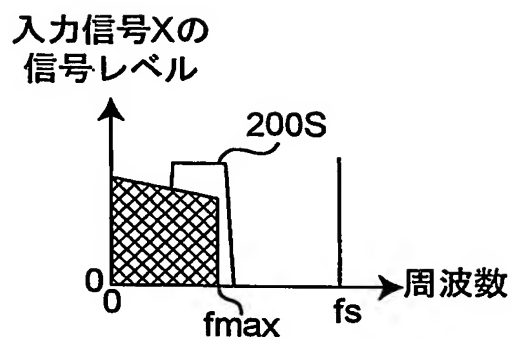


図30B

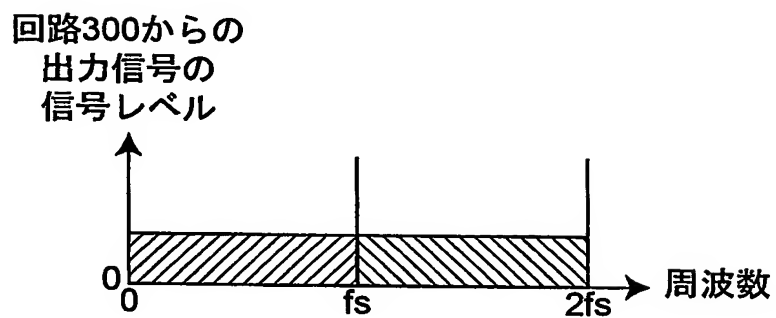


図30C

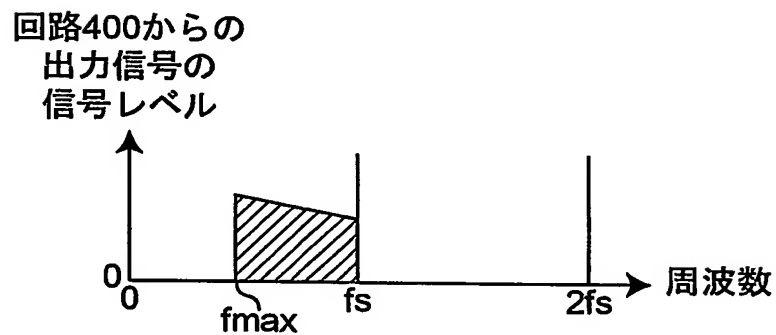


図30D

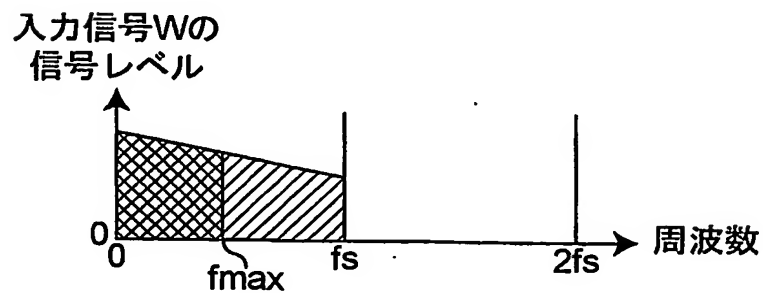


図31A

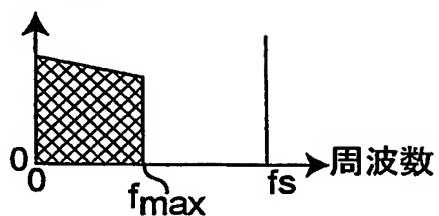
入力信号Xの  
信号レベル

図31B

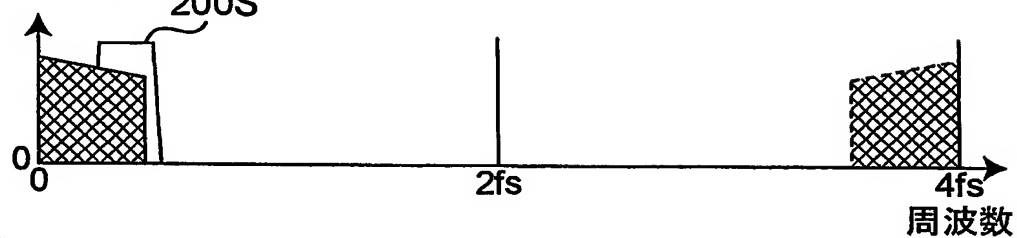
LPF120からの出力信号の  
信号レベル

図31C

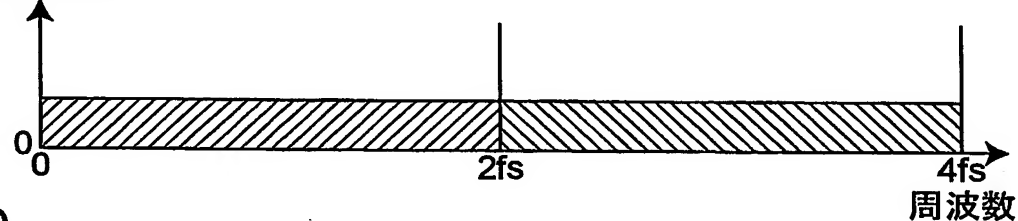
回路300からの出力信号の  
信号レベル

図31D

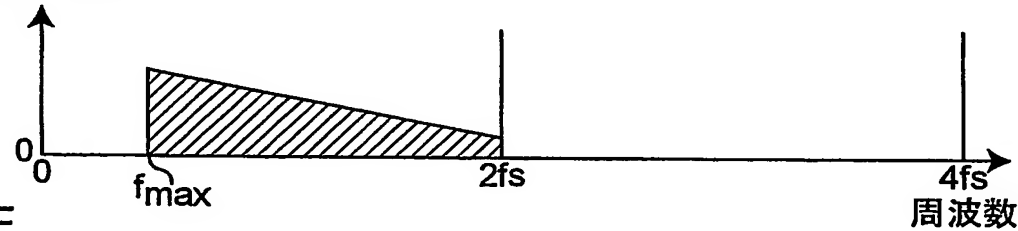
回路400からの出力信号の  
信号レベル

図31E

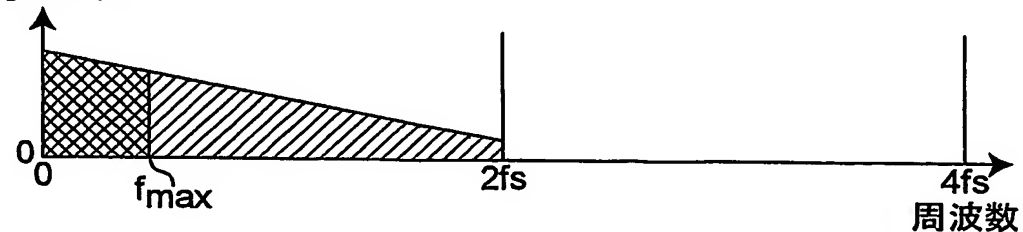
出力信号Wの  
信号レベル



図32A

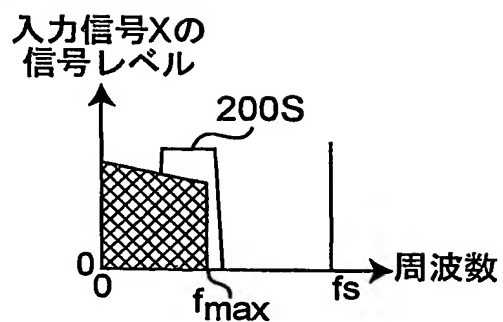


図32B

回路300からの出力信号の  
信号レベル

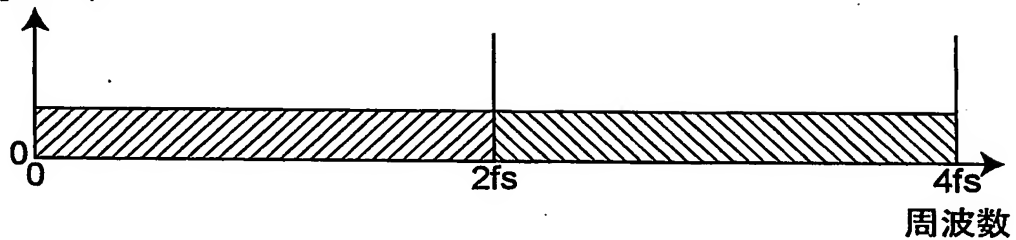


図32C

回路400からの出力信号の  
信号レベル

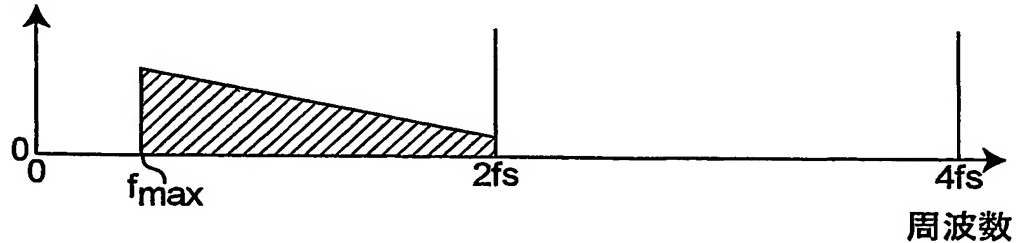


図32D

出力信号Wの  
信号レベル

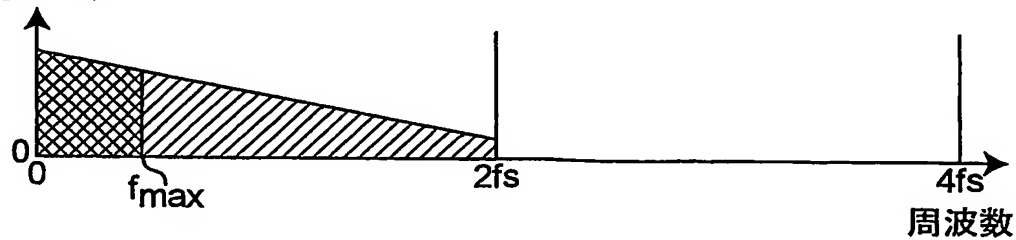


図33A

折り返し歪除去用フィルタの  
特性における信号レベル

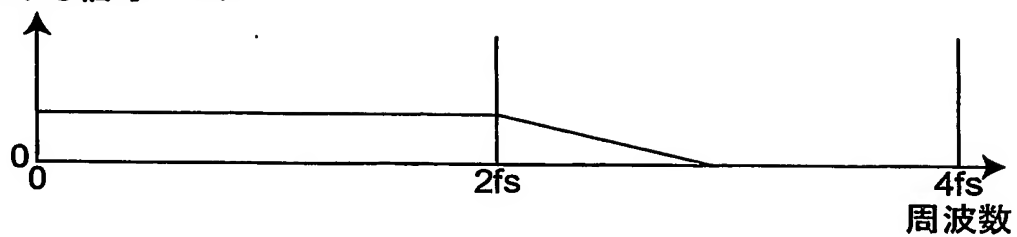
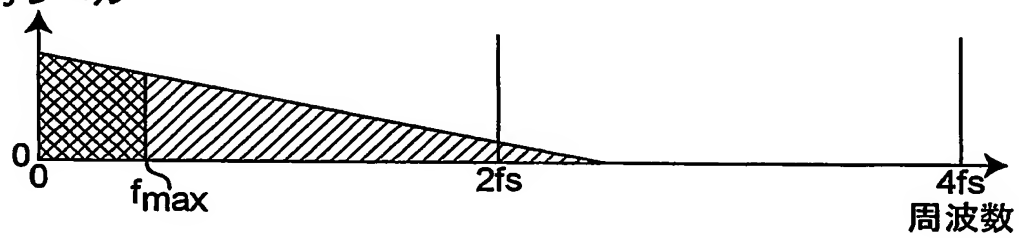
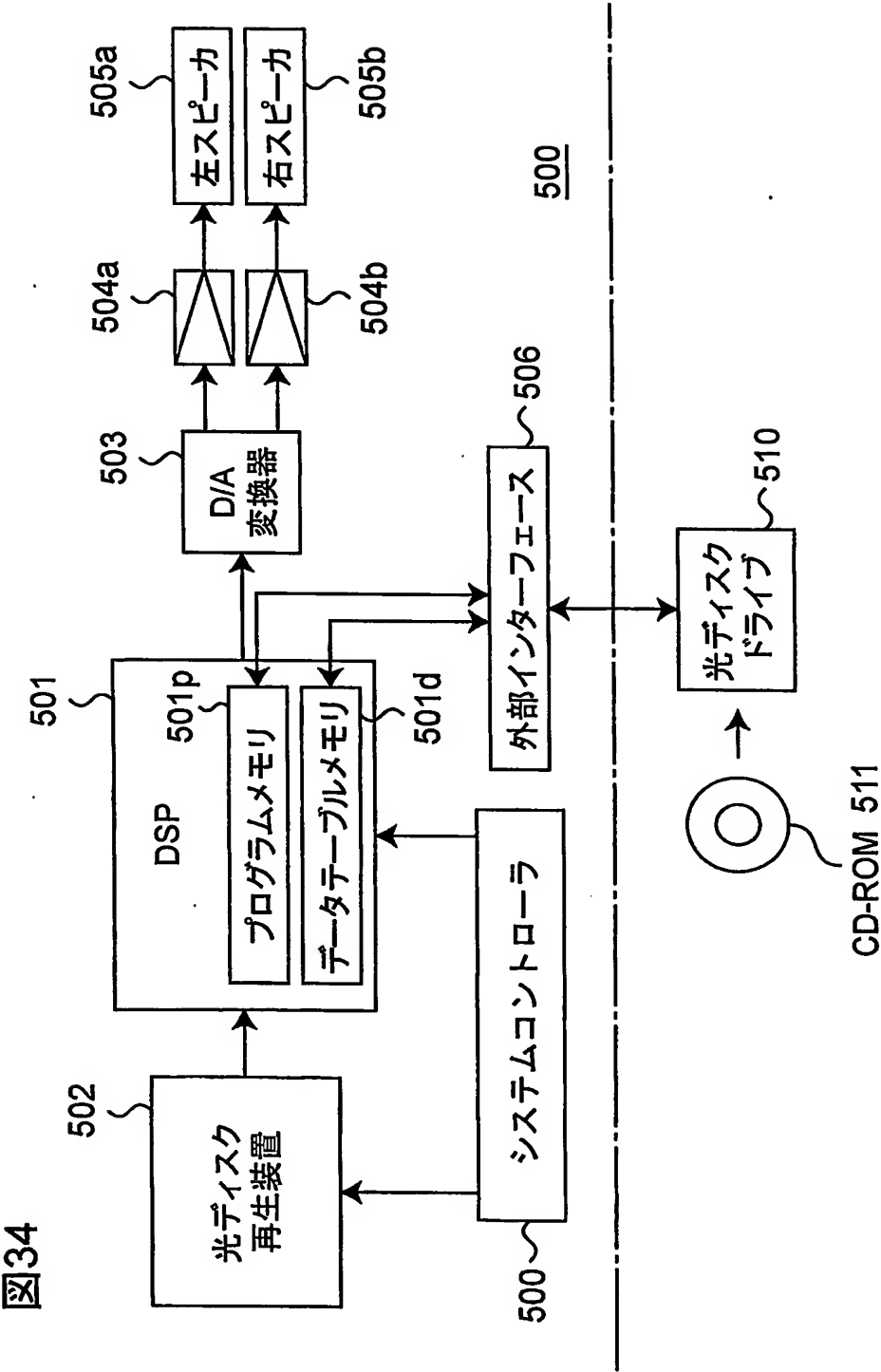


図33B

出力信号Wの  
信号レベル





# INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2004/010886

## A. CLASSIFICATION OF SUBJECT MATTER

Int.Cl<sup>7</sup> H03M7/30, H03M3/02, G10L13/00

According to International Patent Classification (IPC) or to both national classification and IPC

## B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

Int.Cl<sup>7</sup> H03M3/00-11/00, G10L13/00

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho	1926-1996	Toroku Jitsuyo Shinan Koho	1994-2004
Kokai Jitsuyo Shinan Koho	1971-2004	Jitsuyo Shinan Toroku Koho	1996-2004

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

## C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	WO 00/70769 A1 (Matsushita Electric Industrial Co., Ltd.), 23 November, 2000 (23.11.00), Full text; all drawings & EP 1126620 A1	1-4, 20, 21, 23-27, 43, 44, 46-49 5-19, 22, 28-42, 45
A		
X	JP 2002-15522 A (Matsushita Electric Industrial Co., Ltd.), 18 January, 2002 (18.01.02), Full text; all drawings (Family: none)	1-4, 20, 21, 23-27, 43, 44, 46-49 5-19, 22, 28-42, 45
A		
X	JP 2003-15695 A (Matsushita Electric Industrial Co., Ltd.), 17 January, 2003 (17.01.03), Full text; all drawings (Family: none)	1-4, 20, 23-27, 43, 46-49 5-19, 21, 22, 28-42, 44, 45
A		

☒ Further documents are listed in the continuation of Box C.

☐ See patent family annex.

\* Special categories of cited documents:

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier application or patent but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

"&" document member of the same patent family

Date of the actual completion of the international search  
14 October, 2004 (14.10.04)

Date of mailing of the international search report  
02 November, 2004 (02.11.04)

Name and mailing address of the ISA/  
Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

## INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2004/010886

## C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	JP 2002-372993 A (Matsushita Electric Industrial Co., Ltd.), 26 December, 2002 (26.12.02),	1-4, 20, 23-27, 43, 46-49
A	Full text; all drawings (Family: none)	5-19, 21, 22, 28-42, 44, 45
X	JP 2002-366178 A (Matsushita Electric Industrial Co., Ltd.), 20 December, 2002 (20.12.02),	1, 2, 20, 21, 23-25, 43, 44, 46-49
A	Full text; all drawings (Family: none)	3-19, 22, 26-42, 45
A	JP 2002-252562 A (Sony Corp.), 06 September, 2002 (06.09.02), Full text; all drawings & US 2002/0121999 A1	1-49
A	JP 9-18351 A (Matsushita Electric Industrial Co., Ltd.), 17 January, 1997 (17.01.97), Full text; all drawings & JP 3334437 B2	13-18, 36-41
A	JP 9-23162 A (Matsushita Electric Industrial Co., Ltd.), 21 January, 1997 (21.01.97), Full text; all drawings & JP 3282450 B2	13-18, 36-41

## A. 発明の属する分野の分類 (国際特許分類 (IPC))

Int. Cl' H03M7/30, H03M3/02, G10L13/00

## B. 調査を行った分野

調査を行った最小限資料 (国際特許分類 (IPC))

Int. Cl' H03M3/00-11/00, G10L13/00

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報 1926-1996年  
 日本国公開実用新案公報 1971-2004年  
 日本国登録実用新案公報 1994-2004年  
 日本国実用新案登録公報 1996-2004年

国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)

## C. 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
X	WO 00/70769 A1 (松下電器産業株式会社), 2000.11.23, 全文, 全図 & EP 1126620 A1	1-4, 20, 21, 23-27, 43, 44, 46-49
A		5-19, 22, 28-42, 45

☒ C欄の続きにも文献が列挙されている。☐ パテントファミリーに関する別紙を参照。

## \* 引用文献のカテゴリー

「A」 特に関連のある文献ではなく、一般的技術水準を示すもの

「E」 国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの

「L」 優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す)

「O」 口頭による開示、使用、展示等に言及する文献

「P」 国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献

「T」 国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの

「X」 特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの

「Y」 特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの

「&amp;」 同一パテントファミリー文献

国際調査を完了した日

14.10.2004

国際調査報告の発送日

02.11.2004

国際調査機関の名称及びあて先

日本国特許庁 (ISA/JP)

郵便番号100-8915

東京都千代田区霞が関三丁目4番3号

特許庁審査官 (権限のある職員)

北村 智彦

5K

9297

電話番号 03-3581-1101 内線 3555

C (続き) . 関連すると認められる文献		
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
X	J P 2002-15522 A (松下電器産業株式会社) , 2002. 01. 18, 全文, 全図 (ファミリーなし)	1-4, 20, 21, 23-27, 43, 44, 46-49
A		5-19, 22, 28-42, 45
X	J P 2003-15695 A (松下電器産業株式会社) , 2003. 01. 17, 全文, 全図 (ファミリーなし)	1-4, 20, 23-27, 43, 46-49
A		5-19, 21, 22, 28-42, 44, 45
X	J P 2002-372993 A (松下電器産業株式会社) , 2002. 12. 26, 全文, 全図 (ファミリーなし)	1-4, 20, 23-27, 43, 46-49
A		5-19, 21, 22, 28-42, 44, 45
X	J P 2002-366178 A (松下電器産業株式会社) , 2002. 12. 20, 全文, 全図 (ファミリーなし)	1, 2, 20, 21, 23-25, 43, 44, 46-49
A		3-19, 22, 26-42, 45
A	J P 2002-252562 A (ソニー株式会社) , 2002. 09. 06, 全文, 全図 & US 2002/0121999 A1	1-49
A	J P 9-18351 A (松下電器産業株式会社) , 1997. 01. 17, 全文, 全図 & J P 3334437 B2	13-18, 36-41
A	J P 9-23162 A (松下電機産業株式会社) , 1997. 01. 21, 全文, 全図 & J P 3282450 B2	13-18, 36-41